

🦓 38400bps − ハイパーターミナル	(例 Matrixkey 2 - High-performance Embedded Workshop - (Matrixkey 2c) (の テレント・ローン・コントント・クリーン・コントント・アーン・コントント・アーン・コントント・アーン・コントント
ファイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)	
	口公正正 《西西天 Debug Scien 王
	Unsigned char KeyData; // キーデータ 回日 Unsigned char KeyData; // キーデータ
Hyper Mo	
for H8/3	
Copyrigh	id):
	rt (void); (void);
H8>L	
H8>DE860	
	- 0XTT; // LEL // スキャンデー
	x4;Loop++)[
	.BYTE = ScanData; P_PORT.PDR1.BYTE)
	[=0)[// キー入う (eyData)[
	■ 0x01: // ビット0 KeyNo = Loop ★ 3 ★
• • • • • • • • • • • • • • • • • • • •	break:
	KeyNo = Loop * 3 +
H8>_	case 0x04: // ビット2
	break;
接続 00:17:10 ANSI 38400 8-N-1 SCR0	DL herefore

(株)東洋リンクス

はじめに

コンピュータというとみなさんは何を思い浮かべますか。きっと、パソコンでしょうね。インターネットと電子メールが普通のものになった今、パソコンは一人一台(もしかしたらそれ以上)の時代になってきました。

ところで,みなさんはコンピュータをいくつ持っていますか。(パソコンではないですよ。コンピュ ータです。)実は一人 10 台以上持っていても不思議ではありません。というのは、マイクロコンピュー タ、つまりマイコンがありとあらゆる電気製品に組み込まれているからです。テレビ、ラジオ、洗濯機、 冷蔵庫、電子レンジ、炊飯器、エアコン…。あげればきりがありません。

これだけ身近なマイコンですが、多くの人にとって今なおマイコンは遠い存在です。マイコンを 使っていても、その仕組みを理解している人はそれほど多くはないでしょう。

もっとも、これは当然のことかもしれません。マイコンはすでに空気のようなもので、なくてはなら ないものですが、普段は意識されない存在だからです。でも、空気について調べると非常に興味深 い事実があるのと同じように、マイコンもその仕組みを理解すると非常に面白いものであることがわか ります。

TK-3687mini は, そんなマイコンの面白さを理解したい, という人のために用意されました。マイ コンを理解する早道は, とにかくプログラムを作って動かしてみる, という事につきますが, そのための 道具としてきっとお役に立つことでしょう。

ここで、TK-3687miniで採用されているH8/3687というワンチップマイコンについて少しふれてお きましょう。H8/3687は日立によって開発が始まったH8シリーズの一員です。H8シリーズは規模や用 途に応じて多くのシリーズがありますが、H8/3687 はシステムの小型化を目指してそのほとんどをワン チップ化した 'H8/300H Tiny'シリーズに属します。'H8/300H Tiny'シリーズの標準品は H8/3664 で多くのボードメーカによってマイコンボードが作られました。TK-3687mini で採用している H8/3687 はその機能強化版にあたります。H8シリーズは現在、日立と三菱が共同で設立したルネサステクノロ ジが製造・販売しています。

このマニュアルでは、マイコンにはじめて触れる人に向けて TK-3687mini の基本的な使い方を 説明しています。細かい理屈はわからなくても、このとおりやっていけばとりあえず動かすことができる ようになっています。細かい理屈もちょっとだけ書いていますので興味がわいたら読んでみてください。 みなさんのマイコン技術がさらにステップアップする入口になれば幸いです。

マニュアルについて

ルネサステクノロジのサイト(<u>http://www.renesas.com/jpn/</u>)から、マニュアルのダウンロードサイト(<u>http://www.renesas.com/jpn/products/mpumcu/16bit/tiny/tiny_manual.html</u>)に移動し、次のマニュアルをダウンロードして下さい。技術文書のため読みこなすのはかなりたいへんですが、欠かすことができない資料です。

「H8/3687 グループ ハードウェアマニュアル」 「H8/300H シリーズ プログラミングマニュアル」

あとは HEW と一緒にパソコンにコピーされるマニュアルが, アセンブラや C の言語仕様を説明しています。これも読むのはたいへんですが, やはり欠かすことができません。

1

	はじめに ·····P.1
第1章	ワンチップマイコン入門・・・・・P.3 1. ワンチップマイコンとは何か・・・・・・P.3 2. H8/3687 の構成・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
第2章	ハイパーH8 を動かしてみよう P. 9 1. モニタプログラムとは何か P. 9 2. モニタプログラム「ハイパーH8」を使ってみる P. 10 3. デモプログラムの実行 P. 16
第3章	マシン語でプログラムを作ってみよう・・・・ P. 19 1. プログラムの作成・・・・ P. 19 2. プログラムの入力・・・・ P. 21 3. プログラムをデバッグする・・・・・ P. 25
第4章	C 言語でプログラムを作ってみよう・・・・ P. 27 1. 統合開発環境「HEW」のインストール P. 27 2. ハイパーH8を使うときのメモリマップ P. 28 3. C 言語でプログラムを作ってみる P. 29 4. プログラムのダウンロードと実行・・・・ P. 43
第5章	内蔵周辺機能を使う P. 46 1. I/O ポート P. 46 2. 外部割込み P. 58 3. タイマ V P. 66 4. タイマ Z P. 73 5. シリアルコミュニケーションインターフェース P. 80 6. AD コンバータ P. 88
第6章	 μ ITRON を実装しよう P. 99 1. 開発に必要なものを用意する P. 100 2. カーネルライブラリの構築 P. 101 3. プロジェクトの作成 P. 111 4. TK-3687 版にカスタマイズする F. 130 5. マルチタスクを体験しよう 6. 割り込みを使ってみよう 7. タスク付属同期機能 P. 145 付録(回路図, 参考資料)

目次



ワンチップマイコン入門

ワンチップマイコンとは何か
 H8/3687 の構成

まずはマイコンとTK-3687miniについて見てみましょう。この章は「マイコンって,こんなもんか」という感じで気楽に読んでもらえればよいです。あとは動かしていくうちにわかってくるでしょう。

1. ワンチップマイコンとは何か

まずは TK-3687mini を箱から出して眺めてみましょう。 基板の中央に LSI (H8/3687) が1個のっていますね。まわり にいろいろと部品がのっていますが,これらは全部おまけ みたいなもので,実はこの LSI がマイコンそのものです。こ の中にマイコンの機能の全てがつまっています。



■ マイコンの3要素

どんなマイコンでも次の基本的な 3 つの要素からできています。もちろん H8/3687 も例外ではありません。

- CPU(Central Processing Unit:中央演算装置)
- メモリ(記憶装置)
- I/O(Input/Output:入出力装置)

CPU は演算や判 断の処理を行ない, データの流れをコント ロールするコンピュー タの頭脳です。そして, その CPU を動作させ るためのプログラムや データを記憶するの がメモリです。外部か ら信号を入力したり外 部後器をコントロール するのが I/O です。基 構成になります。



以前はこの 3 要 素は別々の LSI で,

それぞれを配線する必要がありました。しかし、最近はこれら全てが一つの LSI に集積されるようになりました。これをワンチップマイコンと呼んでいます。

3

2. H8/3687 の構成

■ H8/3687 の内部ブロック

TK-3687miniで使っているH8/3687もワンチップマイコンです。H8/3687に何が内蔵されているか次の図をご覧下さい。前のページの図とどのように対応するか色分けしてみました。マイコンの3要素の全てが入っていますね。



H8/3687 には、H8/300H という CPU が内蔵されています。CPU は、メモリから順番に命令を取り 出し、その命令に従って計算(演算)したり、さらにメモリに対してデータをリード/ライトしたり、I/O に対 してデータをリード/ライトしたりします。

4

■ H8/3687 のレジスタ

H8/300H の内部には,一時的にデータをセットするために使う汎用レジスタ(ER0~ER7)と, CPUの制御のために使うコントロールレジスタ(PCとCCR)があります。レジスタはメモみたいなもので, ちょっとデータを記録しておく,というような感じで使います。これからこのマニュアルで TK-3687mini (H8/3687)について調べていきますが,レジスタはよく出てくるため,ここでまとめて取り上げます。

• 汎用レジスタ

H8/300H は 32 ビット長の汎用レジスタを 8 本持っています。それぞれ, ER0~ER7 という名前がつけられています。

この 32 ビットレジスタを上位 16 ビットと下位 16 ビットにわけて, それぞれを 16 ビットレジスタとして使うことができます。E0~E7, R0~R7 という名前がつけられていて, 16 ビットレジスタを最大 16 本使うことができます。

さらに, R0~R7 については上位 8 ビットと下位 8 ビットにわけて, それぞれを 8 ビットレジスタとしても使うことができます。R0H~R7H, R0L~R7Lという名前がつけられていて, 8 ビットレジスタを最大16 本使うことができます。

これらの汎用レジスタは「汎用」と名付けられているとおり、全て同じ機能を持っています。つまり、 ER0 でできることは ER1~ER7 でもできますし、R0L でできることは R0H~R7H、R1L~R7L でもでき ます。また、各レジスタは独立して 32、16、8 ビットレジスタとして使うことができます。



汎用レジスタの構成について図で示すと次のようになります。(n=0~7)

汎用レジスタは全て同じ機能を持っているのですが, ER7 だけは汎用レジスタとしての機能にプラスして, スタックポインタとしての機能も持っています。

• コントロールレジスタ

H8/300Hには2つのコントロールレジスタがあります。1つはプログラムカウンタ(PC)です。PCは24ビットのレジスタで、CPUが次に実行する命令のアドレスを示しています。H8/3687はPCの下位16ビットを使用しています。

プログラムカウンタ(24 ビット)

もう1つはコンディションコードレジスタ(CCR)です。CCR は8ビットのレジスタで,それぞれのビットが CPU の内部状態を表しています。演算結果が0になったとか,マイナスになったとか,キャリやボローやオーバフローが発生したという情報がセットされます。おもに分岐命令で使われます。どんな種類があるのか下記に示します。

コンディションコードレジスタ(8 ビット)							
Ι	UI	Н	U	N	Z	V	С

ビット	ビット 名称	機能
ビット7	Ι	割り込みマスクビット このビットが・1、にセットされると割り込み要求がマスクされます。
ビット6	UI	ユーザビット ユーザが自由に定義,設定できるビットです。
ビット5	Н	 ハーフキャリフラグ 8 ビット算術演算のときは、ビット 3 にキャリが生じたとき'1'、生じなかったとき'0'になります。16 ビット算術演算のときは、ビット 11 にキャリが生じたとき'1'、生じなかったとき'0'になります。32 ビット算術演算のときは、ビット 27 にキャリが生じたとき'1'、生じなかったとき'0'になります。 このフラグは 10 進補正命令(DAA, DAS)のときに使用されます。
ビット4	U	ユーザビット ユーザが自由に定義,設定できるビットです。
ビット3	Ν	ネガティブフラグ データの最上位ビットを符号ビットと見なし,最上位ビットの値を格納します。
ビット2	Z	ゼロフラグ データがゼロのときに'1', ゼロ以外のときに'0'になります。
ビット1	V	オーバフローフラグ 算術演算命令の実行によりオーバフローが発生したときに'1', それ以外のときは'0'にな ります。
ビット0	С	キャリフラグ 演算の結果,キャリが生じたときに'1',生じなかったときに'0'になります。キャリには①加 算結果のキャリ,②減算結果のボロー,③シフト/ローテート命令のキャリがあります。

ダウンロードした「H8/300H シリーズ プログラミングマニュアル」の各命令のページに,「●コン ディションコード」という項目があります。その命令を実行した結果, CCR がどのように変化するか説明 されています。

「???…」という感じでしょうか。でも心配には及びません。このマニュアルでも関係するところ で説明しますし、プログラムを作ったり動かしたりしていくうちにだんだんわかってくると思います。「習 うより慣れろ」と言いますしね。

6

■ H8/3687 のメモリマップ

メモリはプログラムも含めたデータを記憶する部分です。もっとも見た目は単なる数字にしか見え ませんが…。CPU からの命令で以前に記憶させたデータを読んだり(リード),新たにデータを記憶さ せる(ライト)ことができます。例えば,CPU がプログラムを実行する時は、メモリからデータをリードして、 そのデータがどんな命令か解析して実行します。

メモリには1バイトごとに0から始まるアドレスがつけられています。アドレスというぐらいなので、 考え方としては町の住所のようなものです。広い日本の特定の家に手紙を届けるために住所をきち んと指定するのと同じように、メモリをリード/ライトする時には必ずアドレスを指定しなければなりませ ん。このとき使う表現が「メモリの~番地」というフレーズです(やっぱり住所ですね)。メモリの場合は 16進数で表します。例えば、「EA00番地から実行する」という感じです。

さて、H8/3687 には ROM と RAM という 2 種類のメモリが内蔵されています。ROM とは Read Only Memoryの略で、電源をオフしても消えることはなく、特別な方法でしか書き換えることができな いメモリです。通常はリードするだけです。H8/3687 に内蔵されている ROM はフラッシュメモリで、プログラムや変更する必要のないデータはここに書き込みます。レジスタをメモとすれば、ROM は本で すね。出荷時にはハイパーH8 というプログラムが書き込まれています。なお、フラッシュメモリを書き 換えるためには 'FDT'という道具を使います (FDT については「TK-3687mini 組み立て手順書」をご 覧下さい)。

RAM は Random Access Memory の略で,いつでも自由にリード/ライトすることができます。その代わり,電源をオフすると全て忘れてしまいます。というわけで,普通はプログラム中で変更するデータをここに記憶させておきます。もちろん,RAM にプログラムを書き込んでも,そのプログラムを実行することはできます(あとででてくるハイパーH8 では RAM にプログラムをセットします)。ただ,電源

をオフすると、きれいさっぱり忘れてしま い、思い出すことは不可能です。レジスタ がメモ、ROM が本とすれば、RAM はノー トです。作業にあわせてそのつど書いたり 消したりします。ただ、電源をオフするとま るごとごみ箱に捨てて、電源をオンするた びに新しいまっさらなノートを準備する、と いう感じですが。

H8/3687 のメモリの広さは 64K バイト (アドレスは 0 番地から FFFF 番地まで)あ ります。この中に ROM や RAM, さらには I/O が割り当てられています。 メモリマップ は右のとおりです。

0000 番地	ROM/フラッシュメモリ (56K バイト)				
DFFF 番地					
E000 番地	未使田				
E7FF 番地	木氏川				
E800 番地	RAM				
	(21 バイト)				
EFFF 番地					
F000 番地	主体田				
F6FF 番地	不使用				
F700 番地					
	I/0 レジスタ				
F77F 番地					
F780 番地	RAM (1Kバイト)				
	フラッシュメモリ書換え用				
FB7F 番地	ワークエリアのため使用不可				
FB80 番地	DAN				
FF7F 番地					
FF80 番地					
	I/0 レジスタ				
FFFF 番地					

10 進数と2 進数, 16 進数

私たちが日常使っているのは 10 進数です。0~9 の 10 個の数字を使って数を表します。

ところが、コンピュータの世界、特にマイコンの世 界では2進数や16進数が普通に使われています。 2進数は0と1の2個の数字で数を表す方法、16 進数は0~9とA~Fの16個の数字で数を表す方 法です。

では、ちょっと比較してみましょう。

10 進数	2 進数	16 進数
0	00000000	00
1	0000001	01
2	00000010	02
3	00000011	03
4	00000100	04
5	00000101	05
6	00000110	06
7	00000111	07
8	00001000	08
9	00001001	09
10	00001010	0A
11	00001011	0B
12	00001100	0C
13	00001101	0D
14	00001110	0E
15	00001111	0F
16	00010000	10

ところで、2進数と16進数を比較するとおもしろい ことに気づきませんか?それは、2進数を4桁づつ 区切ると16進数の1桁に相当する、ということです。

(例)<mark>00001010 = 0</mark>A

実はこれがマイコンで 16 進数が使われている理 由です。よく言われているようにデジタルの世界は 0 か 1 です。ご多分にもれずマイコンの世界も 0 か 1 です。なので、本当は 2 進数がぴったりなのです。 でも、2 進数は桁が長すぎる、それなら4桁づつまと めて 16 進数で表してしまおう、ということになりまし た。

ちなみに 10 進数, 2 進数, 16 進数の表し方はい ろいろですが, このマニュアルでは次のようにあらわ すことにします。(10 進数の 10 をどのように表すか)

10 進数: (例) 102 進数: (例) B' 0000101016 進数: (例) H' OA, 0xOA または OAh

ビット, バイト, ワード, ロングワード

マイコンの世界はデジタルの世界なので、'0'か '1'の世界です。というわけで、2 進数1 桁が最小単 位となり、これをビットと呼びます。

さて、メモリがそうですが、マイコンでは1データを 8ビット単位で扱うことが多いです。そこで、8ビットで 構成される単位をバイトと呼びます。16 進数 2 桁に なります。(R0H~R7H, R0L~R7L レジスタ)

さらに、2 バイト単位でまとめることもよくあります。 で、これをワードという単位にします。16 進数 4 桁で すね。(E0~E7、R0~R7 レジスタ)

そして最後に,2ワード単位(4 バイト単位)にした ものをロングワードと呼びます。16 進数 8 桁になりま す。(ER0~ER7 レジスタ)

まとめると,

1 ロングワード=2 ワード=4 バイト=32 ビット

となります。

メモリマップとは

CPU はアクセスできるアドレスの範囲が決まって います。例えば、H8/3687の場合は、0000~FFFFま でです。この中に ROM や RAM を割付けていきま す。

さて、どこに何が割付けられているか示した図を メモリマップと呼びます。前のページは H8/3687 のメ モリマップになるわけです。

ところで、メモリマップといいながら I/O も割付けら れていました。H8 の場合 I/O もメモリのように扱って います。データをリード/ライトするという点では、メモ リも I/O もかわりないですしね。このような割付け方を メモリマップド I/O と呼びます。

対して, I/O のための専用のマップを準備する CPU もあります。この場合,メモリマップではなく I/O マップといいます。このような割り付け方を I/O マップ ド I/O とか, アイソレーテッド I/O と呼びます。

これはどちらが優れているというわけではありません。単に思想の違いです。

マイコンボードを動かしてみよう 第2章 1. モニタプログラムとは何か 2. モニタプログラム「ハイパーH8」を詰まってみる 3. デモプログラムの実行

では、早速 TK-3687miniを動かしてみましょう。とはいっても、TK-3687miniをみると分かるように、 電源をオンしてもなんだかよく分かりません。というわけで、マイコンの中身をのぞく道具を準備して、 それを動かしてみましょう。その道具の名前は'ハイパーH8'です。

1. モニタプログラムとは何か

モニタプログラムとは何でしょうか。モニタ(monitor)には監視する、という意味があります。マイコ ンでいうモニタというプログラムは、マイコンの中身を監視するプログラムです。レジスタの値はどうな っているでしょうか。ROM や RAM にどんなデータが入っているでしょうか。I/O にどんなデータが入 出力されているでしょうか。モニタが搭載されていれば、このようなマイコンの中身の情報を見ることが できます。また、パソコンで作ったプログラムをマイコンに送り込む(ロード)こともできます。さらに、プ ログラムの動作そのものも制御することができ、ロードしたプログラムを実行したり、途中で止めたりも できます。いろいろな機能を持つモニタですが、C 言語ではロード(L)と実行(G)のみを使います。

ハイパーH8 は Windows シリーズに標準で搭載されているターミナルソフト, 'ハイパーターミナル'を使用した簡易モニタです。お手持ちのパソコンと TK-3687mini のシリアルポートを RS-232C ケーブルで接続することで, 簡単なモニタ環境を作ることができます。 TK-3687mini にはあらかじめハイパーH8 が書き込まれていて, 電源オンですぐにマイコンの中身を見ることができます。

🥐 38400bps - ハイパーターミナル	
ファイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)	
Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.	
< [?] = Command Help >	
H8>L Waiting for HEX File ******* File Name [led.mot] Load Address [OOE800-OOEAOD] Finish!	
H8>DEA00 +0 +1 +2 +3 +4 +5 +6 +7 +8 +9 +A +B +C +D +E +F EA00 F8 01 38 E9 7F D9 72 00 7F D9 70 00 40 F6 00 00 EA10 00 00 00 00 00 00 00 00 00 00 00 00 0	ASCII CODE ,,8,•,r,•,p,@,,,
H8>_	
 接続 00:05:25 ANSI 38400 8-N-1 SCROLL CAPS NUM キャプチャ エ	」 コーを印刷します。

9

2. モニタプログラム「ハイパーH8」を使ってみる

■ パソコンと TK-3687mini をつなぐ

まず TK-3687mini とパソコンをつなぎます。D-Sub・9pin(オス) - 9pin(メス)ストレートケーブル (写真上)でメス側をパソコンの COM ポート(写真中)へ,オス側を TK-3687mini の CN5(写真下)へ 接続します。しっかりとさし込み,ケーブルにネジがついている場合はネジをしめて固定しましょう。写 真のように COM ポートがいくつか空いている場合は1番につなげてください。なお,この時はまだ TK-3687mini の電源は入れないでください。







■ ハイパーターミナルの設定

それでは, 通信ソフト'ハイパーターミナル'を起動して, TK-3687mini と通信するためのセッティングを行いましょう。

まずハイパーターミナルを起動します。ハイパーターミナルは,

から起動できます。Windows のバージョンによっては,

から起動する場合もあります。もし、スタートメニューにない場合は、

<u>■スタート</u> →

で 'hypertrm. exe'を検索してください。ハイパーターミナルを起動したら,出てくるダイアログウィンド ウにしたがって設定していきましょう。

① 接続の設定(1)

名前とアイコンを設定します。右の 画面では、名前は接続速度がわかるように「38400bps」としました。名前を入力 してアイコンを選択したら OK をクリックします。

接続の設定 ? ×
単う 新しい接続
名前を入力し、アイコンを選んでください。
名前(<u>N</u>): 38400bps 名前を入力
פרבאש:
OK キャンセル

2 接続の設定(2)

③ COM1 のプロパティ

接続方法(<u>N</u>):のプルダウンメニューから, ケーブルを接続した COM ポート(右の画面で は COM1)を選択して_______ をクリックし ます。

接続の設定	<u>?×</u>
38400bps	
電話番号の情報を	入力してください。
国/地域番号(<u>C</u>):	日本 (81)
市外局番(三):	□ ³ 「 ³ 「 ³ 」 「 」 「 」 「 」 、 、 、 、 、 、 、 、 、
電話番号(<u>P</u>):	
接続方法(<u>N</u>):	COM1
	OK キャンセル

-		
各項目を次のように設定します	。 COM1のプロパティ [1]	? ×
ビット/秒(<u>B</u>) :38400	ポートの設定	
デ゛ータヒ゛ット(<u>D</u>):8		
パリティ(<u>P</u>) :なし	ビット/秒(<u>B</u>): 38400	
ストッフ゜ビ゛ット(<u>S</u>):1	データ ビット(D) ロ	
フロー制御(<u>F</u>):Xon/Xoff		
設定し終えたら OK を	ビク パリティ(P): なし 💌	
リックします。	ストップ ビット(S): 1	
	フロー制御(E): Xon/Xoff 📃	

④ プロパティアイコンをクリック

ターミナル画面に切り替わりますので, ツールバーのプロパティアイコンをクリックし てプロパティダイアログを開きます。



⑤ プロパティ

	•	設	定'タブを	をク	リッ	クし	てい	エミ	ユ
レ-	ーシ	ЭÇ	$\checkmark(\underline{\mathbf{E}}): \mathcal{O}$)プ	『ルク	ブウ:	ンメニ	ニユ	
か	6	،	ANSIW	,	を	選	択	L	,
	ASC)II į	設定(<u>A</u>)	な	シクリ	ック	しま	す	

HyperCom1のプロパティ ? 🗙
接続の設定設定
 ファンクション キー、方向キー、Ctrl キーの使い方 ● ターミナル キー(T) ● Windows キー(W) BackSpace: ANSIW を ③ 環境
 ○ Ctrl+HC/ 送び ITミュレーション ANSIW ターミナルの設定(S)
Telnet ターミナル ID(N): VT100
□ 接続/切断時に音を鳴らす(P) クリック
<u>エンコード方法 Ø</u> ASCII 設定(<u>A</u>)
OK キャンセル

⑥ ASCII 設定

'ASCII の受信'の中の'着信データに改行 ASCII 設定 ? × 文字を付ける(A)'のチェックを入れて ASCIIの送信 -OK をクリックします。するとプロパティダ □ 行末に改行文字を付ける(S) イアログに戻りますので,もう一度 OK を □ □ーカル エコーする(E) ディレイ (行)(L): 0 割秒! クリックしてターミナル画面に戻ります。 ディレイ (文字)(<u>C</u>): 0 割秒 ASCIIの受信 -✓ 着信データに改行文字を付ける(A) <u>着いてしな強制的(こ7 ビ</u>ット ASCII (こする(<u>F</u>)) チェックを入れる ÖΚ キャンセル

۲

これで設定は終了です。それでは電源をオンしてみましょう。ちゃんと動くでしょうか。

電源(例えば電池 4 本=6V)を TK-3687miniの CN1 につなぎます(右写 真参照)。電源をオンするとハイパーターミ ナルの画面に次のように表示されます。





ここまでくればマイコンの中身を自由に見ることができます。次の章では手始めにあらかじめ TK-3687miniに書き込まれているデモプログラムを実行してみましょう。

でも,その前に…(次のページを見てください)

ハイパーターミナルを起動する たびに毎回毎回設定を繰り返してい たのでは面倒ですね。そこで, ハイ パーターミナルの設定を保存してお きましょう。メニューバーの「ファイル (F) →「上書き保存(S)」を選択し て保存して下さい。

🐣 38400bps - ハイパーターミナル	in the second
ファイル(E) 編集(E) 表示(V) 通信(C)) 転送(T) ヘルプ(<u>H</u>)
新しい接続(<u>N</u>) 開く(Q)	
上書き保存(S)	
名前を付けて保存(<u>A</u>)	
ページ設定(U) EP刷(<u>P</u>)	
プロパティ(<u>R</u>)	
ハイパーターミナルの終了 ── Alt+F4	
	-

さらに、この設定のハイパーターミナルをすぐに呼び出せるように、デスクトップにショートカットを 作成しましょう。 スタートメニューから,



までカーソルを進め、右クリックします。プルダウンメニューの中の「コピー(C)」を選択してください。



ットの貼り付け(S) を選択してショートカットを作 成します。

なお、ここで示した方法は Windows2000 の 場合です。この方法でショートカットが作成できな い場合は、エクスプローラやファイルの検索を使 ってデスクトップにショートカットを作ってくださ い。

のショート

Ctrl+Z

貼り付け(P)

新規作成(W) プロパティ(R)

ショートカットの貼り付け(S)

元に戻す-削除(U)

3. デモプログラムの実行

プログラムの作り方はあとで説明するとして、この章ではとにかくプログラムを動かしてみましょう。 TK-3687miniとパソコンは RS-232C ケーブルでつながっていますか。前の章の最後でデスクトップに「38400bps」のショートカットを作りました。ハイパーターミナルを終了してしまった人はショートカットを ダブルクリックしてハイパーターミナルを起動して下さい。TK-3687miniの電源をオンして右のとおり ハイパーH8 の最初の画面が表示されたら準備 OK です。

4	▶38400bps - ハイパーターミナル
7	ァイル(E) 編集(E) 表示(Y) 通信(C) 転送(T) ヘルフ℃H)
Г	U
Ш	Hyper Monitor Program. for H8/3687E -ver.040809-
L	Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.
l	< [?] = Command Help >
l	H8>_

TK-3687mini にはデモ用に, また, 基板チェックのために, いくつかのプログラムが ROM にあらかじめ書き込まれています。そのうちの一つを動かしてみましょう。 ハイパーターミナルから 'G6000'と入力して 'Enter' キーを押します。 すると, あっけないほど簡単にプログラムが動き出します。

4	▶38400bps – ハイハ⁰ーターミナル
7	ァイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)
	D 🖆 🚳 👛 🛅 🖆
Г	
Ш	Hyper Monitor Program.
Ш	tor H8/368/F -ver,U4U8U9-
Ш	Copyright(C)2003-2004 by TOYO-LINA,Co.,LID.
L	< [?] = Command Help >
Ш	48>66000
Ш	Run Address [006000]
Ш	Running

P60~67の LED が順番に点滅します。



TK-3687mini のリセ ットスイッチ(SW1)を押 すと,実行中のプログラ ムは停止して,ハイパー H8 は下図のように入力 待ちの状態になります。

<u> </u>
Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.
< [?] = Command Help >
H8>G6000 Run Address [006000] Running //////////////////////////////////
H8>_
接続 00:03:18 ANSI 38400 8-N-1 SCROLL CAPS NUM 手や7"チャ エコーを印刷します。

さて,今の操作は,

メモリの'6000'番地のアドレスからのプログラムを実行する

というものでした。これで、プログラムの実行ができるようになりました。

ハイパーH8 のコマンドを調べるには…

'G'コマンドを使いましたが、そのほかにもハイパーH8 には便利なコマンドがたくさん 用意されています。詳しくはハイパーH8 のマニュアルを見ていただくとして、思い出しやす いようにコマンドヘルプがハイパーH8 には組み込まれています。キーボードから'?'を入 力して下さい。次の画面が表示されます。

Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD. < [?] = Command Help > H8>? ***** Command Help ************************************
接続 01:41:44 ANSI 38400 8-N-1 SCROLL CAPS NUM キャプチャ エコーを印刷します。

ハイパーH8は便利な道具なんですが…

ハイパーH8 は便利な道具ですが、多少の制限もあります。もっとも大きな制限は「ROM にデータを書き込むことができない」ということです。

この制限のため,ハイパーH8 でプログラムを入力する時は,RAM に入力しなければ なりません。また,HEW を使ってアセンブルする時も,RAM 上にプログラムができるように Section を設定しなければなりません。(この意味は HEW を使う章でわかります。)

さらに, ROM に比べて RAM のサイズが小さいため, あまり大きなプログラムを実行することができない, という問題もおきます。

しかし、学習用と割り切って使う分には全く気にする必要はありません。なお、ROM に プログラムを書き込む場合は、専用のツール(無償版があります)を使うことになります。また、 デバッグまで行なう場合は、E8a、というエミュレータを購入して使うことになります。

中 う つ が う ムを作ってみよう 1. プログラムの作成 2. プログラムの入力 3. プログラムをデバッグする 1. プログラムを作ってみよう 1. プログラムの作成 1. プログラムをデバッグする 1. プログラムを 1. プログラム 1. プログ 1. プログ

プログラムの作り方を理解するための最も早道は何でしょうか。それは、とにかくたくさん作ってみる、ということです。くりかえし作っているうちに段々プログラミングの考え方が身についてきます。

とはいっても、最初はどこから手をつけてよいかわらないでしょう。そこでこの章では、何もないところからプログラムを作り始めて、TK-3687miniで動かすまでの流れを理解しましょう。もっとも、ここで作るプログラムはものすご~く簡単なものです。命令の細かい部分はルネサスの資料、「H8/300H シリーズ プログラミングマニュアル」で、もっと詳しい説明がされています。興味のある方はお読みください。

組込み系の分野では、コンピュータの仕組みやプログラムの本質を知ることはとても大事なことです。それで、C言語を学ぶ前にマイコンがどのようにプログラムを動かしているのか、マシン語の世界をちょっとだけのぞいてみましょう。

1. プログラムの作成

ここで作るプログラムは, TK-3687miniの P60 に接続した LED を点滅させるというものです。その部分の回路図を抜き出すと次のようになります。



■ フローチャートの作成

まずはおおまかなフローチャートを作ってどんなプログラムにするか考えてみましょう。できたフロ ーチャートは下のとおりです。それほど難しくありませんね。LEDのオンとオフを繰り返すだけです。



■ コーディング

さて次は、今考えたフローチャートを見ながら H8/3687 のアセンブラ命令に変換していきます。 これをコーディングといいます。コーディングした結果は下のリストのとおりです。

_main:			
	MOV. B	#H' 01, ROL	;ポート6のイニシャライズ
	IVIUV. D	KUL, WH FFE9	
LOOP:			
	BCLR	#0, @H' FFD9	;LEDオン (P60=0)
	BSET	#0, @H' FFD9	;LEDオフ (P60=1)
	BRA	LOOP	:LOOPにジャンプ

ところで、実はまだ人間の言葉にすぎなくて、マイコンにとっては理解できない外国語です。それで、マイコンの言葉(=マシン語、機械語)に直す必要があります。

■ マシン語に変換する

コーディングが終了したものの,このままではマイコン(H8/3687)は何をしたら良いのか理解でき ません。マイコンが理解できるのはマシン語(機械語)と呼ばれる 16 進の数字の羅列だけです。そこ で,次はマシン語への変換作業を行ないます。これをアセンブルと呼びます。マシン語に変換すると 次のようになります。これをハイパーH8 で RAM に入力していきます。

マシン語		ソースリスト			
アドレス	データ	ラベル	ニーモニック	オペランド	コメント
EA00	F8	_main:	MOV. B	#H' 01, ROL	ポート6のイニシャライズ
EA01	01				
EA02	38		MOV. B	ROL, @H' FFE9	
EA03	E9				
EA04	7F	L00P:	BCLR	#0, @H' FFD9	LEDオン(P60=0)
EA05	D9				
EA06	72				
EA07	00				
EA08	7F		BSET	#0, @H' FFD9	LEDオフ(P60=1)
EA09	D9				
EA0A	70				
EAOB	00				
EAOC	40		BRA	LOOP	LOOPにジャンプ
EAOD	F6				
EA0E					
EA0F					

2. プログラムの入力

それでは、ハイパーH8を使って TK-3687miniのメモリにマシン語を入 力していきましょう。'W'コマンドを使 います。'EA00'番地から入力します ので、パソコンのキーボードから 'WEA00'と入力して'Enter'キーを 押します。入力状態になったら1バイ トづつ順番にデータを入力します。

4	▶38400bps - ハイハ°ーターミナル
7	ァイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)
	□≥ 28 •₽ 2
	Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.
	< [?] = Command Help >
	H8>WEAOO OOEAOO:[OO-> <u>O</u> O]



キーボード: 'F', '6', 'Enter'	※38400bps - ハイハ [®] -ターミナル				
	ファイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)				
	Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.				
	< [?] = Command Help >				
	$\begin{array}{ c c c c c c c c c c c c c c c c c c c$				

全てのデータを入力したら、キーボードから'/'を押してコマンド入力に戻ります。

キーボード: '/'	 ※38400bps - ハイハ[®]-ターミナル ファイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルフ[®](H) □ ☞ ◎ 圖 …□ 단 圖 			
	Hyper Monitor Program. for H8/3687F -ver,040809- Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.			
	< [?] = Command Help >			
	H8>WEA00 ODEA00:[00->F8] ODEA01:[00->01] ODEA02:[00->38] ODEA03:[00->E9] ODEA03:[00->F] ODEA04:[00->7F] ODEA05:[00->00] ODEA06:[00->72] ODEA08:[00->7F] ODEA08:[00->70] ODEA08:[00->00] ODEA08:[00->00] ODEA08:[00->6] ODEA00:[00->F6] ODEA0E:[00->00]			
	H8>_			

最後に,間違いなくデータを入力できたか確認しておきましょう。パソコンのキーボードから 'DEA00'と入力して'Enter'キーを押します。

≪ 38400bps - ハイハペーターミナル マーター・ミナル マーター・ミナル マーター・マーク マーク マー マーク マ			
	目(ビ) 単本达(ビ) ヘルア(ビ) 山		
			1.1
00EA04:[00->7f 00EA05:[00->0 00EA06:[00->72 00EA07:[00->0 00EA08:[00->7f 00EA09:[00->0 00EA09:[00->0 00EA08:[00->0 00EA08:[00->0 00EA00:[00->6 00EA00:[00->6 00EA00:[00->0 0 00EA00:[00->0 0 00EA00:[00->0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	F] 9] 2] 5] 9] 0] 0] 6] 0] 6] 0] +3 +4 +5 +6 +7 + E9 7F D9 72 00 7	ちゃんとセットされて いますね。 8 +9 +A +B +C +D +E +F F D9 70 00 40 F6 0 00	ASCII CODE
EA10 80 00 00 EA20 00 00 00 EA20 00 00 00 EA30 00 00 00 EA40 00 00 00 EA50 00 00 00 EA60 00 00 00 EA70 00 00 00	00 00<	$\begin{array}{cccccccccccccccccccccccccccccccccccc$	3,00,01,00,000 3,00,000 3,00,01,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,00,000 3,000 3,00,000 3,000 3,00,000 3,000 3,000<
接続 00:05:22 ANSI 3	38400 8-N-1 SCRC	DLL CAPS NUM 4+7974 II	」 」→を印刷します。

さてここで,この項目で使ったハイパーH8 のコマンドをまとめておきます。まずは'W'コマンドで す。'WEA00'と入力しましたが,これは,

メモリの'EA00'番地のアドレスからデータをセットする

という意味です。入力が終わったら'/'キーを押すとコマンド入力に戻ります。

もう一つは'D'コマンドです。'DEA00'と入力しましたが、これは、

メモリの'EA00'番地のアドレスからメモリの内容をダンプ表示する

という意味です。

これで、メモリの中身を読み書きできるようになりました。

3. プログラムをデバッグする

では、プログラムを実行してみましょう。今回は'G'コマンドではなく、'T'コマンドを使ってプログ ラムの動きを一命令づつ追いかけてみたいと思います。

■ トレース実行

最初にどこからプログラムをスタ ートするか指定します。このプログラ ムは EA00 番地からスタートしますの で, PC に EA00 をセットします。キー ボードから 'RPCEA00'と入力して 'Enter'キーを押します。そうすると, PC に EA00 がセットされたことが表 示されます。



次に、キーボードから'T'と入力して'Enter'キーを押してください。



このとき注意したいのは、この時点ではまだこの命令は実行されていないということです。次に、 'Enter'キーを押すと、この命令が実行され、その結果が次に表示されます。

それでは、'Enter'キーを押していってプログラムが考えたとおりに動いていくかたしかめてみましょう。また、LED がちゃんと点滅するかもみてください。

H8>T [OOE [OOE [OOE [OOE [OOE [OOE [OOE [OOE	A00] [I0] A02] [I0] A04] [I0] A08] [I0] A0C] [I0] A04] [I0] A08] [I0] A0C] [I0]	F801 38E9 7FD9 7200 7FD9 7000 40F6 7FD9 7200 7FD9 7000 40F6	 	MOV.B MOV.B BCLR BSET BRA BCLR BSET BRA	#01,R0L R0L,@FFE9 #0,@FFD9 #0,@FFD9 EA04 #0,@FFD9 #0,@FFD9 EA04
[00E	AU8] [I0] AOC] [I0]	40F6	 	BRA	#0,0FFD9 EA04 #0.0FFD0
[00E [00E	AO8] [IO] AOC] [IO]	7FD9 7000 40F6	 	BSET BRA	#0,@FFD9 EA04_

いかがでしょうか。ちゃんと動きましたか?うまく動作しないときはプログラムの入力ミスの可能性が大です。もう一度ちゃんと入力しているかたしかめてみましょう。

さて、このように命令を一命令づつ実行して、考えたとおりに動いていくか確認するのがデバッグ(プログラムのまちがい探し)の第一歩です。

最後に、'/'キーを押してコマンド入力に戻りましょう。

ЦО∖Т	[006700]	[101	E 9 N 1		 	 NOV B	#n1 pn
110 / 1	[00[400]	[101	38FQ		 	 MOV B	ROL ØFFFQ
	[005402]	1101	7ED9	7200	 		#Π.@FFN9
	[OOFAO8]	ini	7FD9	7000	 	 BSET	#∩.@FFD9
	[OOEAOC]	iioi	40F6		 	 BRA	EA04
	[00EA04]	[IO]	7FD9	7200	 	 BCLR	#0,@FFD9
	[00EA08]	[IO]	7FD9	7000	 	 BSET	#0,@FFD9
	[OOEAOC]	[IO]	40F6		 	 BRA	ËAO4
	[OOEAO4]	[I0]	7FD9	7200	 	 BCLR	#O,@FFD9
	[OOEAO8]	[IO]	7FD9	7000	 	 BSET	#O,@FFD9
	[OOEAOC]	[IO]	40F6		 	 BRA	EAO4
H8>_							

さてここで,この項目で使ったハイパーH8 のコマンドをまとめておきます。まずは'R'コマンドで す。'RPCEA00'と入力しましたが、これは、

プログラムカウンタに'EA00'をセットする

という意味です。

もう一つは'T'コマンドです。'T'と入力しましたが、これは、

プログラムカウンタが示すアドレスからトレース実行する

という意味です。'Enter'キーを押すと一命令づつレース実行します。また, '/'キーを押すとコマンド入力に戻ります。

これで、スタートアドレスを指定して、そこからトレース実行ができるようになりました。



前の章ではアセンブラ→マシン語でプログラムを作ってみました。ハンドアセンブルはH8に限ら ず,どんな CPU にも対応できるので便利(?)ですが、プログラムが長くなっていくと、間違いは増え、 間違いを修正するのも大変で、何よりアセンブルするだけで、ものすご~く疲れます。しかも、アセン ブラはマシン語よりわかりやすいとはいえ、人間にとってはまだまだわかりにくい言語です。というわけ で、大変なことはパソコンにまかせてしまいましょう。そこで、C 言語を使うのがスマートな方法となりま す。

1. 統合開発環境「HEW」のインストール

ダウンロード先をデスクトップにした場合で説明します。ダウンロードした 'h8v6200_ev. exe'を ダブルクリックしてください。 すると, インストールが始まります。 画面の指示に従ってインストールして ください。

さて,この章で入手した無償評価版コンパイラは,はじめてコンパイルした日から60日間は製品版と同等の機能と性能のままで試用できます。61日目以降はリンクサイズが64Kバイトまでに制限されますが,H8/3687はもともとアクセスできるメモリサイズが64Kまでバイトなので,この制限は関係ありません。また,無償評価版コンパイラは製品開発では使用できないのですが,H8/300H Tinyシリーズ(H8/3687も含まれる)では許可されています。

さて, 無償評価版コンパイラは, 無償とはいえ非常に強力な開発環境で, アセンブラにも C 言語 にも対応しています。(というよりは, C 言語がメインで, アセンブラはその一部分を使用しているに過 ぎないのですが…。)がんばってマスターしてください。

最新版の HEW を手に入れましょう

HEW は頻繁にバージョンアップされています。HEW はルネサステクノロジの マイコン全てに対応しているため、H8 シリーズはもとより、R8 シリーズや SH シリ ーズなど、対応するマイコンが増えるとそのたびにマイナーチェンジされるようで す。また、その際に報告されていた不具合を一緒に修正することもあります。

それで,ルネサステクノロジのホームページは定期的にのぞいてみることをお すすめします。特にデバイスアップデータの情報は要注意です。

2. ハイパーH8 を使うときのメモリマップ

HEW を使うときのコツの一つは、メモリマップを意識する、ということです。プログラムがどのアドレスに作られて、データはどのアドレスに配置されるか、ちょっと意識するだけで、HEW を理解しやすくなります。ハイパーH8 を使うときのメモリマップは次のとおりです。

0000番地	ROM/フラッシュメモリ		モニタプログラム	
	(56Kバイト)		"ハイパーH8"	
DFFF				
E000奋地 F7FF番地	未使用		未使用	
E800番地			ハイパーH8	
			ユーザ割り込みベクタ	
E860番地			リセットプログラム	
FA00番地		PINTPRG	<u>割り込みノロクラム</u> プログラム領域	
		, C	定数領域	
		C\$DSEC	初期化データセクションの	
	RAM		アドレス領域	ユーザ
	(2K/1F)	C\$BSEC	未初期化ナータセクンヨンの アドレス領域	RAM
		D	初期化データ領域	エリア
		2		
FFFF悉地				
F000番地	十件田			
F000番地 F6FF番地	未使用		未使用	
F000番地 F6FF番地 F700番地	未使用 I/Oレジスタ		未使用 I/Oレジスタ	
F000番地 F6FF番地 F700番地 F77F番地 F700番地	未使用 I/Oレジスタ	P	未使用 I/Oレジスタ	
F000番地 F6FF番地 F700番地 F77F番地 F780番地	未使用 I/Oレジスタ RAM(1Kバイト)	B	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域	
F000番地 F6FF番地 F700番地 F77F番地 F780番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用	B R	未使用 I/Oレジスタ 未初期化データ領域 初期化データ領域 (変数領域)	
F000番地 F6FF番地 F700番地 F77F番地 F780番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	
F000番地 F6FF番地 F700番地 F77F番地 F780番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	
F000番地 F6FF番地 F700番地 F77F番地 F780番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は コーザ使用不可	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ
F000番地 F6FF番地 F700番地 F77F番地 F780番地 FB7F番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM
F000番地 F6FF番地 F700番地 F77F番地 F780番地 F780番地 FB7F番地 FB80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F6FF番地 F700番地 F77F番地 F780番地 FB7F番地 FB80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F6FF番地 F700番地 F77F番地 F780番地 FB7F番地 FB80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可	B R	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F6FF番地 F700番地 F77F番地 F780番地 FB7F番地 FB80番地 FD80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可 RAM (1Kバイト)	B R S	未使用 <u>I/Oレジスタ</u> 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F700番地 F700番地 F780番地 F780番地 FB80番地 FD80番地 FD80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可 RAM (1Kバイト)	B R S	未使用 I/Oレジスタ 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F700番地 F700番地 F77F番地 F780番地 B7F番地 FB80番地 FD80番地 FD80番地 FD80番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可 RAM (1Kバイト)	B R S	未使用 I/Oレジスタ 未初期化データ領域 初期化データ領域 (変数領域)	ユーザ RAM エリア
F000番地 F6FF番地 F700番地 F770番地 F780番地 F780番地 FB7F番地 FB80番地 FD80番番地 FD80番番地 FD80番番地 FE00番番地 FD80番番地 FD80番番地 FD80番番地	未使用 I/Oレジスタ RAM(1Kバイト) フラッシュメモリ書換用 ワークエリアのため FDTとE7,E8, E8a 使用時は ユーザ使用不可 RAM (1Kバイト)	B R S	未使用 I/Oレジスタ 未初期化データ領域 初期化データ領域 (変数領域) スタック領域 ハイパーH8 ワークエリア	ユーザ RAM エリア

メモリマップのうち"ユーザ RAM エリア"の部分だけが自由に使用できるエリアです。

3. C 言語でプログラムを作ってみる

■ プロジェクトの作成

HEW ではプログラム作成作業をプロジェクトと呼び、そのプロジェクトに関連するファイルは1つのワークスペース内にまとめて管理されます。通常はワークスペース、プロジェクト、メインプログラムには共通の名前がつけられます。この章で作るプロジェクトは'IoPort_led_c'と名付けます。以下に、新規プロジェクト'IoPort_led_c'を作成する手順と動作確認の手順を説明します。

しかしその前に, HEW 専用作業フォルダを作っておきましょう。Cドライブに 'Hew4_tk3687'を作ってください。このマニュアルのプロジェクトは全てこのフォルダに作成します。

📼 C:¥					
ファイル(E)	編集(E) 表示()	/) お気に入り(<u>A) ツール(I)</u>	ヘルプ(円)	
🕈 戻る 🗸	• • E B:	フォルダ 🛛 🖀 🗌	\$ X ∽		
@backup	ADOBEAPP	Doc フォル	イブに 'Hev ダを作りま	v4_tk3687' す。	v3_tk3664
hew3_tk3687	hew4_tk3687	KPCMS	Program Files	qdesigns	quartus
sample	TKZ80	toc_jp	VGA_driver	WINNT	WorkSpace
AUTOEXEC	in the second se	comused.dbg	CONFIG.SYS	夏 ダイヒシケ.JPG	ごをナテラスビ・・・・
I 24 個のオブジェ	クト		1.69 MB	📃 २ ४ :	1ンピュータ

では、HEWを起動しましょう。スタートメニューから起動します。

:	አቃ−ト →	🛅 プログラム	\rightarrow 🗟 Renesas	→ Ē ŀ	ligh-performance	Embedded	Workshop
\rightarrow	🤫 High-	performance	Embedded Works	hop			

HEW を起動すると下記の画面が現れるので、「新規プロジェクトワークスペースの作成」を選択して'OK'をクリックします。

High-performance Embedded Workshop	- D ×
	21 1
++v>t	2)/
● 最近使用したプロジェクトワークスペースを開く(@): アドミニストレー ○:¥hew4_tk3687¥led¥ledhws ●	- <u>292)(A)</u>
○ 別のプロジェクトワークスペースを参照する(B)	
- <u></u>	
Build (Debug) Find in Files Version Control	
ปรัง	[] //

前に作ったプロジェクトを使うとき

その場合は、「ようこそ!」ダイアログで「最近使 用したプロジェクトワークスペースを開く」を選択して 'OK'をクリックします。そのプロジェクトの最後に保 存した状態で HEW が起動します。 まず、①「ワークスペース名(<u>W</u>)」(ここでは'IoPort_led_c')を入力します。「プロジェクト名(<u>P</u>)」 は自動的に同じ名前になります。

ワークスペースの場所を指定します。②右の「参照(<u>B</u>)…」ボタンをクリックします。そして,あらか じめ用意した HEW 専用作業フォルダ(ここでは Hew4_tk3687)を指定します。設定後,「ディレクトリ (<u>D</u>)」が正しいか確認して下さい。(③)

次にプロジェクトを指定します。今回は C 言語なので④「Application」を選択します。

入力が終わったら⑤「OK」をクリックして下さい。

新規プロジェクトワークスペース プロジェクト	?×
Application Assembly Application Demonstration Empty Application Import Makefile Library	ワークスペース名(W): [loPort_led_c プロジェクト名(P): [loPort_led_c ディレクトリ(D): 〇:¥hew4_tk3687¥IoPort_led_c CPU種別(©): [H8S,H8/300] マ ツールチェイン(T): [Hitachi H8S,H8/300 Standard]
プロパティ	して、 (5) OK キャンセル

「新規プロジェクトー1/9-CPU」で,使用する CPU シリーズ(300H)と, CPU タイプ(3687)を設定し,「次へ(<u>N</u>)>」をクリックします。

新規プロジェクトー1/9-CPU	<u>? ×</u>
	ツールチェインパージョン: 6.1.0.0 ▼
	このプロジェクトで使うCPUのシリーズとタイプを選択し て下さい。
	CPU99-2%
	300 300L
	CPU%/7* 3685 3686
	3697 36902 36912 26045
and the second sec	選択したいCPUタイプがない場合は、ハードウェア 仕様の近いCPUタイプまたは"Other"を選択してく ださい。
< 戻る(<u>B</u>)	次へ(N) > 完了 キャンセル

「新規プロジェクトー2/9ーオプション」,「新規プロジェクトー3/9ー生成ファイル」,「新規プロジェクトー4/9ー標準ライブラリ」は変更しません。「次へ(<u>N</u>)>」をクリックして次の画面に進みます。

新規プロジェクト-2/9-オフ	1*ション		<u>? ×</u>	
	71- 71-	- ハルオフジョンを指定します。 		
新規プロジ	ェクト-3/9-生成ファイル 新規プロジェクト-4/9-標準ライ	自動生成するイニシャル フ [・]ラリ	<u>?</u> × ルーチンを選択します。	<u>?×</u>
			 (ブラリ:	次は ライ ・ ・ ・
		く戻る(<u>B</u>) 次へ	(Ŋ)> 完了 キャン	1211

「新規プロジェクトー5/9ースタック領域」でスタックのアドレスとサイズを変更します。ハイパー H8 を使用するので、①スタックポインタを H'FE00 に、②スタックサイズを H'80 にします。設定が終わ ったら「次へ(<u>N</u>) >」をクリックします。



「新規プロジェクトー6/9ーベクタ」と「新規プロジェクトー7/9ーデバッガ」は変更しません。「次 $\sim(\underline{N}) > J$ をクリックして次の画面に進みます。



次は「新規プロジェクトー9/9-生成ファイル名」です。ここも変更しません。「完了」をクリックします。

すると、「概要」が表示されるので「OK」をクリックします。

プロジェクトの概要:	ATOR
PROJECT NAME : PROJECT DIRECTORY : CPU SERIES : CPU TYPE : TOOLCHAIN NAME : TOOLCHAIN VERSION : GENERATION FILES : C:¥hew4_tk3687¥IoPort_led Setting of B,R Section C:¥hew4_tk3687¥IoPort_led Aliases of Integer Type C:¥hew4_tk3687¥IoPort_led Program of sbrk C:¥hew4_tk3687¥IoPort_led Definition of I/O Regis C:¥hew4_tk3687¥IoPort_led Interrupt Program	IoPort_led_c C:¥hew4_tk3687¥IoPort_led_c¥IoPort_l 300H 3687 Hitachi H8S,H8/300 Standard Toolch 6.1.0.0 Lc¥IoPort_led_c¥dbsct.c Lc¥IoPort_led_c¥typedefine.h c¥IoPort_led_c¥sbrk.c Lc¥IoPort_led_c¥iodefine.h ter _c¥IoPort_led_c¥intprg.c
OKを切っりしつロジェクトを作るか、C	ancelを切っりしアボートするかを選択します。
I 242000000 €7 U7 T/P7 105	OK Cancel

これで、プロジェクトワークスペースが完成します。HEW はプロジェクトに必要なファイルを自動 生成し、それらのファイルは左端のワークスペースウィンドウに一覧表示されます。


さて、これでプロジェクトは完成したのですが、ハイパーH8を使うときはセクションを変更してプロ グラムが RAM 上にできるようにします。(当然ながら、ハイパーH8を使わないときは変更する必要は なく、そのままで OK。)

下図のように、メニューバーから「H8S,H8/300 Standard Toolchain...」を選びます。



すると、「H8S, H8/300 Standard Toolchain」ウィンドウが開きます。「最適化リンカ」のタブを選び、 「カテゴリ(Y)」のドロップダウンメニューの中から「セクション」を選択します。すると、下図のような各セ クションの先頭アドレスを設定する画面になります。「編集(E)」ボタンをクリックしてください。

▲ ▲ 編集(E)
NAME).map″ -nooptimize P,C,C\$DSEC,C\$BSEC,D/0800, ▼
E 7

「セクション設定」ダイアログが開きます。それでは、「2. ハイパーH8 を 使うときのメモリマップ」で調べたメモリ マップにあわせて設定していきましょう。 最初に'B'Section のアドレスを変更し ます。デフォルトではE800番地になっ ていますね。①'0x0000E800'というと ころをクリックして下さい。それから、② 「変更(<u>M</u>)...」をクリックします。

セクション設:	定		<u>? ×</u>
Address	Section		ОК
0×00000400	PResetPRG PIntPRG		キャンセル
0×00000800	P		
	C\$DSEC		追加(<u>A</u>)
	C\$BSEC D		►変更(<u>M</u>)
0×0000E800	B R		複数割付(<u>O</u>)
0×0000 D80	S]	削除(<u>R</u>)
			→ ↓ LW FD
			インポートの
			エクスポート(E)
,			

そうすると、「セクションのアドレス」ダイアログが開きます。 'B'Section は F780 番地から始まりますので、右のように入力して'OK'をクリックします。

セクションのアドレス	<u>?</u> ×
アドレス(<u>A</u>): (16)進数)	0×F780 🔆
ОК	キャンセル

すると…

セクション設定	Ê	? ×
Address 0x00000400 0x00000800 0xF780 0x0000F 90 2	Section PResetPRG PIntPRG C C\$DSEC C\$DSEC C\$BSEC D B R S	OK キャンセル 追加(A) 変更(M) 複数割付(Q) 削除(R) 上(U) 下(D) インポート(Q) エクスポート(E)
,		11.

同じように,他のセクションも変更しましょう。メモリマップと同じように Section が指定されていることを確認します。ちゃんと設定されていたら「OK」をクリックします。

セクション設定	È	? ×
Address 0xE860 0xEA00 0xF780 0x0000FD80	E Section PResetPRG PIntPRG P C C\$DSEC C\$BSEC D B R S	CK A
		<u> 上</u> () ア () インポートの エクスポート(E)

セクション設定の保存

次回のために今修正したセクション情報を保存することができます。下段の「エクスポート(<u>E</u>)」ボタンをクリックしてください。保存用のダイアログが開きますので好きな名前を付けて保存します。次回は「インポート(<u>I</u>)」ボタンをクリックすると保存したセクション設定を呼び出すダイアログが開きます。(おすすめ!!)

H85,H8/300 Standard Toolchain	<u>?</u> ×
コンフィグレーション: Debug All Loaded Projects	コンパイラ アセンブラ 最適化リンカ 標準ライブラリ CPU デバッ犬・ カテゴリ(ゾ): セクション 設定項目(S): セクション Address Section 0×0000E860 PResetPRG PIntPRG 0×0000EA00 P C C\$DSEC C\$BSEC D 0×0000F780 B R 0×0000F780 S
	最適化リンカオブション: -noprelink -rom=D=R -nomessage -list="\$(CONFIGDIR)¥\$(PROJECTNAME).map" -nooptimize -start=PResetPRG,PIntPRG/0E860,P,C,C\$DSEC,C\$BSEC,D/0EA OK キャンセル

もう一度確認しましょう。ちゃんと設定されていたら「OK」をクリックして'H8S, H8/300 Standard Toolchain'ウィンドウを閉じます。

■ ソースリストの入力

いよいよソースリストの入力です。3 章で作った LED の点滅プログラムの考え方をもとにして,G コマンドで実行しても点滅がわかるようにウェイトを入れてみます。フローチャートは次のようになります。詳しくは次の章で説明しますので,リストどおり入力してみてください。



回路図は前回と同じです。下記に再掲します。



HEW のワークスペースウィンド */ FILE :IoPort_led_c.c DATE :Wed, Apr 20, 2005 DESCRIPTION :Main Program CPU TYPE :H8/3687 ウの'IoPort led c. c'をダブルクリッ /* */ /* *7 */ */ 7.8 クしてください。 すると, 自動生成さ /* · /* *7 れた'IoPort led c. c'ファイルが開 /* This file is generated by Renesas Project Generator (Ver.4.0). */ *7 きます。 #ifdef __cplusplus
extern "C" { void abort(void); ‡endif void main(void); #ifdef __cplusplus ‡endif void main(void) **♯ifdef __cplusplus** void abort(void) { tendif. /* */ このファ /* FILE :IoPort_led_c.c */ DATE :Wed, Apr 20, 2005 DESCRIPTION :Main Program /* */ イルに追加・ /* */ 修正していき /* CPU TYPE :H8/3687 */ /* */ ます。左のリ /* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi */ ストのとおり 7* */ 入力してみ てください。 インクルードファイル なお, C 言語 // H8特有の命令を使う #include <machine.h> の文法につ iodefine.h" **#**include // 内蔵I/0のラベル定義 いては、 HEW をイン 関数の定義 ストールした main(void); void ときに一緒に wait(void); void コピーされる H8S , Г メインブログラム H8/300 シリ void main(void) ーズ C/C++ ł $IO.PCR6 = 0 \times 01;$ // ボート6のbit0(P60)を出力に設定 コンパイラ. while(1){ アセンブラ. IO.PDR6.BIT.B0 = 0; // LEDオン 最適化リンケ wait(); IO.PDR6.BIT.B0 = 1; // LEDオフ ージエディタ wait(); ユーザーズ } } マニュアル の中で説明 ウェイト されていま void wait(void) す。 unsigned long i; for (i=0;i<16666666;i++){}</pre>

■ ビルド

では,ビルドしてみましょう。ファンクションキーの[F7]を押すか,図のように①メニューバーから 'ビルド'を選ぶか,②ツールバーのビルドのアイコンをクリックして下さい。



ビルドが終了するとアウト プットウィンドウに結果が表示 されます。文法上のまちがい がないかチェックされ,なけれ ば「0 Errors」と表示されま す。

エラーがある場合はソー スファイルを修正します。アウ トプットウィンドウのエラー項目

×	
í	Phase OptLinker starting
Ш	License expires in 59 days
Ш	L1100 (W) Cannot find "C" specified in option "start"
	Phase OptLinker finished
	Build Finished
	O Errors, 1 Warning
	■ ► Build 〈 Debug 〉 Find in Files 〉 Version Control /

にマウスカーソルをあててダブルクリックすると,エラー行に飛んでいきます(このあたりの機能が統合 化環境の良いところですね。)ソースファイルと前のページのリストを比べてまちがいなく入力している かもう一度確認して下さい。

さて、図では「1 Warning」と表示されています。これは「まちがいではないかもしれないけど、 念のため確認してね」という警告表示です。例えばこの図の「L1100(W) Cannot find "C" specifind in option "start"」は、C セクションを設定したのに C セクションのデータがないとき表示されます。 今回の プログラムでは C セクションは使っていませんので、この警告が出ても何も問題ありません。

もっとも、Warninng の中には動作に影響を与えるものもあります。「H8S, H8/300 シリーズ C/C++コンパイラ、アセンブラ、最適化リンケージェディタ ユーザーズマニュアル」の 539 ページから コンパイラのエラーメッセージが、621 ページから最適化リンケージェディタのエラーメッセージが載 せられていますので、問題ないか必ず確認して下さい。

4. プログラムのダウンロードと実行

ビルドが成功すると C の命令がマシン語に変換され 'IoPort_led_c. mot' というファイルが作られます。 拡張子が '. mot' のファイルは「S タイプファイル」とか「mot ファイル」と呼ばれていて, マシン語の情報が含まれているファイルです。 このファイルはプロジェクトフォルダの中の「Debug」フォルダ内に作られます。



それでは実行してみましょう。ハイパーH8を起動して下さい。'L'コマンドと'G'コマンドを使いま す。ハイパーH8 はコマンドを続けて入力すると、その順番に実行することができます。今回はこれを 使ってみましょう。パソコンのキーボードから'LG'と入力して'Enter'キーを押します。

次に、メニューの'転送(<u>T</u>)'から'テキストファイルの送信(<u>T</u>)'を選び、「テキストファイルの送信」ウィンドウを開きます。ファイルの種類を'すべてのファイル'にして、'IoPort_led_c. mot'を選びます。

ファイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)	
□ 🚔 🝘 🛣 🗈 🎦 😭 🧧 7ァイルの送信⑤	
Hyper Monitor Program。 テキストファイルの送信(T)	
for H8/3687F -ver,040809-	
Copyright(C)2003-2004 by 40790CCEDADLP	
< [?] = Command Help >	
H8/LG Waiting for HEX File	
-	
テキストファイルの送信	? ×
ファイルの場所型: 🤤 Debug	🔽 🖻 🛅 🗐
📓 dbsct.h8c 🛛 📓 IoPort_led_c.h8c	🔯 IoPort_led_c.obj
Dept object obje	🛥 resetprg.h8c
· ②選択したら… 」 Led_c.hk	🔘 resetprg.obj
intersity of intersity of the second	an sbrk.h8c
Deport_led_c.abs	Surk.00j ③クリック
ファイル名(N): IoPort_led_c.mot	

•

キャンセル

すべてのファイル (*.*)

ファイルの種類(工):

ダウンロードが終了すると(プログラムが短いのであっという間です), 続いてロードしたプログラ ムを実行します。

8	≥38400bps - ハイハ⁰-ターミナル
7	ァイル(E) 編集(E) 表示(V) 通信(C) 転送(T) ヘルプ(H)
Г	
	Hyper Monitor Program. for H8/3687E -ver.040809-
	Copyright(C)2003-2004 by TOYO-LINX,Co.,LTD.
	< [?] = Command Help >
	H8>LG Waiting for HEX File
	Filo Nomo [IoPort mot]
	Load Address [OOE800-00EA9D]
	Finish!
	Run Address [OOE860]
	Kunning

いかがでしょうか。ちゃんと LED は点滅しましたか。うまく動作しないときはプログラムの入力ミスの可能性が大です。もう一度ちゃんと入力しているか確認してみてください。

	内蔵周辺機能を使う	
「行く亡」	1. I/O ポート	4. タイマ Z
わ / 千	2. 外部割込み	5. シリアルコミュニケーションインターフェース
	3. タイマ V	6. AD コンバータ

H8/3687 には様々な機能が内蔵されています。この章ではいくつかの内蔵周辺機能の使い方 をマスターしましょう。なお、内蔵周辺機能の詳しい内容は「H8/3687 グループ ハードウェアマニュア ル」(これからハードウェアマニュアルと呼びます)で説明されています。本書では説明されていない 機能がたくさんありますので、ぜひお読みください。

1. I/O ポート

そもそも I/O とは何でしょうか。第1章では,

「外部から信号を入力したり外部機器をコントロールしたりするのが I/O です。」

と,簡単に説明しました。ここでは、もっと詳しく説明しましょう。

もともと CPU は「できるだけ速く」を合言葉に進歩してきました。H8/3687 は 1 つの命令を 0.1 μ s ~1. 2 μ s (μ s: マイクロ秒は 1 秒の百万分の一)で実行できるように作られています。

一方,外部機器は速いものももちろんありますが,大抵はもっとのんびりしています。例えば LED の表示なんかはマイクロ秒単位で点滅しても人間の目にはわかりませんし,スイッチをマイクロ 秒単位で入力しようとしても人間の指のスピードはそんなに速くなりません。

また,一般的に CPU は電圧が 5V で動いていますし,できるだけ少ない電流で動くように発展してきましたが,外部機器の中には 12V だったり電流がたくさん必要だったりするものがあります。

というわけで、CPU が、性格の異なる外部から信号を入力したり、外部機器をコントロールしたり するには、間に立ってデータを受け渡す役目が必要になります。この役目を果たすのが I/O になりま す。

第1章の「H8/3687の内部ブロック図」からわかるように I/O にはいくつも種類がありますが,この節で取り上げている I/O ポートはパラレルポートと呼ばれるものです。以後,本節で I/O ポート,あるいはポートといえば,パラレルポートをさすものとします。



実習には、TK-3687mini、Timer & LED Display (B6092)と、この二つを接続するユニバーサル 基板に実装されている CDS を利用します。回路図は次のようになります。



■ 設定用レジスタの説明

H8/3687 の端子はいくつもの機能が兼用されています。それで,各ピンをどの機能で使うか設定する必要があります。実習用 TK-3687mini はポート5 にスイッチ,ポート6 に LED がつながっています。それで,ポート5 とポート6 の設定用レジスタについて説明します。

ポートモードレジスタ 5(PMR5) : ア			:アド	レス=0xFFE1 番地
ビット	ビット名	初期値	R/W	説明
7	POF57	0	R/W	P57 の出力形式の選択。
				0:CMOS 出力。 / 1:NMOS オープンドレイン出力。
6	POF56	0	R/W	P56 の出力形式の選択。
				0:CMOS 出力。 / 1:NMOS オープンドレイン出力。
5	WKP5	0	R/W	P55, WKP5, ADTRG 端子の機能の選択。
				0: 汎用入出カポート。 / 1: WKP5, および, ADTRG 入力端子。
4	WKP4	0	R/W	P54, WKP4 端子の機能の選択。
				0: 汎用入出カポート。 / 1: WKP4 入力端子。
3	WKP3	0	R/W	P53, WKP3 端子の機能の選択。
				0:汎用入出カポート。 / 1:WKP3 入力端子。
2	WKP2	0	R/W	P52, WKP2 端子の機能の選択。
				0: 汎用入出カポート。 / 1: WKP2 入力端子。
1	WKP1	0	R/W	P51, WKP1 端子の機能の選択。
				0:汎用入出カポート。 / 1:WKP1 入力端子。
0	WKP0	0	R/W	P50, WKP0 端子の機能の選択。
				0:汎用入出カポート。 / 1:WKP0 入力端子。

ポート5に関係するレジスタは, PMR5, PCR5, PDR5, PUCR5の4つです。

ポート	コントロールレシ	ジスタ 5(P(CR5) :	アドレス=0xFFE8 番地
ビット	ビット名	初期値	R/W	説明
7	PCR57	0	W	各ビットの入出力の設定。
6	PCR56	0	W	0:入力ポート。 / 1:出力ポート。
5	PCR55	0	W	
4	PCR54	0	W	
3	PCR53	0	W	
2	PCR52	0	W	
1	PVR51	0	W	
0	PCR50	0	W	

ポートデータレジスタ 5(PDR5)			:アド	レス=0xFFD8 番地
ビット	ビット名	初期値	R/W	説明
7	P57	0	R/W	データレジスタ。入力ポートに設定されているビットの端子の状態を読み出
6	P56	0	R/W	したり、出カポートに設定されている端子の出力値を格納する。
5	P55	0	R/W	
4	P54	0	R/W	
3	P53	0	R/W	
2	P52	0	R/W	
1	P51	0	R/W	
0	P50	0	R/W	

ポート	ポートプルアップコントロールレジスタ 5(PUCR5) : アドレス=0xFFD1 番地								
ビット	ビット名	初期値	R/W	説明					
7	-	0	-	各ビットのプルアップ MOS の設定。					
6	_	0	_	0:プルアップしない。 / 1:プルアップする。					
5	PUCR55	0	R/W						
4	PUCR54	0	R/W						
3	PUCR53	0	R/W						
2	PUCR52	0	R/W						
1	PUCR51	0	R/W						
0	PUCR50	0	R/W						

ポート6に関係するレジスタは、PCR6、PDR6の2つです。

ポート:	コントロールレジ	ジスタ 6(PC	CR6) :	アドレス=0xFFE9 番地
ビット	ビット名	初期値	R/W	説明
7	PCR67	0	W	各ビットの入出力の設定。
6	PCR66	0	W	0:入力ポート。 / 1:出力ポート。
5	PCR65	0	W	
4	PCR64	0	W	
3	PCR63	0	W	
2	PCR62	0	W	
1	PCR61	0	W	
0	PCR60	0	W	

ポートデータレジスタ 6(PDR6)			:アド	レス=0xFFD9 番地
ビット	ビット名	初期値	R/W	説明
7	P67	0	R/W	データレジスタ。入力ポートに設定されているビットの端子の状態を読み出
6	P66	0	R/W	したり、出カポートに設定されている端子の出力値を格納する。
5	P65	0	R/W	
4	P64	0	R/W	
3	P63	0	R/W	
2	P62	0	R/W	
1	P61	0	R/W	
0	P60	0	R/W	

ところで, HEW でプロジェクトを作成すると, 自動的に"iodefine. h"が生成されます。通常 H8/3687のI/O にアクセスする際, "iodefine. h"で定義されている名称を使います。しかし, "iodefine. h"は構造体や共用体を駆使して定義されているため, 最初はとっつきにくく感じるかもしれません。 それでも慣れてくると非常に便利です。

"iodefine.h"で定義されている名称を使う場合,まずこのファイルをインクルードします。

#include "iodefine.h" // 内蔵l/0のラベル定義

一例として"iodefine. h"でポート 6 は次のように定義されています。(黄色で塗りつぶしている行はあとの説明で使う部分)

struct st_io { /* struct 10 */ \int /* PDR6 union { */ unsigned char BYTE: /* Byte Access */ struct { /* Bit Access */ Bit 7 unsigned char B7:1; /* */ unsigned char B6:1; Bit 6 /* */ Bit 5 unsigned char B5:1; /* */ unsigned char B4:1; Bit 4 /* */ unsigned char B3:1; Bit 3 /* */ unsigned char B2:1; /* Bit 2 */ unsigned char B1:1; Bit 1 /* */ unsigned char BO:1; /* Bit 0 */ BIT; /* } */ } PDR6; /* */ J unsigned char PCR6: /* PCR6 */ ſ }; /* */ #define 10 *) 0xFFD0) (*(volatile struct st_io /* 10 Address*/ ſ

それでは、ポートコントロールレジスタ6(PCR6)に値をセットしてみましょう。ポート6は全ビット出力で使いますので、セットする値は0xFFです。

I/O ポート: ポートコントロールレジスタ 6									
モジュールタ称	レジス々名称	ビット名称							
	レンハノロ小	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
ΙΟ	PCR6			(ビ	ットアクセ	スは未定	義)		

ソースリストから分かるように PCR6 は共用体を使ってビットアクセスするようには定義されていま せん。それで常に1バイト単位でアクセスします。ここでは PCR6 に 0xFF をセットするので次のように 記述します。

10. PCR6 = 0xff;

次にポートデータレジスタ6に値をセットしましょう。セットする値は55hとしましょう。

	I/O ポート: ポートデータレジスタ 6										
エジュールタな	しごフタタ称	ビット名称									
	レノハノ山小	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0		
ΙΟ	PDR6	B7	B6	В5	B4	В3	B2	B1	B0		

ソースリストから分かるように PDR6 は共用体を使ってバイトアクセスとビットアクセスができるよう に定義しています。ここでは PDR6 に 55h をセットするのでバイトアクセスです。次のように記述しま す。

10. PDR6. **BYTE** = 0x55;

さて, B0 だけを一時的に0 にする場合はどうでしょうか。今度は特定のビットだけを書き替えるの でビットアクセスです。次のように記述します。

10. PDR6. **BIT**. B0 = 0;

■ LED の点滅

4 章で実行した P60 につながっている LED の点滅について詳しく見てみましょう。まず, ポートの入出力を「ポートコントロールレジスタ 6(PCR6)」で設定します。P60 を出力にします。P61~67 は LED がつながっていますが今回は使いません。どちらでもよいのですが, とりあえず入力にしておきましょう。



あとは自由に LED を光らせることができます。ポート 6 の入出力は「ポートデータレジスタ 6 (PDR6)」で行ないます。

では、プログラムを作ってみましょう。LED を点滅させるという、しごく簡単なプログラムです。ただ、 今回はハイパーH8の'G'コマンドで動かしますので、CPUの速度で点滅させると人間の目には判別 不能になります。それで、オンしたら少し待つ、オフしたら少し待つ、というのを繰り返すことにします。 では、フローチャートを考えてみましょう。



ウェイトは単純ループで作ります。

では,コーディングしてみましょう。

```
/*
                             */
/* FILE
      :loPort led c.c
                             */
      :Wed, Apr 20, 2005
/* DATE
                             */
/* DESCRIPTION :Main Program
                             */
/* CPU TYPE
      :H8/3687
                             */
/*
                             */
/* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi
                             */
/*
                             */
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵1/0のラベル定義
関数の定義
void
   main(void);
   wait(void);
void
メインプログラム
void main(void)
ł
  10. PCR6 = 0x01;
             // ポート6のbit0(P60)を出力に設定
 while(1) {
    10. PDR6. BIT. B0 = 0; // LEDオン
   wait();
   10. PDR6. BIT. B0 = 1; // LEDオフ
   wait();
 }
ウェイト
void wait(void)
 unsigned long i;
 for (i=0;i<1666666;i++) {}
```

このプログラムは4章でお試しで作ったものと全く同じです。どのような考え方で作られたのかわかると興味が湧いてきませんか。

■ スイッチの入力

次は入力ポートの例として、プッシュスイッチの入力を考えてみましょう。スイッチが押された瞬間だけ、0.2秒間(200ms)LEDが光る(ワンショット動作)、というプログラムを作ります。プッシュスイッチは P53 につながっているものを使います。LED は P60 です。

さて、プッシュスイッチを入力するとき最初に考えなければならないのはチャタリングの除去です。 スイッチをオンにするというのは、おおざっぱに言えば金属と金属をぶつけることです。そのため、押 した瞬間、金属の接点がバウンドしてオンとオフが繰り返されます。これをチャタリングと呼びます。数 msの間だけなのですが、マイコンにしてみれば十分長い時間です。そのため、単純に入力すると、こ のオンとオフをすべて読んでしまって、何度もスイッチが押されたとかんちがいしてしまいます。

チャタリングを取り除くために, スイッチがオンしたら,しばらく待っ てから(10ms ぐらい)もう一度読む (ダブルリード),ということを行な います。2 度目に読んだときもオン だったら本当にスイッチがオンした と見なします。



次はワンショット動作について考えてみましょう。スイッチがオンになった瞬間だけを検出するためにスイッチの状態をおぼえておくことにします。変数として'SwStatus'を B セクションに用意し,

SwStatus=0 のときはスイッチが押 されていない, SwStatus=1 のとき はスイッチが押されている, という ことにします。スイッチが押された 瞬間を検出するので, SwStatus が0から1に変化したときに LED を点灯します。



以上のことを考えてタイミングチャートをかいてみましょう。これを見ながらコーディングしていきます。



```
/*
                                   */
/* FILE
       :loPort sw led c.c
                                   */
/* DATE
       :Wed, Jan 09, 2008
                                   */
/* DESCRIPTION :Main Program
                                   */
/* CPU TYPE
       :H8/3687
                                   */
/*
                                   */
/* This file is programed by TOYO-LINX Co., Ltd. / yKikuchi
                                  */
/*
                                   */
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵1/0のラベル定義
グローバル変数の定義とイニシャライズ(RAM)
unsigned char SwStatus = 0; //スイッチの状態
関数の定義
void
    main(void);
void
    wait10(void);
void
    wait200(void);
メインプログラム
void main(void)
  10. PUCR5. BYTE = 0x08; // ポート5プルアップ抵抗の設定
  10. PCR5 = 0x00;
            // ポート5を入力に設定
             // ポート6のbit0(P60)を出力に設定
  10. PCR6 = 0x01;
  10. PDR6. BIT. B0 = 1; // LEDオフ
  while(1) {
    if (10. PDR5. BIT. B3==0) {
                      //スイッチオン
       wait10();
                       //ちょっと待つ
       if (10. PDR5. BIT. B3==0) {
                      //やっぱりスイッチオン
         if (SwStatus==0) {
                       //今までスイッチオフだった
                      //スイッチオンを記憶
           SwStatus = 1;
           10. PDR6. BIT. B0 = 0;
                      //LEDオン
           wait200();
                       //しばらく待つ
           10. PDR6. BIT. B0 = 1;
                       //LEDオフ
         }
       }
                       //スイッチオフだった
       else{
         SwStatus = 0;
       }
```

```
ł
     else{
                         //スイッチオフ
       SwStatus = 0;
     }
  }
ウェイト
void wait10(void)
ł
  unsigned long I;
  for (I=0;I<33333;I++) {}
void wait200(void)
ł
  unsigned long I;
  for (I=0;I<666666;I++) {}
```

付属の CD-ROM にはあらかじめダウンロードするファイルがおさめられています。

'Io_Port_sw_led_c. mot'

をダウンロードして実行してください.

■ 練習問題(1)

次のように LED が点灯するプログラムを作りなさい。(解答例は「IoPort_led_rotate_c」)



■ 練習問題(2)

スイッチが押されるたびに,練習問題(1)の LED の点灯方向が逆になるプログラムを作りなさい。 (解答例は「IoPort_sw_led_rotate_c」)

2. 外部割込み

基本的にマイコンはプログラムに従って一連の作業を順番に実行していきます。しかし,マイコンにセンサやスイッチをつないで、「センサから入力があったらこの処理を行なう」とか、「スイッチが押されたらあの処理を行なう」というようにプログラムする場合、いつ入力があるかわからないため、センサやスイッチの状態をいつも監視していなければなりません。マイコンが普段ひまだったり、多少反応が遅くなってもよかったりするのであれば、そういう方法でもよいのですが、いろいろな処理を行ないながら、いざ入力があったときは優先して処理しなければならないとなると、別の方法を考えなえればなりません。

このようなときに使うのが外部割込みです。H8/3687 には IRQ0, IRQ1, IRQ2, IRQ3 という 4 つ の端子が用意されていて、それぞれの端子の信号の変化によって割込みをかけ、特定の処理を実 行することができます。割込みとはハードウェア的にサブルーチンを実行する方法、とも言えるでしょう。

■ 割込み処理の概要

割込み要求は H8/3687 に内蔵さ れている割込みコントローラによって制 御されます。外部割込みの割込み動作 は下記のとおりです。

- IRQ0~3 端子に入力エッジが あると割込みコントローラに割込み 要求信号を送ります。(エッジの方 向は個別に選択可能)
- 2. 割込みコントローラは CPU に 対して割込み処理を要求します。
- CPUは割込みを受け付けると、 実行中の命令を実行したあと、プロ グラムカウンタと CCR (コンディショ ンコードレジスタ)をスタックにプッ シュします。
- 4. CPUはCCRのIビットを1にセ ットして他の割込みを受け付けない ようにします。
- CPU は外部割込み要求に対 するベクタアドレス(IRQ0 のとき 0x001C, IRQ1 のとき 0x001E, IRQ2 のとき 0x0020 IRQ3 のとき

発生元	例外処理要因	ベクタ番号	ベクタアドレス	優先度
RES 端子	リセット	0	H'0000~H'0001	高
ウォッチドッグタイマ				
_	システム予約	1~6	H'0002~H'000D	ΙT
外部割り込み端子	NMI	7	H'000E~H'000F	
CPU	トラップ命令 #0	8	H'0010~H'0011	
	トラップ命令 #1	9	H'0012~H'0013	
	トラップ命令 #2	10	H'0014~H'0015	1
	トラップ命令 #3	11	H'0016~H'0017	
アドレスブレーク	ブレーク条件成立	12	H'0018~H'0019	1
CPU	スリープ命令の実行による直接遷移	13	H'001A~H'001B	1
外部割り込み端子	IRQ0	14	H'001C~H'001D	
	低電圧検出割り込み*			
	IR01	15	H'001E~H'001F	
	IRQ2	16	H'0020~H'0021	
	IRQ3	17	H'0022~H'0023	
	WKP	18	H'0024~H'0025	1
RTC	オーバフロー	19	H'0026~H'0027	1
_	システム予約	20	H'0028~H'0029	
タイマV	コンペアマッチA	22	H'002C~H'002D	1
	コンペアマッチB			
	オーバフロー			
SCI3	受信データフル	23	H'002E~H'002F	1
	送信データエンプティ			
	送信終了			
-				
IIC2	送信データエンブティ、送信終了、受信データフル、	24	H'0030~H'0031	
	アービドレージョンロスドノオーハランエラー NACK 検出 停止条件検出			
A/D 変換器		25	H'0032~H'0033	
A 1 2 7	コンペアマッチノインプットキャプチャ A0~D0	26	H'0034~H'0035	
2112	オーバフロー	20	110001 110000	
	コンペアマッチ/インプットキャプチャ A1~D1	27	H'0036~H'0037	1
	オーバフロー、アンダフロー			
タイマ B1	オーバフロー	29	H'003A~H'003B	
SCI3_2	受信データフル	32	H'0040~H'0041	1
	送信データエンプティ			⊥
	送信終了			Ţ
	受信エラー			低

表 3.1 例外処理要因とベクタアドレス

IRQ2 のとき 0x0020, IRQ3 のとき (注) · 低電圧検出割り込みは、パワーオンリセット&低電圧検出回路内蔵版のみ有効です。

0x0022)を生成し,そのベクタアドレスにセットされているデータ(割込み処理のスタートアドレス) をプログラムカウンタにセットします。

6. 割込み処理がスタートします。

■ 外部割込みに使用するコントロールレジスタ

割込みを制御するレジスタの内,外部割込み IRQ0~3 に関係するレジスタは次のとおりです。 なお,外部割込みに関係するビットは黄色でマークしています。

割込み	エッジセレクトレ	ノジスタ1(IEGR1)	: アドレス=0xFFF2 番地			
ビット	ビット名	初期値	R/W	説明			
7	NMIEG	0	R/W	NMI エッジセレクト。			
				0∶NMI 入力端子の立ち下がりエッジを検出。			
				1:NMI入力端子の立ち上がりエッジを検出。			
6	1	1	1	リザーブビット。リードすると常に1が読み出される。			
5	-	1	1	リザーブビット。リードすると常に1が読み出される。			
4	1	1	1	リザーブビット。リードすると常に1が読み出される。			
3	IEG3	0	R/W	IRQ3 エッジセレクト。			
				0:IRQ3 入力端子の立ち下がりエッジを検出。			
				1:IRQ3 入力端子の立ち上がりエッジを検出。			
2	IEG2	0	R/W	IRQ2 エッジセレクト。			
				0:IRQ2 入力端子の立ち下がりエッジを検出。			
				1:IRQ2 入力端子の立ち上がりエッジを検出。			
1	IEG1	0	R/W	IRQ1 エッジセレクト。			
				0:IRQ1 入力端子の立ち下がりエッジを検出。			
				1:IRQ1 入力端子の立ち上がりエッジを検出。			
0	IEG0	0	R/W	IRQ0 エッジセレクト。			
				0:IRQ0 入力端子の立ち下がりエッジを検出。			
				1:IRQ0 入力端子の立ち上がりエッジを検出。			

割込み	イネーブルレジ	ジスタ 1 (IEI	NR1) :	アドレス=0xFFF4 番地
ビット	ビット名	初期値	R/W	説明
7	IENDT	0	R/W	直接遷移割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。
6	IENTA	0	R/W	RTC 割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。
5	IENWP	0	R/W	ウェイクアップ割込み要求イネーブル。(WKP0~5 共通)
				0:ディセーブル。 / 1:イネーブル。
4	-	1	-	リザーブビット。リードすると常に1が読み出される。
3	IEN3	0	R/W	IRQ3 割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。
2	IEN2	0	R/W	IRQ2 割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。
1	IEN1	0	R/W	IRQ1 割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。
0	IEN0	0	R/W	IRQ0 割込み要求イネーブル。
				0:ディセーブル。 / 1:イネーブル。

割込み	マラグレジスタ	1(IRR1)	: アドレス=0xFFF6 番地			
ビット	ビット名	初期値	R/W	説明		
7	IRRDT	0	R/W	直接遷移割込み要求フラグ。		
				[セット条件]SYSCR2 の DTON に 1 をセットした状態でスリープ命令を		
				実行し直接遷移したとき。		
				[クリア条件]0をライトしたとき。		
6	IRRTA	0	R/W	RTC 割込み要求フラグ。		
				[セット条件]RTC がオーバーフローしたとき。		
				[クリア条件]0をライトしたとき。		
5	_	1	-	リザーブビット。リードすると常に1が読み出される。		
4	-	1	-	リザーブビット。リードすると常に1が読み出される。		
3	IRRI3	0	R/W	IRQ3 割込み要求フラグ。		
				[セット条件]IRQ3 が割込み入力に設定され,指定されたエッジを検出		
				したとき。		
				[クリア条件]0をライトしたとき。		
2	IRRI2	0	R/W	IRQ2 割込み要求フラグ。		
				[セット条件]IRQ2 が割込み入力に設定され,指定されたエッジを検出		
				したとき。		
				[クリア条件]0をライトしたとき。		
1	IRRI1	0	R/W	IRQ1 割込み要求フラグ。		
				[セット条件]IRQ1 が割込み入力に設定され,指定されたエッジを検出		
				したとき。		
				[クリア条件]0をライトしたとき。		
0	IRRI0	0	R/W	IRQ0 割込み要求フラグ。		
				[セット条件]IRQ0 が割込み入力に設定され,指定されたエッジを検出		
				したとき。		
				[クリア条件]0をライトしたとき。		

IRQ0~3 はポート1のP14~17と兼用ピンになっています。それで、IRQ0~3として使うように指定しなければなりません。次のレジスタで指定します。

ポート	モードレジスタ	(PMR1)	:アド	レス=0xFFE0 番地
ビット	ビット名	初期値	R/W	説明
7	IRQ3	0	R/W	P17, IRQ3, TRGV 端子の機能の選択。
				0:汎用入出カポート。 / 1:IRQ3, および, TRGV 入力端子。
6	IRQ2	0	R/W	P16, IRQ2 端子の機能の選択。
				0: 汎用入出力ポート。 / 1: IRQ2 入力端子。
5	IRQ1	0	R/W	P15, IRQ1, TMIB1 端子の機能の選択。
				0:汎用入出カポート。 / 1:IRQ1, および, TMIB 入力端子。
4	IRQ0	0	R/W	P14, IRQ0 端子の機能の選択。
				0: 汎用入出力ポート。 / 1: IRQ0 入力端子。
3	TXD2	0	R/W	P72, TXD_2 端子の機能の選択。
				0:汎用入出カポート。 / 1:TXD_2 出力端子。
2	PWM	0	R/W	P11, PWM 端子の機能の選択。
				0:汎用入出力ポート。 / 1:PWM 出力端子。
1	TXD	0	R/W	P22, TXD 端子の機能の選択。
				0:汎用入出カポート。 / 1:TXD 出力端子。
0	TMOW	0	R/W	P10, TMOW 端子の機能の選択。
				0:汎用入出カポート。 / 1:TMOW 出力端子。

■ 回路図

Timer&LED Display(B6092)の SW1(右のスイッチ)は H8/3687 の P53 につながっていますが, ユニバーサル基板で P14 にもつながっています。P14 は IRQ0 と兼用になっています。同じように SW2 は P54・P15・IRQ1 に, SW3 は P55・P16・IRQ2 につながっています。今回は IRQ0, 1, 2 割込み を使ってみましょう。回路図を再掲します。



■ プログラムの作成

作成するプログラムは「SW1 が押されるたびにポート 6 の表示をインクリメント, SW2 が押されるたびにポート 6 の表示をデクリメント, SW3 が押されるたびに表示をローテートする」というものです。

スイッチオンの検知は外部割込みで行ないます。スイッチオンで信号は High から Low になりま すから、立ち下がりエッジで割込みをかければよいわけです。ソースリストは次のようになります。

```
/*
                                 */
/* FILE
       ∶irq_c.c
                                 */
/* DATE
      :Thu, Jan 10, 2008
                                 */
/* DESCRIPTION :Main Program
                                 */
/* CPU TYPE
      :H8/3687
                                 */
/*
                                 */
/* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi
                                 */
/*
                                 */
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵1/0のラベル定義
グローバル変数の定義とイニシャライズ(RAM)
unsigned char DispData = 0x00; //表示データ
関数の定義
void
   intprog_irq0(void);
void
    intprog_irq1(void);
void
   intprog_irq2(void);
void
    main(void);
メインプログラム
void main(void)
Ł
  // イニシャライズ -----
  IO. PMR1. BYTE = 0x72;
             // P14-16をIRQ0,1,2に接続
  10. PCR1 = 0x00;
            // ポート1を入力に設定
  10. PUCR5. BYTE = 0x38; // ポート5プルアップ抵抗の設定
  10. PCR5 = 0x00;
            // ポート5を入力に設定
  10. PCR6 = 0xff;
             // ポート6を出力に設定
             // IRQ0-2 立ち下がりエッジ
  IEGR1.BYTE = 0x00;
             // IRQO-2 割込み要求フラグクリア
  IRR1. BYTE = 0x00;
             // IRQO-2 割込みイネーブル
  IENR1. BYTE = 0x07;
```

```
// メインループ --
  while(1) {
    IO. PDR6. BYTE = ~DispData; // ポート6に表示する
  }
IRQO 割込み
#pragma regsave (intprog_irq0)
void intprog_irq0(void)
                 // On → インクリメント
  DispData++;
  IRR1.BIT.IRRIO = 0;
                 // 割込み要求フラグクリア
IRQ1 割込み
#pragma regsave (intprog_irq1)
void intprog_irq1(void)
ł
                 // On → デクリメント
  DispData--;
  IRR1. BIT. IRR11 = 0; // 割込み要求フラグクリア
IRQ2 割込み
#pragma regsave (intprog_irq2)
void intprog_irq2(void)
{
  DispData = rotlc(1,DispData); // On \rightarrow 左ローテート
  IRR1.BIT.IRR12 = 0;
                  // 割込み要求フラグクリア
```

割込みを使うためにはソースファイルだけではなく, HEW が自動生成する 'intprg. c'を修正する必要があります。下記のリストをご覧ください。

```
/*
                                        */
/* FILE
         : intprg. c
                                        */
/* DATE
        :Thu, Jan 10, 2008
                                        */
/* DESCRIPTION :Interrupt Program
                                        */
/* CPU TYPE :H8/3687
                                        */
/*
                                        */
/* This file is generated by Renesas Project Generator (Ver. 4.9).
                                        */
/*
                                        */
```

```
#include <machine.h>
```



```
__interrupt(vect=25) void INT_ADI(void) {/* sleep(); */}
// vector 26 Timer Z0
__interrupt(vect=26) void INT_TimerZ0(void) {/* sleep(); */}
// vector 27 Timer Z1
__interrupt(vect=27) void INT_TimerZ1(void) {/* sleep(); */}
// vector 28 Reserved
// vector 29 Timer B1
__interrupt(vect=29) void INT_TimerB1(void) {/* sleep(); */}
// vector 30 Reserved
// vector 31 Reserved
// vector 32 SCI3_2
__interrupt(vect=32) void INT_SCI3_2(void) {/* sleep(); */}
```

では,ビルドして実行してみましょう。期待通り動作するでしょうか。なお,付属の CD-ROM には あらかじめダウンロードするファイルがおさめられています。

'irq_c. mot'

をダウンロードして実行してください。

■ 練習問題

おそらく、スイッチを押したときに+1 だけではなく、不規則に+2 や+3 になったりすると思います。 これはスイッチのチャタリングの影響です。では、チャタリングを取り除く方法を考えてみてください。 (解答例は「irq_c_v2」)

b #♪ b #♪

ところで,解答例「irq_c_v2. c」はプログラムだけでチャタリングを除去する方法です。ただ,割込みプログラムの中にチャタリング除去のためのウェイトが入っているため,他の処理が行なえなくなってしまいます。なので,ハードウェアでチャタリングを除去することを考えてもよいでしょう。回路は次のようになります。



抵抗とコンデンサを1 個ずつ追加するだけです。コンデンサは使うスイッチにあわせてチャタリ ングが除去できる容量にします。この抵抗とコンデンサでローパスフィルタを作り,波形をなまらせて チャタリングを吸収します。プログラムは「irq_c. c」を使います。

もちろん,コンデンサを追加せずに,なおかつ他の処理に影響を与えずにプログラムでチャタリングを除去する方法もあります。これについては「6. ADコンバータ」のプログラムをご覧ください。

3. タイマ V

マイコンの内蔵機能で I/O ポートと並んでよく使われる機能はタイマです。出力波形を作ったり、 タイミングを作ったりします。H8/3687 には 3 つの汎用タイマが内蔵されています。ここでは、そのうち の一つ、タイマ V を使ってみましょう。

■ タイマ V の概要

タイマ V は 8 ビットカウンタ をベースにした 8 ビットタイマ です。タイマ V に内蔵されて いるタイマカウンタ V (TCNTV)は CPU クロック (TK-3687 の場合は 20MHz) を分周したクロック(1/128, 1/64, 1/32, 1/16, 1/8, 1/4 O いずれか選択可能)によって 常に+1 されます。TCNTV は タイムコンスタントレジスタ A (TCORA)とタイムコンスタント レジスタ B(TCORB)と比較さ れており、一致すると CPU に 割り込みをかけることができま す。その際, TCNTVを0にク リアするよう設定することもでき ます。

なお, タイマ V の詳細に ついては「H8/3687 シリーズ ハードウェアマニュアル」の 「12. タイマ V」をご覧下さい。



図 12.1 タイマ Vのブロック図

■ タイマ V の設定用レジスタの説明

タイマコントロールレジスタ VO(TCRVO) : アドレス=0xFFA0 番地								
ビット	ビット名	初期値	R/W	説明				
7	CMIEB	0	R/W	コンペアマッチインタラプトイネーブル B。				
				1 のとき TCSRV の CMFB による割込み要求がイネーブルになる。				
6	CMIEA	0	R/W	コンペアマッチインタラプトイネーブル A。				
				1 のとき TCSRV の CMFA による割込み要求がイネーブルになる。				
5	OVIE	0	R/W	タイマオーバフローインタラプトイネーブル。				
				1 のとき TCSRV の OVF による割込み要求がイネーブルになる。				
4	CCLR1	0	R/W	カウンタクリア。TCNTV のクリア条件				
				00:クリアされない。				
2		0		01:コンペアマッチ A でクリア。				
3	UCLINU	0	R/ W	10:コンペアマッチ B でクリア。				
				11:TMRIV 端子の立上がりエッジでクリア。				
2	CLK2	0	R/W	クロックセレクト。				
1	CLK1	0	R/W	TCRV1のICHS0との組み合わせで、TCNTVに入力するクロックとカウ				
0	CLK0	0	R/W	ント条件を選択する。下表を参照。				

タイマ V の設定に関係するレジスタは次のとおりです。

TCRV0			TCEV1	■菜田	
CKS2	CKS1	CKS0	ICKS0	ከተለ የ	
0	0	0	-	クロック入力禁止。	
0	0	1	0	内部クロックΦ/4 立ち下がりエッジでカウント。	
0	0	1	1	内部クロックΦ/8 立ち下がりエッジでカウント。	
0	1	0	0	内部クロックΦ/16 立ち下がりエッジでカウント。	
0	1	0	1	内部クロックΦ/32 立ち下がりエッジでカウント。 内部クロックΦ/64 立ち下がりエッジでカウント。	
0	1	1	0		
0	1	1	1	内部クロックΦ/128 立ち下がりエッジでカウント。(*)	
1	0	0	-	クロック禁止。	
1	0	1	-	外部クロックの立ち上がりエッジでカウント。	
1	1	0	-	外部クロックの立ち下がりエッジでカウント。	
1	1	1	-	外部クロックの立ち上がり/立ち下がり両エッジでカウント。	

(*)この組み合わせを次に作成するプログラムで設定する

タイマコントロールステータスレジスタ V(TCSRV) : アドレス=0xFFA1 番地								
ビット	ビット名	初期値	R/W	説明				
7	CMFB	0	R/W	コンペアマッチフラグ B。				
				[セット条件]TCNTV の値と TCORB の値が一致したとき。				
				[クリア条件]CMFB=1 で, CMFB をリードした後, CMFB に 0 をライト。				
6	CMFA	0	R/W	コンペアマッチフラグ A。				
				[セット条件]TCNTV の値と TCORA の値が一致したとき。				
				[クリア条件]CMFA=1 で, CMFA をリードした後, CMFA に 0 をライト。				
5	OVF	0	R/W	タイマオーバフローフラグ。				
				[セット条件]TCNTV の値が FF から 00 にオーバーフローしたとき。				
				[クリア条件]OVF=1 で, OVFをリードした後, OVFに0をライト。				
4	-	1	-	リザーブビット。				
3	OS3	0	R/W	アウトプットセレクト3~2。TCORBとTCNTVのコンペアマッチによるTMOV				
0	000	0		端子の出力方法。				
Z	052	0	R/W	00:変化しない。01:0 出力。10:1 出力。11:トグル出力。				
1	OS1	0	R/W	アウトプットセレクト1~0。TCORAとTCNTVのコンペアマッチによるTMOV				
0	050	0	D /\//	端子の出力方法。				
0	030	U	π/ W	00:変化しない。01:0 出力。10:1 出力。11:トグル出力。				

タイマコントロールレジスタ V1 (TCRV1) : アドレス=0xFFA5 番地								
ビット	ビット名	初期値	R/W	説明				
7	-		-	リザーブビット。				
6	_		-	リザーブビット。				
5	_		-	リザーブビット。				
4	TVEG1	0	R/W	TRGV 入力エッジセレクト。				
				00:TRGV からのトリガ禁止。				
3	TVEG0	0	R/W	01:立ち上がりエッジ。				
0	TVEGU	Ū	1.7.11	10:立ち下がりエッジ。				
				11:立ち上がり/立ち下がり両エッジ。				
2	TRGE	0	R/W	TVEG1, TVEG0 で選択されたエッジの入力により, TCNTV カウントアップ				
				開始。				
				0:TRGV 端子入力による TCNTV カウントアップの開始とコンペアマッチ				
				による TCNTV クリア時の TCNTV カウントアップの停止を禁止。				
				1:TRGV 端子入力による TCNTV カウントアップの開始とコンペアマッチ				
				による TCNTV クリア時の TCNTV カウントアップの停止を許可。				
1	_	1	_	リザーブビット。				
0	ICKS0	0	R/W	インターナルクロックセレクト。				
				TCRV0のCKS2~0との組み合わせで、TCNTVに入力するクロックとカ				
				ウント条件を選択する。				

■ タイマ V と割込みを使って LED を点滅させる

まずは基準となるタイミングをタイマVで作ります。今回はCPUクロック(20MHz)の1/128(=156. 25KHz)でTCNTVを+1します。そして、TCORAに156をセットし、一致したら割込みをかけると同時 にTCNTVを0にクリアします。TCNTVは常に+1されるので、割込みは約1ms毎(1KHz)にかかる ことになります。もちろん1msでLEDを点滅させたのでは人間の目に感じられませんので、0.5秒ぐ らいで点滅するよう割込み処理の中で細工します。

割込みは外部割 込みとほとんど同じ 考え方です。異なる のは、CPUが生成す るタイマ V の割り込 み要求に対するベク タアドレスが 002Ch であることです。その ベクタアドレスにセッ トされているデータ (割込み処理のスタ ートアドレス)をプロ グラムカウンタにセッ トします。

発生元	例外処理要因	ベクタ番号	ベクタアドレス	優先度
RES 端子	リセット	0	H'0000~H'0001	高
ウォッチドッグタイマ				
_	システム予約	1~6	H'0002~H'000D	I T
外部割り込み端子	NMI	7	H'000E~H'000F	
CPU	トラップ命令 #0	8	H'0010~H'0011	
	トラップ命令 #1	9	H'0012~H'0013	
	トラップ命令 #2	10	H'0014~H'0015	
	トラップ命令 #3	11	H'0016~H'0017	
アドレスブレーク	ブレーク条件成立	12	H'0018~H'0019]
CPU	スリープ命令の実行による直接遷移	13	H'001A~H'001B]
外部割り込み端子	IRQ0	14	H'001C~H'001D]
	低電圧検出割り込み*			
	IRQ1	15	H'001E~H'001F	4
	IRQ2	16	H'0020~H'0021	
	IRQ3	17	H'0022~H'0023	
	WKP	18	H'0024~H'0025	
RTC	オーバフロー	19	H'0026~H'0027	
—	システム予約	20	H'0028~H'0029	
タイマン	コンペアマッチA	22	H'002C~H'002D	
	コンペアマッチB			
	オーバフロー			
SCI3	受信データフル	23	H'002E~H'002F	
	送信データエンブティ			
	运信終了 受信エラー			
IIC2	送信データエンプティ、送信終了、受信データフル、	24	H'0030~H'0031	1
	アービトレーションロスト/オーバランエラー			
	NACK 検出、停止条件検出			
A/D 変換器	A/D 変換終了	25	H'0032~H'0033	
タイマス	コンペアマッチ/インプットキャプチャ A0~D0	26	H'0034~H'0035	
	オーバフロー			
	コンペアマッチ/インプットキャプチャ A1~D1 オーバフロー、アンダフロー	27	H'0036~H'0037	
タイマ B1	オーバフロー	29	H'003A~H'003B	1
SCI3 2	受信データフル	32	H'0040~H'0041	1
	送信データエンプティ	~		
	送信終了			🕴
	受信エラー			低

表 3.1 例外処理要因とベクタアドレス

【注】 * 低電圧検出割り込みは、パワーオンリセット&低電圧検出回路内蔵版のみ有効です。

では, ソースリストを書いてみましょう。

```
/*
                              */
/* FILE
      :tmv_led_c.c
                              */
/* DATE
      :Thu, Jan 10, 2008
                              */
/* DESCRIPTION :Main Program
                              */
/* CPU TYPE
      :H8/3687
                              */
                              */
/* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi
                              */
                              */
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵1/0のラベル定義
グローバル変数の定義とイニシャライズ(RAM)
unsigned int LedCnt = 0; //点滅タイミングカウンタ
関数の定義
void
    intprog_tmv(void);
void
   main(void);
メインプログラム
void main(void)
  10. PCR6 = 0x01;
              // ポート6のbit0(P60)を出力に設定
  TV. TCSRV. BYTE =
          0x00;
              //TOMV端子は使わない
  TV. TCORA =
          156;
              //周期=1ms(1kHz)
  TV. TCRV1. BYTE =
          0x01:
              //TRGVトリガ入力禁止,
  TV. TCRVO. BYTE =
          0x4b;
              //コンペアマッチA 割込みイネーブル
              //コンペアマッチA でTCNTVクリア
              //内部クロック φ/128 (=156. 25kHz)
  while (1) {}
タイマV 割込み
#pragma regsave (intprog tmv)
void intprog_tmv(void)
ł
  //コンペアマッチフラグA クリア
  TV. TCSRV. BIT. CMFA = 0;
```

```
//点滅
LedCnt = LedCnt + 1;
if ((LedCnt&0x0200)==0x0200) {
            I0. PDR6. BIT. B0 = 0;
}
else {
            I0. PDR6. BIT. B0 = 1;
}
```

割込みを使うためにはソースファイルだけではなく, HEW が自動生成する 'intprg. c'を修正する必要があります。下記のリストをご覧ください。

```
/*
                                                            */
/* FILE
             : intprg. c
                                                            */
/* DATE
             :Thu, Jan 10, 2008
                                                            */
/* DESCRIPTION : Interrupt Program
                                                            */
/* CPU TYPE
           :H8/3687
                                                            */
/*
                                                            */
/* This file is generated by Renesas Project Generator (Ver.4.9).
                                                            */
/*
                                                            */
#include <machine.h>
extern void intprog_tmv(void);
#pragma section IntPRG
// vector 1 Reserved
// vector 2 Reserved
// vector 3 Reserved
// vector 4 Reserved
// vector 5 Reserved
// vector 6 Reserved
// vector 7 NMI
 _interrupt(vect=7) void INT_NMI(void) {/* sleep(); */}
// vector 8 TRAP #0
 _interrupt(vect=8) void INT_TRAPO(void) {/* sleep(); */}
// vector 9 TRAP #1
 _interrupt(vect=9) void INT_TRAP1(void) {/* sleep(); */}
// vector 10 TRAP #2
 _interrupt(vect=10) void INT_TRAP2(void) {/* sleep(); */}
// vector 11 TRAP #3
 _interrupt(vect=11) void INT_TRAP3(void) {/* sleep(); */}
```
```
// vector 12 Address break
 _interrupt(vect=12) void INT_ABRK(void) {/* sleep(); */}
// vector 13 SLEEP
 _interrupt(vect=13) void INT_SLEEP(void) {/* sleep(); */}
// vector 14 IRQ0
 interrupt(vect=14) void INT_IRQO(void) {/* sleep(); */}
// vector 15 IRQ1
 __interrupt(vect=15) void INT_IRQ1(void) {/* sleep(); */}
// vector 16 IRQ2
 _interrupt(vect=16) void INT_IRQ2(void) {/* sleep(); */}
// vector 17 IRQ3
 _interrupt(vect=17) void INT_IRQ3(void) {/* sleep(); */}
// vector 18 WKP
 __interrupt(vect=18) void INT_WKP(void) {/* sleep(); */}
// vector 19 RTC
 __interrupt(vect=19) void INT_RTC(void) {/* sleep(); */}
// vector 20 Reserved
// vector 21 Reserved
// vector 22 Timer V
 _interrupt(vect=22) void INT_TimerV(void) {intprog_tmv();}
// vector 23 SCI3
 _interrupt(vect=23) void INT_SCI3(void) {/* sleep(); */}
// vector 24 11C2
 __interrupt(vect=24) void INT_IIC2(void) {/* sleep(); */}
// vector 25 ADI
 __interrupt(vect=25) void INT_ADI(void) {/* sleep(); */}
// vector 26 Timer Z0
 _interrupt(vect=26) void INT_TimerZO(void) {/* sleep(); */}
// vector 27 Timer Z1
 _interrupt(vect=27) void INT_TimerZ1(void) {/* sleep(); */}
// vector 28 Reserved
// vector 29 Timer B1
 _interrupt(vect=29) void INT_TimerB1(void) {/* sleep(); */}
// vector 30 Reserved
// vector 31 Reserved
// vector 32 SCI3_2
 _interrupt(vect=32) void INT_SCl3_2(void) {/* sleep(); */}
```

では、ビルドして実行してみましょう。期待通り動作するでしょうか。なお、付属の CD-ROM には あらかじめダウンロードするファイルがおさめられています。

'tmv_led_c. mot'

をダウンロードして実行してください。

■ 練習問題

今度はポート6にインクリメントデータを表示してください。(解答例は「tmv_led_inc_c」)

4. タイマ Z

H8/3687 に内蔵されている別のタイマ,タイマ Z について調べてみましょう。前節のタイマ V と比べ,さらに多機能なタイマになっています。

■ タイマ Z の概要

タイマ Z は 16 ビットカウンタをベースにした 16 ビットタイマで, ほとんど同じ機能の 16 ビットタイ マを 2 チャンネル内蔵しています。

基本的な使い方の場合(コンペアマッチによる出力),タイマ Z に内蔵されているタイマカウンタ (TCNT_0とTCNT_1)はCPUクロック(TK-3687miniの場合は20MHz)を分周したクロック(1/8, 1/4, 1/2, 1/1 のいずれか選択可能)によって常に+1 されます。TCNT_0とTCNT_1 は各チャンネルに 4 本,合計8本あるジェネラルレジスタ(GR)と比較されており,一致するとCPUに割り込みをかけたり, ポートの出力を変化させることができます。その際,TCNT_0とTCNT_1を0にクリアするよう設定する ことができます。

タイマ Z はその他にも多くの機能を内蔵しています。タイマ Z の詳細については「H8/3687 シリ ーズ ハードウェアマニュアル」の「13. タイマ Z」をご覧下さい。

項目		チャネル 0	チャネル 1	
カウントクロ	ック	内部クロック: ϕ 、 $\phi/2$ 、 $\phi/4$ 、 $\phi/8$		
		<u>外部クロック</u> :FTIOA0(TCLK)		
ジェネラルレ	ジスタ	GRA_0、GRB_0、GRC_0、GRD_0	GRA_1、GRB_1、GRC_1、GRD_1	
(アウトプッ	トコンペア/			
インプットキ	ャプチャ兼用			
レジスタ)				
バッファレジ	スタ	GRC_0、GRD_0	GRC_1、GRD_1	
入出力端子		FTIOA0、FTIOB0、FTIOC0、FTIOD0	FTIOA1、FTIOB1、FTIOC1、FTIOD1	
カウンタクリ	ア機能	GRA_0/GRB_0/GRC_0/GRD_0のコンペ	GRA_1/GRB_1/GRC_1/GRD_1のコンペ	
		アマッチまたはインプットキャプチャ	アマッチまたはインプットキャプチャ	
コンペア	0 出力	0	0	
マッチ出力	1 出力	0	0	
	トグル出力	0	0	
インプットキ	ャプチャ機能	0	0	
同期動作		0	0	
PWM モード		0	0	
リセット同期	PWMモード	0	0	
相補PWMモ・	- K	0	0	
バッファ動作		0	0	
割り込み要因		コンペアマッチ/インプットキャプチャ AO~	コンペアマッチ/インプットキャプチャ A1~	
		D0	D1	
		オーバフロー	オーバフロー	
			アンダフロー	

表 13.1 タイマZの機能一覧



図 13.1 タイマZのブロック図







図 13.3 タイマZ (チャネル1)のブロック図 75

■ タイマ Z を使ってサウンダを鳴らしてみよう

タイマ Z を使ってサウンダを鳴らしてみましょう。今回は、タイマ Z チャネル 0 のコンペアマッチ A で割り込みます。割込みがかかるたびにポート 5 の P52 をトグル出力すれば、与えられる周波数の音が出ます。そして、割込みがかかるたびに GRA の値を+1 していけば、周波数が徐々に変化していきます。どんな音になるでしょうか。なお、GRA の上位 8ビットをポート6に出力して LED に表示します。

ソースリストは次のとおりです。

```
/*
                                       */
/* FILE
         :sounder c.c
                                       */
/* DATE
         :Fri, Jan 11, 2008
                                       */
/* DESCRIPTION :Main Program
                                       */
/* CPU TYPE
         :H8/3687
                                       */
/*
                                       */
/* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi
                                       */
                                       */
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵1/0のラベル定義
関数の定義
void
     intprog_tmz0(void);
void
     main(void);
メインプログラム
void main(void)
  IO. PMR5. BYTE =
             0x00;
                  //ポート5.汎用入出力ポート
  IO. PUCR5. BYTE =
                  //ポート5, P53-55内蔵プルアップオン
             0x38;
             0x04:
                  //ポート5のbit2(P52)を出力に設定
  10. PCR5
          =
  IO. PDR5. BYTE =
             0x04;
                  //ポート5,初期出力
  10. PCR6
          =
             Oxff:
                  //ポート6を出力に設定
  IO. PDR6. BYTE =
             0xff;
                  //ポート6,初期出力
  TZ. TSTR. BYTE =
             0x00;
                  //TCNT0.1 停止
  TZO. TCR. BYTE =
                  //GRAのコンペアマッチでTCNT=0, \phi/1
             0x20;
  TZ. TOER. BYTE =
             Oxff;
                  //FT10端子ディセーブル
  TZO. TIORA. BYTE =
             0x88;
                  //GRAはアウトプットコンペアレジスタ
                  //コンペアマッチによる出力禁止
                  //割込みフラグクリア
  TZO. TSR. BYTE =
             0x00;
                  //コンペアマッチインターラプトイネーブルA
  TZO. TIER. BYTE =
             0x01;
  TZO. GRA
             0x0001;
                  //カウント初期値
          =
                  //TCNT0=0
  TZO. TCNT
          =
             0x0000;
  TZ. TSTR. BYTE =
                  //TCNTO カウントスタート
             0x01;
```

76

```
while (1) {}
タイマZ0 割込み
#pragma regsave (intprog_tmz0)
void intprog_tmz0(void)
{
  unsigned int d;
  //タイマZO コンペアマッチインタラプトフラグ クリア
  TZO. TSR. BIT. IMFA =0;
  //サウンダ出力反転
   10. PDR5. BIT. B2 = ~10. PDR5. BIT. B2;
  //次のGRAを計算してセット
  d = TZO. GRA;
  d = d + 1;
  TZO. GRA = d;
   10. PDR6. BYTE = (d / 0x0100);
```

割込みを使うためにはソースファイルだけではなく, HEW が自動生成する 'intprg. c'を修正す る必要があります。下記のリストをご覧ください。

/* */ /* FILE ∶intprg.c */ /* DATE :Fri, Jan 11, 2008 */ /* DESCRIPTION :Interrupt Program */ /* CPU TYPE :H8/3687 */ /* */ /* This file is generated by Renesas Project Generator (Ver.4.9). */ */

#include <machine.h>

extern void intprog_tmz0(void);

#pragma section IntPRG
// vector 1 Reserved
// vector 2 Reserved
// vector 3 Reserved
// vector 4 Reserved

```
// vector 5 Reserved
// vector 6 Reserved
// vector 7 NMI
 _interrupt(vect=7) void INT_NMI(void) {/* sleep(); */}
// vector 8 TRAP #0
 __interrupt(vect=8) void INT_TRAPO(void) {/* sleep(); */}
// vector 9 TRAP #1
 _interrupt(vect=9) void INT_TRAP1(void) {/* sleep(); */}
// vector 10 TRAP #2
 _interrupt(vect=10) void INT_TRAP2(void) {/* sleep(); */}
// vector 11 TRAP #3
 __interrupt(vect=11)    void INT_TRAP3(void) {/* sleep(); */}
// vector 12 Address break
 __interrupt(vect=12) void INT_ABRK(void) {/* sleep(); */}
// vector 13 SLEEP
 __interrupt(vect=13) void INT_SLEEP(void) {/* sleep(); */}
// vector 14 IRQ0
 _interrupt(vect=14) void INT_IRQO(void) {/* sleep(); */}
// vector 15 IRQ1
 _interrupt(vect=15) void INT_IRQ1(void) {/* sleep(); */}
// vector 16 IRQ2
 _interrupt(vect=16) void INT_IRQ2(void) {/* sleep(); */}
// vector 17 IRQ3
 __interrupt(vect=17) void INT_IRQ3(void) {/* sleep(); */}
// vector 18 WKP
 _interrupt(vect=18) void INT_WKP(void) {/* sleep(); */}
// vector 19 RTC
 _interrupt(vect=19) void INT_RTC(void) {/* sleep(); */}
// vector 20 Reserved
// vector 21 Reserved
// vector 22 Timer V
 _interrupt(vect=22) void INT_TimerV(void) {/* sleep(); */}
// vector 23 SCI3
 __interrupt(vect=23) void INT_SCI3(void) {/* sleep(); */}
// vector 24 IIC2
 __interrupt(vect=24) void INT_IIC2(void) {/* sleep(); */}
// vector 25 ADI
 _interrupt(vect=25) void INT_ADI(void) {/* sleep(); */}
// vector 26 Timer Z0
__interrupt(vect=26) void INT_TimerZO(void) {intprog_tmzO();}
// vector 27 Timer Z1
__interrupt(vect=27) void INT_TimerZ1(void) {/* sleep(); */}
// vector 28 Reserved
// vector 29 Timer B1
 _interrupt(vect=29) void INT_TimerB1(void) {/* sleep(); */}
// vector 30 Reserved
// vector 31 Reserved
// vector 32 SCI3_2
```

では, ビルドして実行してみましょう。期待通り動作するでしょうか。なお, 付属の CD-ROM には あらかじめダウンロードするファイルがおさめられています。

'sounder_c. mot'

をダウンロードして実行してください。

■ 練習問題

この考え方でいろいろな音が作れると思います。いろいろ考えてみてください。(解答例 「sounder_c_v2」)

5. シリアルコミュニケーションインターフェース

■ シリアル通信の基本的な考え方

1バイト(=8ビット)のデータを伝えることを考えてみましょう。線は何本必要でしょうか。

パラレルポートの考え方ですと、1ビットにつき1本なので、8本必要になりますね。もちろん、これだけでは当然駄目で、信号の基準になる GND 用に1本は必要なので9本以上になります。



さて、これをなんとか、信号1本とGND1本、合計2本の線だけでデータを伝えることはできないでしょうか。信号が1本しかないのですから1ビットずつ順番に送るしか方法がありません。この発想から生まれた方法がシリアル通信です。



上の図ではbit0から順番に送り出します。受ける方はbit0から受けていきます。8ビット受け取ったら、1バイトデータとして使います。

■ 調歩同期式シリアル通信

1 ビットずつ送受信するわけですが、問題になるのは今受信しているデータが何ビット目なんだろう、ということです。これが伝わらないとまったくちがうデータになってしまいます。いろいろな方法が考えられているのですが、その中でもっとも基本的な調歩同期式という方法を調べてみましょう。



次の図をご覧下さい。これが調歩同期式シリアル通信のフォーマットになります。

かぎとなるのは、1 ビットの時間 が決まっていることと、信号線は通常 は High (5V)で、スタートビットで必 ず Low (0V) になるということです。ハ イパーH8 の設定をしたとき COM1 の プロパティを設定しました。ちょっと 思い出してみましょう。(右図参照)

'ビット/秒'というのがありますが, これは別の言葉でボーレート(単位: bps, bit/s, またはボー)といいます。 上の式に当てはめると, 1 ビットの時 間は約 26μ 秒となります。シリアルポ ートをずっと見ていて, High から Low になったらスタートビットが始ま ったと判断します。そこから 26μ 秒た ったら bit0 が始まります。あとはその 繰り返しですべてのビットを受け取る ことができます。ストップビットは必ず

COM1 ポー	のプロパティ ? × トの設定
	ビット/秒(图): 38400
	データビット(<u>D</u>): 8
	パリティ(P): なし
	ストップ ビット(S): 1
	フロー制御(E): Xon/Xoff 📃
L	既定値に戻す(<u>R</u>)
	OK 道用(<u>A</u>)

High なので, 次のデータのスタートビットを見つける準備ができています。うまくできている思いませんか。

■ シリアルコミュニケーションインターフェース3

調歩同期式シリアル通信の考え方はわかったと思いますが,これを I/O ポートとプログラムだけ で作るのは結構たいへんです。ちょっとでもタイミングがずれると,ちゃんとデータを受け取ることがで きません。

大変なことは専用のパーツにおまかせしましょう、というのがスマートな方法です。H8/3687 には シリアル通信用の I/O が内蔵されています。「シリアルコミュニケーションインタフェース3(SCI3)」と呼 ばれています。SCI3 は調歩同期式シリアル通信以外にも対応できるように作られています。詳しくは、 「H8/3687 グループ ハードウェアマニュアル」(以降ハードウェアマニュアル)の16-1 ページから説明 されていますので、ぜひお読みください。I/O ポートにくらべると SCI3 の使い方は最初は難しく感じる のですが、わかってしまうとそれほどでもありません。しかも I/O の使い方の基本が含まれているので、 SCI3 の使い方がわかると他の I/O の使い方、例えば I²C バスインタフェース 2(IIC2)を理解するのも それほどたいへんではなくなります。ここは一つがんばってみてください。

■ ハイパーターミナルから送られてくるデータを見てみよう

SCI3を使ったプログラム例を考えてみましょう。

ハイパーH8はハイパーターミナルを使っていますね。パソコンのキーボードからキーを入力すると、いろいろと表示されます。よく考えると不思議ですよね。

パソコンのキーボードで入力すると、TK-3687mini にどんなデータが送られているのでしょうか。 答えを言うようですが、それぞれのキーに割付けられた数字が送られてきます。というわけで、どんな 数字が送られてきたか、それを返信してハイパーターミナルに表示するプログラムを作ってみましょう。



とりあえず動かしてみたい方は, CD-ROM から

'sci3_key_code_c. mot'

をダウンロードして実行して下さい。パソコンのキーを押すとハイパーターミナルに数字が表示されるはずです。

シリアルポートのプログラムで最初に考えるのは通信条件です。今回はハイパーH8 を動かして いたハイパーターミナルに表示するので、ハイパーターミナルと同じ条件になります。

ビット/秒(ボーレート) ・・・・・	38400bps(38400bit/s, 38400ボー)
データビット・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	8ビット
パリティ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	なし
ストップビット ・・・・・・・・・・・・・・・・・・・・・・・	1ビット

まずは SCI3 にこの条件をセットします。ハードウェアマニュアルの 16-4 ページ,「16.4.2 SCI3 の初期化」を参考にイニシャライズのフローチャートを作ってみました。



次に受信動作について考えてみましょう。当然ながら、TK-3687mini はパソコンのキーがいつ押 されるかわかりません。もっとも、受信動作そのものは SCI3 が自動的に行なってくれます。そして、デ ータを受信したかどうかしらせるステータスが用意されています。というわけで、マイコンはそのステー タスを見て、受信していたらデータを読み込みます。

ハードウェアマニュアルの 16-7 ページ, 「16.3.7 シリアルステータスレジスタ」をご覧下さい。ビット 6, 'RDRF'が 1 になったらデータを受信しています。 受信していたらレシーブデータレジスタ 'RDR'からデータを読み込みます。 フローチャートにしてみました。



あとは送信動作です。38400bps で1データ送信するのにどれくらい時間がかかるでしょうか。 今 作っているプログラムの条件だと約 260 μ s(μ s:マイクロ秒は1 秒の百万分の一)かかります。速いよ うに思うかもしれませんが、マイコン(H8/3687)は1 つの命令を0.1 μ s~1.2 μ s で実行できることを 考えると、ものすご~く遅いということがわかります。もし、何も考えずに SCI3 に送信データをどんどん 書き込むと、まだ送信が終わっていないのに書き込むことになるかもしれません。それで、送信デー タを書き込んでよいか判断するステータスが用意されています。マイコンはそのステータスを見て、大 丈夫ならデータを書き込みます。

ハードウェアマニュアルの 16-7 ページ, 「16.3.7 シリアルステータスレジスタ」をご覧下さい。ビット 7, 'TDRE'が 1 になったら送信データを書き込んでも大丈夫です。トランスミットデータレジスタ 'TDR'に送信データを書き込みます。フローチャートにしてみました。



ここで出てきた,ステータスを見ながらデータを読み込んだり書き込んだりする考え方は, I/O を 使うときの基本的な考え方です。ぜひおぼえておいてください。 さて, プログラムリストは次のようになりました。

```
/*
                               */
/* FILE
      ∶sci3_key_code_c.c
                               */
/* DATE :Fri, Jan 11, 2008
                                */
/* DESCRIPTION :Main Program
                               */
/* CPU TYPE
      :H8/3687
                               */
/*
                               */
/* This file is programed by TOYO-LINX Co.,Ltd. / yKikuchi
                               */
/*
インクルードファイル
#include <machine.h> // H8特有の命令を使う
#include "iodefine.h" // 内蔵I/0のラベル定義
関数の定義
unsigned int hex2asc(unsigned char);
void
      init sci3(void);
void
     main(void);
unsigned char rxone(void);
void
     txone(unsigned char);
メインプログラム
void main(void)
{
  unsigned char rd;
  unsigned int hd;
  init sci3(); //SCI3イニシャライズ
  txone(0x0d); //改行
  while(1) {
    rd = rxone();
             //1バイト受信
    hd = hex2asc(rd); //アスキーコード変換
    txone(hd / 0x0100); //上位バイト送信
    txone(hd & 0x00ff); //下位バイト送信
    txone(0x0d);
              //改行
  }
SCI3 イニシャライズ
```

```
void init_sci3(void)
  #define
           CPU_CLK 20000000 // Clock=20MHz=20000000Hz
  #define
           BAUD
                38400
                        // baudrate
           BITR
                 (CPU_CLK) / (BAUD*32) - 1
  #define
  #define
          WAIT 1B (CPU CLK) / 6 / BAUD
  char i;
  IO. PMR1. BYTE = IO. PMR1. BYTE | OxO2; //P22はTXDとして使う
  SCI3. SCR3. BYTE
                0x00;
            =
  SCI3. SMR. BYTE
             = 0x00;
                     //調歩同期.8bit.NonParity.StopBit=1
  SCI3. BRR
             =
                BITR;
                      //38400Baud
                     //1bit期間 wait
  for (i=0;i<WAIT_1B;i++) {};
  SCI3. SCR3. BYTE = 0x30;
                      //送信イネーブル,受信イネーブル,割込みディセーブル
1文字送信(ポーリング)
             送信データ
  引数 txdata
void txone(unsigned char txdata)
ł
  while (SCI3. SSR. BIT. TDRE==0) {} //送信可能まで待つ
  SCI3. TDR = txdata;
1文字受信(ポーリング)
  戻り値
        受信データ
unsigned char rxone(void)
{
  while (SCI3. SSR. BIT. RDRF==0) {} //受信するまで待つ
  return SCI3. RDR;
アスキーコード変換
        16進データ
  引数
  戻り値
        アスキーコード
unsigned int hex2asc(unsigned char hex_dt)
ł
  unsigned int asc_dt;
  asc_dt = hex_dt & 0x0f;
  if (asc_dt>0x09) {asc_dt = asc_dt + 0x37;}
  else
              \{asc_dt = asc_dt + 0x30;\}
```

```
hex_dt = hex_dt / 0x10;
if (hex_dt>0x09) {asc_1dt = (hex_dt + 0x37) * 0x0100 + asc_dt;}
else {asc_dt = (hex_dt + 0x30) * 0x0100 + asc_dt;}
return asc_dt;
```

ビルドしてプログラムを実行してみましょう。いろいろキーボードから入力してみてください。どんなデータが送られてきているでしょうか。

6. AD コンバータ

自然界の物理量,例えば,温度,湿度,重さ,明るさ,音などは全てアナログ量です。一方,これまで調べたことからお分かりのように、マイコンはデジタル値しか扱うことができません。ということは、マイコンでこういったものを扱うときは何らかの方法でアナログ値をデジタル値に変換する必要があります。このような働きをする I/O が AD コンバータです。温度制御をしたい、重さを量りたい、というように、ちょっと応用範囲を広げようとすると必ずアナログ値を扱わないといけなくなります。この章ではAD コンバータの基本的な考え方と使い方を調べてみましょう。

■ AD コンバータとは

AD コンバータは、入力電圧に比例したデジタル値に変換する I/O です。通常 AD コンバータに は最小入力電圧と最大入力電圧、そして変換ビット数が決まっています。例えば、0V から 5V まで入 力できて、変換ビット数が 8 ビットのときは、0V のときは B'00000000(16 進数で 00h)に、5V のときは B'1111111(16 進数で FFh)に変換します。その間は比例するので、例えば 2.5V を入力すると 80h に変換します。



ADコンバータに入力できるのは電圧だけなので,温度や重さといった物理量を AD 変換するには、まず電圧に変換する必要があります。このようなデバイスをセンサと呼びます。一例ですが、温度を測るにはサーミスタや熱伝対、明るさを測るには Cds などを使います。

■ H8/3687 の AD コンバータ

H8/3687 には AD コンバータが内蔵されています。詳しくは、「H8/3687 グループ ハードウェア マニュアル」(以降ハードウェアマニュアル)の 18-1 ページから説明されていますので、ぜひお読みく ださい。いくつか特徴をあげておきましょう。

入力電圧

0VからAVccまでです。TK-3687miniはAVccに5Vをつないでいますので,最大入力電圧は5Vです。

分解能:10ビット

0V のときに B'0000000000, AVcc(5V)のときに B'111111111 になります。ただし, 変換結果は 16ビットデータのうち上位 10ビットにセットされ下位 6ビットは 0 になります。というわけで, 0V の ときは 0000h, AVcc(5V)のときは FFC0h になります。変換結果をプログラムで 6ビット右シフトし て 0000h~03FFh として扱うこともあります。もちろん, どうするかはプログラマしだいです。なお, これから作成するプログラムでは平均後の上位 8ビットを使います。

入力チャンネル:8 チャンネル

AD コンバータ自体は1個だけなのですが,アナログマルチプレクサ回路が内蔵されているので, 8 種類の電圧を入力することができます。そのため,同時に8 チャンネルの AD 変換ができるわ けでなく,順番に1 チャンネルずつ AD 変換します。

動作モード

単一モードとスキャンモードの2種類があります。単一モードは指定された1チャンネルのアナロ グ入力を AD 変換します。一方,スキャンモードは指定された最大4チャンネルのアナログ入力 を自動的に順番に AD 変換します。

変換速度

TK-3687miniはCPUクロックが20MHzなので、1チャンネルあたり最短3.5µsで変換できます。



■ サンプルプログラム

では, AD コンバータで明るさを表示するプログラムを作ってみましょう。ここでは, CDS というセンサを使って明るさをマイコンに取り込んでみます。CDS は光のエネルギーで抵抗値が変化する素子です。明るいところでは 100Ω以下だったものが, 暗くなると 10MΩ以上になるものがあります。回路図を再掲します。この回路で明るさを電圧に変換して AD コンバータに入力します。



AD コンバータで変換すること自体はそれほど難しくありません。ハードウェアマニュアルの 18-4 ページ、「18.3.2 AD コントロール/ステータスレジスタ」をご覧ください。ADST を 1 にすると AD 変換 がスタートします。AD 変換が終了するとADF が 1 になります。今回は AN0 の電圧を AD 変換します。 それで、AD 変換が終了したら ADDRA からデータを入力します。

この AD 値をそのまま使えばよいかというと、そういうわけにはいきません。入力電圧が安定して いてノイズがまったくなければよいのですが、現実にはそういう信号はなく、ノイズなどの影響で AD 値はふらふらします。そこで、何回か入力してその平均値を求めることでノイズの影響をなくします。 今回はタイマ B1 で 1ms ごとに割込みをかけ、その都度 AD 変換し、256 回加算して平均しました。 得られた平均値を表示します。

なお,表示はドットマトリックス LED に表示しました。SW1 を押すと16 進数で,SW2 を押すと棒 グラフ表示,SW3 を押すと折れ線グラフ表示します。今までの総決算です。(ちょっと大変かも・・・)

/* */ /* FILE :demo_adc.c */ :Wed, Jan 09, 2008 /* DATE */ /* DESCRIPTION :Main Program */ /* CPU TYPE :H8/3687 */ /* */ /* This file is generated by Renesas Project Generator (Ver.4.9). */ */ /* /* */ /* */ /* This file is programed by TOYO-LINX Co., Ltd. / yKikuchi */ */ インクルードファイル #include <machine.h> //H8特有の命令を使う #include "iodefine.h" //内蔵1/0のラベル定義 定数の定義(直接指定) //AD変換に関係した定数 -#define ADC_TIME 256 //加算回数(Max=65536) //LED表示 --#define DRV_LOGIC 0x300 //ドライバの入力論理 //負論理入力のビットを '1' にする 定数エリアの定義 (ROM) //スキャンデータ const unsigned int ScanData[10] = {0x001, 0x002, 0x004, 0x008 , 0x010, 0x020, 0x040, 0x080 , 0x100, 0x200}; //キャラクタデータ(4×8) const unsigned char LEDDispData[][4] = { {0x00, 0xff, 0x81, 0xff}, // 0 {0x00, 0x02, 0xff, 0x00}, // 1 {0x00, 0xf1, 0x91, 0x9f}, // 2 {0x00, 0x89, 0x89, 0xff}, // 3

{0x00, 0x1f, 0x10, 0xff}, // 4 {0x00, 0x8f, 0x89, 0xf9}, // 5 {0x00, 0xff, 0x89, 0xf9}, // 6 {0x00, 0x0f, 0x01, 0xff}, // 7 {0x00, 0xff, 0x89, 0xff}, // 8 {0x00, 0x9f, 0x91, 0xff}, // 9 {0x00, 0xff, 0x11, 0xff}, // A {0x00, 0xff, 0x88, 0xf8}, // B {0x00, 0xff, 0x81, 0x81}, // C {0x00, 0xf8, 0x88, 0xff}, // D {0x00, 0xff, 0x89, 0x89}, // E {0x00, 0xff, 0x09, 0x09}, // F }; グローバル変数の定義とイニシャライズ(RAM) // AD値に関係した変数 --unsigned int AdcData 0; //平均值 = unsigned long AdcBuf 0; //加算バッファ = unsigned long AdcCnt = ADC_TIME; //加算カウンタ unsigned int AdcDataBuf[8] = {0x0000, 0x0000 , 0x0000, 0x0000 , 0x0000, 0x0000 ,0x0000,0x0000}; //過去データバッファ unsigned char DispForm = 0; //表示方式 // 0:16進数 // 1:バー // 2:折れ線 // LED表示に関係した変数 unsigned char ScanCnt = 0; //スキャンカウンタ unsigned char DispFlag = 1; //表示フラグ // 0:消去 // 1:通常表示 // 2:反転表示 unsigned char DispBuf[10] {0x00, 0x00, 0x00, 0x00, 0x00 = , 0x00, 0x00, 0x00, 0x00, 0x00}; //表示バッファ // スイッチ入力に関係した変数 -unsigned char SwData1 = 0; //ファーストリード unsigned char SwData2 = 0; //ダブルリードにより決定したデータ unsigned char SwData3 = 0; //前回のダブルリードで決定したデータ unsigned char SwData4 = 0; //0→1に変化したデータ unsigned char SwStatus = 0; //スイッチ入力ステータス // 0:ファーストリード // 1:ダブルリード 関数の定義 void display_change(void); void display_set(void); void init_ad(void); void init_io(void);

```
void
        init_tmb1(void);
void
        init_tmv(void);
void
        intprog_ad(void);
void
        intprog_tmb1(void);
void
        intprog_tmv(void);
void
        main(void);
void
        switch_in(void);
メインプログラム
void main(void)
  // イニシャライズ ---
  init_io();
  init_ad();
  init_tmb1();
  init_tmv();
  // メインループ ---
  while(1) {
     display_change(); //表示方式変更
     display_set(); //表示データセット
  }
表示方式変更
void display_change(void)
ł
  if
       ((SwData4 & 0x08)==0x08) { //SW1が押された
     DispForm = 0;
     SwData4 = 0;
  }
  else if ((SwData4 & 0x10)==0x10) {
                        //SW2が押された
     DispForm = 1;
     SwData4 = 0;
  ł
  else if ((SwData4 & 0x20)==0x20) { //SW3が押された
     DispForm = 2;
     SwData4 = 0;
  }
表示データセット
void display_set(void)
{
  unsigned char i, j;
  unsigned int d;
  // ドットマトリックスLED
  switch (DispForm) {
```

```
case 0:
            DispBuf[0] = LEDDispData[AdcData / 0x1000][0];
            DispBuf[1] = LEDDispData[AdcData / 0x1000][1];
            DispBuf[2] = LEDDispData[AdcData / 0x1000][2];
            DispBuf[3] = LEDDispData[AdcData / 0x1000][3];
            DispBuf[4] = LEDDispData[(AdcData / 0x0100) & 0x0f][0];
            DispBuf[5] = LEDDispData[(AdcData / 0x0100) & 0x0f][1];
            DispBuf[6] = LEDDispData[(AdcData / 0x0100) & 0x0f][2];
            DispBuf[7] = LEDDispData[(AdcData / 0x0100) & 0x0f][3];
            break;
        case 1:
            for (j=0; j<8; j++) {
                d = 0x00ff;
                for (i=0; i<8-AdcDataBuf[j]/0x1ffe; i++) {</pre>
                     d = d * 2;
                 }
                DispBuf[j] = d & 0x00ff;
            }
            break;
        case 2:
            for (j=0; j<8; j++) {
                d = 0x0001;
                for (i=0; i<8-AdcDataBuf[j]/0x1ffe; i++) {</pre>
                     d = d * 2;
                 ł
                 DispBuf[j] = d & 0x00ff;
            }
            break;
        default:
            for (i=0; i<8; i++) {
                DispBuf[i] = 0x00;
            }
    }
    // 周囲のLED
    d = 0x0fff;
    for (i=0; i<12-AdcData/0x1554; i++) {
        d = d / 2;
    DispBuf[8] = d & 0x00ff;
    DispBuf[9] = d / 0x0100;
1/0ポート イニシャライズ
void init_io(void)
{
    10. PCR3
                =
                     Oxff;
                            //ポート3,P30-37出力
                     0x00 ^ DRV LOGIC;
    IO. PDR3. BYTE =
                     0x00;
                             //ポート5, 汎用入出カポート
    IO. PMR5. BYTE =
    IO. PUCR5. BYTE =
                     0x38;
                             //ポート5, P53-55内蔵プルアップオン
    10. PCR5
                     0x07;
                             //ポート5,P50-52出力,P53-P57入力
                =
                     0x04 ^ (DRV_LOGIC / 0x100);
    IO. PDR5. BYTE =
```

```
10. PCR6 = 0xff; //ポート6. P60-67出力
  IO. PDR6. BYTE = Oxff;
A/D変換器イニシャライズ
void init_ad(void)
{
        = 0;
                   //バッファクリア
  AdcBuf
  AdcCnt = ADC_TIME;
                   //カウンタセット
  AD. ADCSR. BYTE = 0x40;
                   //割り込みイネーブル,単一モード,134ステート,CHO
ADC 割込み(A/D変換 & 平均化)
#pragma regsave (intprog ad)
void intprog_ad(void)
{
  unsigned char i;
  AD. ADCSR. BIT. ADF = 0;
                   //ADエンドフラグクリア
  AdcBuf = AdcBuf + AD. ADDRA;
                   //加算
  AdcCnt = AdcCnt - 1;
                   //カウンタ-1
  if (AdcCnt==0) {
    AdcData = (unsigned int) (AdcBuf / ADC_TIME); //平均
    for (i=0; i<7; i++) {
       AdcDataBuf[i] = AdcDataBuf[i+1];
     }
    AdcDataBuf[7] = AdcData;
    AdcBuf = 0;
                   //バッファクリア
    AdcCnt = ADC_TIME;
                   //カウンタセット
  }
タイマB1 イニシャライズ
void init_tmb1(void)
ł
  TB1. TMB1. BYTE
           = 0xfb;
                  //オートリロード, 内部クロックφ/256
           = 0-78;
                   //周期=1ms(1000Hz=1KHz)
  TB1. TLB1
  IRR2. BIT. IRRTB1 = 0;
                   //タイマB1割込み要求フラグ クリア
  IENR2.BIT.IENTB1 = 1;
                   //タイマB1割込み要求イネーブル
タイマB1 割込み(1ms)
#pragma regsave (intprog_tmb1)
void intprog_tmb1(void)
{
  //タイマB1割込み要求フラグ クリア
```

```
IRR2. BIT. IRRTB1 = 0;
  //AD変換スタート
  AD. ADCSR. BIT. ADST = 1;
  //スイッチ入力
  switch_in();
スイッチ入力
void switch in(void)
ł
  switch(SwStatus) {
     case O:
        SwData1 = \simIO. PDR5. BYTE & 0x38;
        if (SwData1!=0) {SwStatus = 1;}
                  {SwData2 = SwData3 =0;}
        else
        break;
     case 1:
        if (SwData1==(~10. PDR5. BYTE & 0x38)) {
           SwData2 = SwData1:
           SwData4 = SwData4 | (SwData2 & (~SwData3));
           SwData3 = SwData2;
        }
        SwStatus = 0;
        break:
  }
タイマV イニシャライズ
void init_tmv(void)
ł
  TV. TCSRV. BYTE =
                    //TOMV端子は使わない
              0x00;
  TV. TCORA =
              156;
                    //周期=1ms(1kHz)
  TV. TCRV1. BYTE = 0x01;
                    //TRGVトリガ入力禁止,
                    //コンペアマッチA 割込みイネーブル
  TV. TCRVO. BYTE = 0x4b;
                    //コンペアマッチA でTCNTVクリア
                    //内部クロック φ / 128 (=156. 25kHz)
タイマV 割込み(1ms)
#pragma regsave (intprog_tmv)
void intprog_tmv(void)
ł
  //コンペアマッチフラグA クリア
  TV. TCSRV. BIT. CMFA = 0;
  //表示を消す
   IO. PDR5. BYTE = (IO. PDR5. BYTE & Oxfc) | (OxOO ^ (DRV_LOGIC/Ox100));
```

```
IO. PDR3. BYTE = 0x00 ^ DRV_LOGIC;
IO. PDR6. BYTE = 0xff;
if (DispFlag==0) {IO. PDR6. BYTE = 0xff;}
else if (DispFlag==1) {IO. PDR6. BYTE = ~DispBuf[ScanCnt];}
else {IO. PDR6. BYTE = ~DispBuf[ScanCnt];}
//スキャン信号出力
IO. PDR5. BYTE = ((unsigned char) ((ScanData[ScanCnt] ^ DRV_LOGIC) / 0x100)) | (IO. PDR5. BYTE & 0xfc);
IO. PDR3. BYTE = (unsigned char) ((ScanData[ScanCnt] ^ DRV_LOGIC) / 0x100)) | (IO. PDR5. BYTE & 0xfc);
//次のスキャンのセット
ScanCnt++; if (ScanCnt>=10) {ScanCnt = 0;}
```

割込みを使うためにはソースファイルだけではなく, HEW が自動生成する 'intprg. c'を修正す る必要があります。下記のリストをご覧ください。

```
/*
                                                      */
/* FILE
            : intprg. c
                                                      */
/* DATE
           :Wed, Jan 09, 2008
                                                      */
/* DESCRIPTION : Interrupt Program
                                                      */
/* CPU TYPE
           :H8/3687
                                                      */
/*
                                                      */
/* This file is generated by Renesas Project Generator (Ver. 4.9).
                                                      */
/*
                                                      */
#include <machine.h>
extern void intprog_ad(void);
extern void intprog_tmb1(void);
extern void intprog_tmv(void);
#pragma section IntPRG
// vector 1 Reserved
// vector 2 Reserved
// vector 3 Reserved
// vector 4 Reserved
// vector 5 Reserved
// vector 6 Reserved
```

```
// vector 7 NMI
___interrupt(vect=7) void INT_NMI(void) {/* sleep(); */}
// vector 8 TRAP #0
```

```
_interrupt(vect=8) void INT_TRAPO(void) {/* sleep(); */}
// vector 9 TRAP #1
 _interrupt(vect=9) void INT_TRAP1(void) {/* sleep(); */}
// vector 10 TRAP #2
 _interrupt(vect=10) void INT_TRAP2(void) {/* sleep(); */}
// vector 11 TRAP #3
 _interrupt(vect=11) void INT_TRAP3(void) {/* sleep(); */}
// vector 12 Address break
__interrupt(vect=12) void INT_ABRK(void) {/* sleep(); */}
// vector 13 SLEEP
 __interrupt(vect=13) void INT_SLEEP(void) {/* sleep(); */}
// vector 14 IRQ0
 _interrupt(vect=14) void INT_IRQO(void) {/* sleep(); */}
// vector 15 IRQ1
 _interrupt(vect=15) void INT_IRQ1(void) {/* sleep(); */}
// vector 16 IRQ2
 _interrupt(vect=16) void INT_IRQ2(void) {/* sleep(); */}
// vector 17 IRQ3
__interrupt(vect=17) void INT_IRQ3(void) {/* sleep(); */}
// vector 18 WKP
 __interrupt(vect=18)    void INT_WKP(void) {/* sleep(); */}
// vector 19 RTC
 _interrupt(vect=19) void INT_RTC(void) {/* sleep(); */}
// vector 20 Reserved
// vector 21 Reserved
// vector 22 Timer V
 _interrupt(vect=22) void INT_TimerV(void) {intprog_tmv();}
// vector 23 SCI3
__interrupt(vect=23) void INT_SCl3(void) {/* sleep(); */}
// vector 24 IIC2
 __interrupt(vect=24) void INT_IIC2(void) {/* sleep(); */}
// vector 25 ADI
__interrupt(vect=25) void INT_ADI(void) {intprog_ad();}
// vector 26 Timer Z0
 _interrupt(vect=26) void INT_TimerZO(void) {/* sleep(); */}
// vector 27 Timer Z1
 _interrupt(vect=27) void INT_TimerZ1(void) {/* sleep(); */}
// vector 28 Reserved
// vector 29 Timer B1
 _interrupt(vect=29) void INT_TimerB1(void) {intprog_tmb1();}
// vector 30 Reserved
// vector 31 Reserved
// vector 32 SCI3_2
 _interrupt(vect=32) void INT_SCI3_2(void) {/* sleep(); */}
```

では、ビルドして実行してみましょう。なお、付属の CD-ROM にはあらかじめダウンロードするファイルがおさめられています。 'demo_adc. mot'をダウンロードして実行してください。

	μ ITRON を実装しよう					
()()())())())())())())())())())())())()	1. 開発に必要なものを用意する	4. TK-3687 版にカスタマイズする	7. タスク付属同期機能			
カッキ	2. カーネルライブラリの構築	5. マルチタスクを体験しよう	8.			
	3. プロジェクトの作成	6. 割り込みを使ってみよう	9.			

パソコンのプログラムは Windows や Linux など OS の上で実行されます。一方,組み込みシステ ムのプログラムにおいては OS を実装せずにプログラムすることが多かったように感じます。しかし,近 年の組み込みシステムの高機能化や大規模化,ネットワーク対応や GUI の搭載などにより、システム を効率よく制御するため OS の必要性が高まってきました。ITRON は社団法人トロン協会が推進し、 日本の半導体メーカ、ソフト開発メーカが参画したトロンプロジェクトの中で作成された組み込みシス テム向け汎用リアルタイム OS の標準仕様です。

ところで、 μ ITRON を手に入れようとしても、 μ ITRON という名前の OS はありません。トロンプロ ジェクトでは、ITRON の仕様書は配布していますが、実際に動くコードは配布していないからです。 企業や団体、個人が、配布されている仕様書を元にコードを書き、「 μ ITRON 仕様準拠 OS」として配 布、販売しています。このマニュアルで利用する「HOS」もプロジェクトHOS が開発した μ ITRON 仕様 のフリーの OS です。(「 μ ITRON 仕様に準拠している」と言うために μ ITRON の全ての仕様を持た せる必要はありません。必要な最低限の機能も仕様書に規定されています。)

「HOS」は「Hyper Operating System」の略です。(ちなみに, 90 年代半ばに連載され, OVA やテレビアニメ,映画にもなったコミック「起動警察パトレイバー」に登場するレイバーと呼ばれる作業用ロボットに搭載されている OS の名称が「HOS」で,これにちなんで名付けられたそうです。)「HOS」は高い移植性を持っていて,H8 だけではなく,SH や ARM, IA32 にも移植されています。ライセンス条項に従う限り,商用,非商用に関係なく,自由に利用し再配布することができます。(ライセンス条項はプロジェクト HOS の配布ファイル「licence.txt」を参照,元の著作権情報を削除しない,著作者は利用した損害の責任はとらない,著作者はサポートの義務は負わない,など)

実際のところ, H8 程度の規模のマイコンであれば OS を実装しなくてもほとんどのプログラムはで きてしまいます。プログラムの開発効率もそれほどかわりません。それでも, リアルタイム OS を使うと, これまでとは違った感覚でプログラムすることができます。最初の目標は, プロジェクト HOS が配布し ている H8/3664 (16MHz) 用のサンプルプログラムを TK-3687/TK-3687mini (つまり H8/3687, 20MHz) で動かすことです。

μITRON4.0 仕様に準拠したソフトウェアの製品マニュアルに入れるよう強く推奨されている文言があります。それに従い、ここで入れておきます。

- TRON は"The Real-time Operating system Nucleus"の略称です。
- ITRON は"Industrial TRON"の略称です。
- μ ITRON は"Micro Industrial TRON"の略称です。
- TRON, ITRON, および µ ITRON は, 特定の商品ないしは商品群を指す名称ではありません。

μ ITRON4.0 仕様に準拠したソフトウェアの製品マニュアルに入れるよう推奨されている文言があります。それに従い,ここで入れておきます。

 μ ITRON4.0 仕様は、トロン協会が定めたオープンなリアルタイムカーネル仕様です。μ
 ITRON4.0 仕様の仕様書は、トロン協会のホームページ(http://www.assoc.tron.org/)から入手 することができます。

1. 開発に必要なものを用意する

開発環境 : HEW

ルネサステクノロジのサイト(http://japan.renesas.com/)からダウンロードします。

HOS のソースコード

プロジェクトHOSのサイト(https://sourceforge.jp/projects/hos/)から「hos-v4」をダウンロードしてください。HOS-V4 の中にも圧縮形式の異なるファイルがあるのですが,Windows の場合は「HOS-V4<バージョンナンバー>LZH」をダウンロードします。このマニュアル執筆時点のファイル名は「h4_102.lzh」でした。

解凍ソフト

WindowsXP あたりからは ZIP 形式の圧縮ファイル(ファイル拡張子 ZIP)であれば標準で解凍す ることができるのですが, HOS は LHA 形式(ファイル拡張子 LZH)で圧縮されているため解凍ソ フトが必要です。もっとも, LHA 形式は日本で DOS の時代から使われていて, 日本ではデファク トスタンダードともいえる圧縮形式なので, 日本で作られたものであればフリーソフトをはじめほと んどの解凍ソフトで対応できるはずです。気に入ったものをご用意ください。「h4_102.lzh」を解凍 すると「hos_v4」というフォルダが表われ, その中に次のようなファイルがあります。

🔁 C:¥Documents and Settings¥Adn	ninistrator¥	ŧデスクトゥプ¥h4	_102¥hos-v4	- D ×
ファイル(E) 編集(E) 表示(⊻) お気	に入り(<u>A</u>) 1	ツール(I) ヘルコ	î(<u>Н</u>)	-
⇔戻る • ⇒ • 🖻 🍳検索 🖻	コフォルダ 🔮	3 19: 9: X	M ■.	
	config	document	include	
hos-v4		_	_	
オブジェクトを選択すると、その説明が表示されます。	liL			
┃ 関連項目: マイドキュント		sample	SIL	
$\frac{\nabla f}{\nabla f} \frac{\nabla h}{\partial y} \frac{\partial y}{\partial y} \partial $				
	readme.txt			
」 7 個のオブジェクト		6.01 KB	רגשעב אק 🖳	-9 <i> </i> /,

書き込みツール : FDT

HOS はアプリケーションといっしょにフラッシュメモリに書き込みます。ルネサステクノロジのサイト からダウンロードしてください。

エミュレータ : E8a

HOS はアプリケーションといっしょにフラッシュメモリに書き込む関係上, TK-3687/TK-3687mini に搭載されているハイパーH8 ではデバッグできません。購入することをおすすめします。

ターミナルソフト

サンプルプログラムの動作確認に利用します。

μITRON の仕様書

トロンプロジェクトのサイト(http://www.assoc.tron.org/itron/home-j.html)から「 μ ITRON4.0 仕様」というドキュメントをダウンロードしてください。

2. カーネルライブラリの構築

HOS のアプリケーションの開発では、HOS のカーネルをライブラリとして生成しておき、このライブラリをリンカから呼び出す方法を取ります。それで、まずカーネルライブラリを構築しましょう。

HEW を起動すると「ようこそ!」というダイアログが表示されるので、「新規プロジェクトワークスペースの作成」を選択して「OK」をクリックします。

ようこそ!		<u>?</u> ×
2	● 新規プロジェクトワークスペースの作成(C)	ОК
	······	キャンセル
	◎ 最近使用したプロジェクトワークスペースを開く(0):	
	D:¥My Products¥TK-3687min¥Option¥センサとタイマによる照明. 💌	アドミニストレーション(A)
	◎ 別のプロジェクトワークスペースを参照する(8)	

プロジェクトタイプは「Library」を指定します。ワークスペース名とプロジェクト名は「hosv4」,ディレクトリは「C:¥hew_tk3687¥hosv4」を入力します。また、CPU 種別は「H8S,H8/300」,ツールチェインは「Reneas H8S,H8/300 Standard」を選択します。入力が終わったら「OK」をクリックします。

プロジェクトタイプ 分 Application 分 Assembly Application の Empty Application か Import Makefile ・ ibrary か Debugger only - H8 Tiny/Super L	ワークスペース名(W): hosv4 プロジェクト名(P): hosv4 ディレクトリ(D): C:¥hew4_tk3687¥hosv4 CPU種別(Q): H8S,H8/300 ツールチェイン(T): Renesas H8S,H8/300 Standard	参照(<u>B</u>)
		_

「新規プロジェクト-1/2-CPU」で, CPU シリーズとして「300H」を選択して「次へ」をクリックしま

す。

新規プロジェクトー1/2-CPU	<u>?×</u>
	ツールチェインパージョン:
	7.0.0.0
	このプロジュタトで使うCPUのシリースとタイプを選択し て下さい。
	CPUシリース ¹
	2600
	300
B	
	CPU\$47*
	3002
	3003
	3005
	選択したいCPUタイプがない場合は、ハードウェア 仕様の近いCPUタイプまたは"Other"を選択してく
	/2000
< 戻る(B)	次へ(N) > 完了 キャンセル

「新規プロジェクト-2/2-オプション」で、動作モードは「Normal」を選択して「完了」をクリックします。

新規プロジェクトー2/2ーオプション	<u>? ×</u>
	グローバルオプションを指定します。
A THUR	動作モート ^S Normal
	アトシス空間:
	乗除算器指定: 💽
	ライフ・ラリ作成方針: コート・サイス・優先 💌
	スタック計算サイス*: ミディアム(2byte) 💌
	8bit絶対領域指定: Default
a dame of the second se	□引数格納レジスタを2つから3つに変更
	□ 構造体パラメタ、リターン値をレジスタに書的作
and the second s	□4byteパラメタ、リターン値をレジスタに割り付い▼ ◀
< 戻る(<u>B</u>)	次へ(11) > 完了 キャンセル

「概要」ダイアログが表示されますので「OK」をクリックします。プロジェクトが起動します。

次に, HOS のソースファイルをプロジェクトに追加します。まず, 解凍した「hos-v4」フォルダの中 身を全て, 今回作成した「hosv4」フォルダにコピーします。



今コピーしたソースファイルをプロ ジェクトに登録します。登録するのは 「C:¥hew4_tk3687¥hosv4¥src¥kernel¥」 以下のフォルダにある全てのファイルと, 「C:¥hew4_tk3687¥hosv4¥src¥mknl¥」 以下のフォルダにある全てのファイル です。メニューから「プロジェクト」→「フ ァイルの追加」を選択します。

すると、「プロジェクトにファイルを 追加」ダイアログが表示されますので、 ファイルを選択して「追加」をクリックし ます。次の図は「kernel」フォルダと



「mknl」フォルダを表示していますが、実際はさらにこの先のフォルダ(例えば「alm」フォルダ)を開いて、そこにある全てのファイルを追加します。「相対パス」にチェックを忘れずに入れてください。

'hosv4'プロジェクトに	ファイルを追加					? ×
ファイルの場所型:	🔁 kernel		-	🗢 主	💣 🎟 -	
alm cyc dtq exc flg hep hos int mbf	mbx mem mpf mpl sem sys tim tsk					
」 ファイル名(N):					追加	
ファイルの種類(工):	Project Files			-	キャンセル	
	▶ 相対パス(<u>R</u>)	□ 登録済みファイルを非表示(P)				
'hosv4'プロジェクトに	ファイルを追加					? ×
'hosv4'プロジェクトに ファイルの場所の:	ファイルを追加 〇 mknl		-	(- E] • 🎟 📩	<u>? ×</u>
<mark>'hosv4'プロジェクトに</mark> ファイルの場所型: □ que □ sys □ tmout □ tsk	Cファイルを追加 一 mknl		T		_ ₽* ⊞•	? ×
'hosv4'プロジェクトに ファイルの場所型: ☐ que G sys Throut throut tsk	Cファイルを追加 一 mknl		•	← €	 ●* Ⅲ-	?I×I
'hosv4'プロジェクトに ファイルの場所 (D):	Cファイルを追加 () mknl Project Files				「 ●* ■・ 追加 キャンセル	?

次に, CPU や開発環境に依存するプログラムをプロジェクトに追加します。 「C:\hew4_tk3687\hosv4\src\h83\htc\jフォルダの「pacctxn.src」と「pacintn.src」です。

'hosv4'プロジェクトに	ファイルを追加			? ×
ファイルの場所型:	🔄 htc 💌 💌	🗢 🔁	<u>r</u>	
pacctx.src pacctxn.src pacint.src pacintn.src pacintn.src				
ファイル名(N):	"pacintn.src" "pacctxn.src"			追加
ファイルの種類(工):	Project Files	-		キャンセル
	▼ 相対パス(R)			1

さらに、「C:¥hew4_tk3687¥hosv4¥src¥h83¥」フォルダのソースファイルもすべて追加します。

'hosv4'プロジェクトに	ファイルを追加	? ×
ファイルの場所型:	💼 h83 💌 🗢 🖻 👩	* Ⅲ•
gcc htc chg_imsk.c fchg_imk.c fget_imk.c get_imsk.c		
ファイル名(<u>N</u>):	"pacini.c" "fchg_imk.c" "fget_imk.c" "get_imsk.c" "chg_imsk.c"	追加
ファイルの種類(工):	Project Files	キャンセル
	▼ 相対パス(B)	1

追加するファイルが多いので,追加し忘れないように注意してください。特に「kernel」フォルダと「mknl」フォルダは,その先のフォルダを一つ一つ開いてその中の全てのファイルを指定して追加するため忘れがちです。



「コンパイラ」タブを開き、「ソース」カテゴリのオプション項目「インクルードファイルディレクトリ」を 選択して「追加」をクリックします。ダイアログが開きますので、「相対パス」は「Workspace directory」を 選択し、「サブディレクトリ」は「include」を指定して「OK」をクリックします。もう一度「追加」をクリックし てダイアログを開き、「相対パス」は「Workspace directory」を選択し、「サブディレクトリ」は 「include¥h83」を指定して「OK」をクリックします。

H85,H8/300 Standard Toolchain	<u>? ×</u>
コンフィグレーション:	コンパイラ アセンブラ 最適化リンカ 標準ライブラリ CPU デバッテ 4 >
Debug → → → → → → → → → → → → → → → → → → →	カテゴリ(Y): ソース ▼ オプション項目(S): インクルードファイルディレクトリ ▼ \$(WORKSPDIR)¥include \$(WORKSPDIR)¥include¥h83 「追加(A)」 挿入.Q 削除.(R) 上へ.(U)
Add include file directory	? [X] Fr(D)
相対パス(<u>R</u>): Workspace directory	OK キャンセル
サブディレクトリ(<u>S</u>): include	3″ -object=″\$(CONFIGDIR)¥\$(FILELEAF).obj″ -outcode=sjis
	OK キャンセル

ところで、このままビルドすると大量の「Warning」が発生します。メニューから「ビルド」→ 「H8S,H8/300 Standard Toolchain...」を選択してください。「全般」タブの「依存関係検索エラーメッセ ージ抑止」にチェックを入れます。

H85,H8/300 Standard Toolchain		? ×
コンフィグレーション: Debug All Loaded Projects	 最適化リンカ 標準ライブラリ CPU デバッガ 全般 ◎ 液存関係検索エラーメッセージ抑止(S) ◎ 依存関係検索にてプリプロセッサ文サポート(U) ◎ 設定変更確認なパアロが出力(O) ◎ プレースホルタ浴色対ハパス展開表示(D) 	
	OK	キャンセル

さて、ここでH8/3687用にカスタマイズするためにソースファイルを一部修正します。H8/3664の 割り込みベクタ番号は0~25ですが、H8/3687の割り込みベクタ番号は0~32です。それで、割り込 み処理を行なっている「pacintn.src」を次のように修正します。(リストは一部を抜粋しています)

. EXPORT	_hos_vector007	
. EXPORT	_hos_vector008	
. EXPORT	_hos_vector009	
. EXPORT	_hos_vector010	
. EXPORT	_hos_vector011	
. EXPORT	_hos_vector012	
. EXPORT	_hos_vector013	
. EXPORT	_hos_vector014	
. EXPORT	_hos_vector015	
. EXPORT	_hos_vector016	
. EXPORT	_hos_vector017	
. EXPORT	_hos_vector018	
. EXPORT	_hos_vector019	
. EXPORT	_hos_vector021	
. EXPORT	_hos_vector022	
. EXPORT	_hos_vector023	追加
. EXPORT	_hos_vector024	
. EXPORT	_hos_vector025	
. EXPORT	_hos_vector026	
. EXPORT	<u>_hos_vector027</u>	


#18, r0l mov.b bra int handler _hos_vector019: push.w r0 mov.b #19, r0l bra int_handler _hos_vector021: push.w r0 #21, r0l mov.b bra int_handler _hos_vector022: push.w r0 #22, r01 mov.b bra int_handler _hos_vector023: push.w r0 #23, r01 mov.b bra int_handler r0 _hos_vector024: push.w mov.b #24, r01 bra int_handler 追加 _hos_vector025: r0 push.w mov.b #25, r01 bra int_handler _hos_vector026: push.w r0 #26, r01 mov.b bra int_handler <u>_hos_vector027:</u> push. w r0 #27, r0l mov.b bra int_handler _hos_vector028: push. w r0 #28, r01 mov.b bra int_handler _hos_vector029: push.w r0 #29, r01 mov.b bra int_handler _hos_vector030: push. w r0 #30, r01 mov.b bra int_handler _hos_vector031: push.w r0 #31, r0l mov.b bra int_handler r0 _hos_vector032: push. w #32, r01 mov.b bra int_handler

では、ビルドしてライブラリを構築しましょう。



最終的にいくつか「Warning」が出ますが無視して構いません。 「C:¥hew4_tk3687¥hosv4¥hosv4¥debug¥」フォルダに「hosv4.lib」というファイルができているはずです。 これをアプリケーションから呼び出します。

3. プロジェクトの作成

HOS のカーネルライブラリを構築したワークスペースに,アプリケーションプロジェクトを追加しま す。もしワークスペースを終了しているなら,「hosv4.hws」をダブルクリックしてワークスペースを起動し てください。ライブラリを構築した状態になります。ここから,アプリケーションプロジェクトを挿入しまし ょう。メニューから「プロジェクト」→「プロジェクトの挿入」を選択します。

🛞hosv4 - High-performanc	e Embedded W	/orkshop		
ファイル(E) 編集(E) 表示(V)	プロジェクト(<u>P</u>)	ビルド(<u>B</u>)	デバッグ(<u>D</u>)	基本語
0 🗃 🖬 🖪 🛃 🐰	アクティブプロ	コジェクトに	設定(<u>5</u>)	•
	プロジェクトの	D挿入(])		
	依存関係([
⊡ 🕞 hosv4	構成の編集	E(E)		
Assembly sou	プロジェクトタ	ጶイプの作 <u>₣</u> ₿	¢(Ρ)	
⊑≝] pacintn.sr ⊡ <u>≦</u> C_source file	ファイルの追)加(<u>A</u>)		
≚acre_cyc.d ¥acre_dtq.c	ファイルの削 ファイルの拡	₩\$(<u>R</u>) 張子(E)		
····날 acre_flg.c ····날 acre_mbf.(コンポーネン	ー 小ギャラリ(9	_)	

「プロジェクトの挿入」ダイアログが表示されますので、「新規プロジェクト」にチェックを入れて「OK」をクリックします。

プロジェクトの挿入	? ×
挿入 ・新規プロジェクト(N) ・ ・ ・	OK キャンセル
参照(8)	

プロジェクトタイプは「Application」を指定します。プロジェクト名は「sample_01」,ディレクトリは「C:¥hew_tk3687¥hosv4¥sample_01」を入力します。また,CPU 種別は「H8S,H8/300」,ツールチェインは「Reneas H8S,H8/300 Standard」を選択します。入力が終わったら「OK」をクリックします。

新規プロジェクトの挿入		? ×
プロジェクト クロジェクトタイプ Application Comparison Demonstration Empty Application Import Makefile ↓Library Debugger only - H8 Tiny/Super L 10パティ	ワークスペース名(W): hosv4 プロジェクト名(P): [sample_01 ディレクトリ(D): [C:¥hew4_tk3687¥hosv4¥sample_01 CPU種別(C): [H8S,H8/300 ▼ ツールチェイン(T): [Renesas H8S,H8/300 Standard ▼	参照(B)
	OK	キャンセル

「新規プロジェクト-1/9-CPU」で, CPU シリーズは「300H」, CPU タイプは「3687」を選択して「次 へ」をクリックします。

新規プロジェクトー1/9-CPU	<u>?</u> ×
	ツールチェインパージョン: 7.0.0.0 ▼
	このプロンシェクトで使うCPUのシリーズとタイプを選択し て下さい。
	2600 2000
	GP09173 3684 3685
0000	3080 3687 36900 36001
A CONTRACTOR OF PROVINCE	選択したいCPUタイプがない場合は、ハードウェア 仕様の近いCPUタイプまたは"Other"を選択してく ださい。
< 戻る(<u>B</u>)	次へ(N)> 完了 キャンセル

「新規プロジェクト-2/9-オプション」で,動作モードは「Normal」を選択して「次へ」をクリックしま

す。

新規プロジェクトー2/9ーオプション	<u>?×</u>
	ケローハルオフジョンを指定します。
	動作モート ⁵ Normal
	アトジェ空間:
	乗除算器指定: ▼
	ライフドラリ作成方針: コートドサイズ 優先 💌
	スタック計算サイス ミディアム(2byte) 💌
	8bit絶対領域指定: Default _ H'0
	□引数格納レジスタを2つから3つに変更 □double型の変数/引数をfloat型として扱う □構造体パラメタ、リターン値をレジスタに書的イ □4byteパラメタ、リターン値をレジスタに書的イマ ↓
< 戻る(<u>B</u>)	次へ(N) > 完了 キャンセル

「新規プロジェクト-3/9-生成ファイル」で、「I/O レジスタ定義ファイル」のみチェックし、「I/O ライ ブラリ使用」と「ヒープメモリ使用」はチェックしません。「main()関数生成」は「None」を選択します。「次 へ」をクリックします。

新規プロジェクトー3/9ー生成ファイル	<u>?×</u>
	自動生成するイニシャルルーチンを選択します。
	 □ L/Oライフ・ラリ使用 L/Oストリーム数: 3 2 □ E7*メモリ使用 ヒーフ・サイス: H'200 main0 関数生成
	✓ I/Oレジェタ定義ファイル ハート・ウェアセットアップ関数生成
PP PP PP	None
< 戻る(<u>B</u>)	次へ(N)> 完了 キャンセル

「新規プロジェクト-4/9-標準ライブラリ」は、必要なライブラリにチェックします。変更しなくても OK です。「次へ」をクリックします。

新規プロジェクトー4/9ー標準ライブラリ ?!>
Image: state of the state of

「新規プロジェクト-5/9-スタック領域」は変更しません。スタックの管理は HOS 側で行なうからです。「次へ」をクリックします。

新規プロジェクトー5/9ースタック	7領域	<u>? ×</u>
	スタックの設定を行って下さい。 スタックホペインタアト・レス: (power-on reset)) 「「F000] スタックサイス: 川100	
	< 戻る(B) 次へ(N)> 完了	キャンセル

「新規プロジェクト-6/9-ベクタ」で「ベクタテーブル定義」のチェックを外します。これも HOS 側で行なうからです。「次へ」をクリックします。

新規プロジェクトー6/9ーベクタ		? X
	ヘウタの設定を行います。 ■ <u> べウタハントラ:</u> ハントラ へウタ PowerON_Reset 0 Power On Rese ■	
< 戻る(<u>B</u>)	次へ(№)> 完了キャン	rtu 🛛

「新規プロジェクト-7/9-デバッガ」で、E8aを使うときは、ターゲットの「H8 Tiny/Super Low Power E8a SYSTEM 300」にチェックを入れます(E8aをインストールしていないと、この選択肢は表示されません)。「次へ」をクリックします。

新規プロジェクトーア/9ーデバゥガ	<u>? ×</u>
	9-5°уҺ : Н8 Tiny/Super Low Power E8a SYSTEM 30 Н8/300НА Simulator H8/300HN Simulator H8/300HN Simulator H8/300HN Simulator 9-5°уҺ\$47?*: 300H ター5°уҺ\$27?: 300H ๑< 5 5
< 戻る(B)	次へ(N)> 完了 キャンセル

「新規プロジェクト-8/9-デバッガオプション」は変更しません。「次へ」をクリックします。

新規プロジェクトー8/9ーデバゥガオブション	<u>?×</u>
	ターゲット名: 旧8 Tipy/Super Low Power E8a SYSTEM 300日
	」 フア:
	<single core=""> コンフィグルーション名:</single>
	Debug_H8_Tiny_Super_Low_Power_E8
	item setting
2000	
	変更(M)
22000	1 #JJAHU9747
< 戻る(<u>B</u>)	次へ(11) > 完了 キャンセル

「新規プロジェクト-9/9-生成ファイル名」も変更しません。「完了」をクリックします。

新規プロジェクト-9/9-生成ファイル名	<u>? ×</u>
	以下のソースファイルを生成します: <u>ファイル名 拡 解説</u> dbsct c Setting of B,R Section typedefine h Aliases of Integer Type iodefine h Definition of I/O Register
< 戻る(B)	次へ(11) > 完了 キャンセル

最後に「概要」ダイアログが開きます。「OK」をクリックしてください。これで、プロジェクトができました。

この時点で「iodefine.h」と「dbsct.c」というファイルが生成されます。このうち「dbsct.c」はセクショ ンの初期化をするためのファイルですが、セクションの初期化は HOS の中でも行なっているため、こ のファイルをプロジェクトから削除します。メニューから「プロジェクト」→「ファイルの削除」を選択しま す。

💮 sample_01 - High-perforr	nance Embed	ded Work	shop	
ファイル(E) 編集(E) 表示(∀)	プロジェクト(P)	ビルド(<u>B</u>)	デバッグ(<u>D</u>)	基本影
□ 😅 🖬 🖉 🖧 ¾	アクティブプ プロジェクト 依存関係(ロジェクト(ご の挿入(I) D)	設定(S) 	•
i nosv4	構成の編集	€(<u>E</u>)		
⊡ ⊡ G source file	プロジェクト	タイプの作用	成(巴	
⊡ <u>≚</u> dbsct.c ⊡ <u>€</u> Dependencies	フ ァイルの逃	勤加(<u>A</u>)		
🛄 🔛 📰 typedefine	ファイルの肖	₩\$(<u>R</u>)		
	ファイルの扨	胡長子(E)		
	コンポーネン	小ギャラリ(9	<u>c</u>)	

「プロジェクトファイルの削除」ダイアログが開きます。「dbsct.c」を選択して「削除」をクリックしてください。削除されたら「OK」をクリックします。

プロジェクトファイルの削除	? ×
プロジェクトファイル(<u>P</u>) :	ОК
dbsct.c [C¥hew4 tk3687¥hosv4¥sample 01]	キャンセル
	削除(<u>R</u>)
	すべて削除(<u>A</u>)
	-

続いて、プロジェクトに必要なファイルを登録します。まず、H8/Tiny 用のサンプルプログラムを コピーします。「C:¥hew4_tk3687¥hosv4¥sample¥h83n¥」フォルダから次の 10 個のファイルを 「C:¥hew4_tk3687¥hosv4¥sample_01¥」フォルダにコピーします。



メニューから「プロジェクト」→「ファイルの追加」を選択します。すると、「プロジェクトにファイルを 追加」ダイアログが表示されますので、今コピーしたファイルのうち、「crt0.src」、「h8t_sci.c」、 「ostimer.c」、「sample.c」、「vector.src」の5つのファイルを選択して「追加」をクリックします。「相対パ ス」にチェックを忘れずに入れてください。

'sample_01'プロジェ	クトにファイルを追加			? ×
ファイルの場所の:	🔄 sample_01		💽 🗕 🖻 🖻	
Debug Debug_H8_Tiny, Release crt0.src dbsct.c h h83664f.h	_Super_Low_Power_E8	 h8t_sci.c h h8t_sci.h h iodefine.h ostimer.c h ostimer.h sample.c 		b) sam b) typ vec
、 ファイル名(N): ファイルの種類(I):	[‴] vector.src [‴] "h8t_sci Project Files ▼ 相対パス(P)	.c″ ″ostimer.c″ 厂 登錄済み	″sample.c″″cr ▼ ↓ マァイルを非表示(P)	」 追加 キャンセル

続いて,構築したカーネルライブラリを追加します。メニューから「プロジェクト」→「ファイルの追加」を選択します。すると,「プロジェクトにファイルを追加」ダイアログが表示されますので,「C:¥hew4_tk3687¥hosv4¥Debug¥hosv4.lib」を選択して「追加」をクリックします。「相対パス」に チェックを忘れずに入れてください。

'sample_01'プロジュ	ロトにファイルを追加		<u>?</u> ×
ファイルの場所①:	🔁 Debug	- 🔁 🔁	* 📰 -
hosv4.lib			
ファイル名(<u>N</u>):	hosv4.lib		追加
ファイルの種類(工):	Library file (*.LIB)	•	キャンセル
	☑ 相対パス(B)	□ 登録済みファイルを非表示(P) //

さて、アプリケーションの構築を進めてきましたが、ここでもう一つ登録が必要なファイルがありま す。それはシステムコンフィギュレーションファイル「system.cfg」に基づき生成される、カーネルの構 成や初期化に必要なファイル「kernel_cfg.c」です。ここで使うツールをコンフィギュレータと呼びます。 コンフィギュレータの詳細については µ ITRON4.0 仕様書の「2.1.10 システムコンフィギュレーションフ ァイル」をご覧ください。ここでは、とにかく動かして生成し先に進みましょう。

まずはコンフィギュレーションファイル「system.cfg」を HEW の H8 用コンパイラ ch38.exe のプリプ ロセス機能を使って整形します。そしてこの処理をビルドに組み込んで自動的に行なうようにします。 メニューから「ビルド」→「ビルドフェーズ」を選択します。

🛞 sample_01 - High-performance Embedded Workshop					
ファイル(E) 編集(E) 表示(V) プロジェクト(P)	ビルド(B) デバッグ(D) 基本設定(U) ツール(I) ラ				
🗋 🗗 🖬 🕼 🕼 🕼 🖨 🗍 🖯	H85,H8/300 Standard Toolchain				
	コンパイル(E) Ctrl+F7				
⊡🚭 hosv4	🎬 ビルド(B) F7				
i hosv4	🛗 すべてをビルド(<u>A</u>)				
⊡ r sample_01	複数ビルド(M)				
Hard Assembly source file	クリーン アクティブプロジェクト(L)				
li crossic li vector.src	ឝឝ クリーン 全プロジェクト(E)				
🖃 🔄 C source file	すべての依存関係を更新(U)				
h8t_sci.c	K ward octables control control				
≝ ostimer.c	(2) Ссп+ргеак				
🖾 🖆 sample.c	ビルドから除外/除外の解除(1)				
Library file	ドル ビフォーブ(n)				
h83664f.h	ビルドの構成(⊆)				
⊨ In Bt_sci.h In Bostimer.h	リンク順の指定(K)				
	Makeファイルの生成(<u>G</u>)				

すると、ビルドフェーズダイアログが開きますので、「追加」をクリックします。

ビルドフェーズ	<u>?×</u>
ビルド順序 ファイルのビルド順序 ファイルマッピング	
ビルドフェーズの順序(<u>B</u>):	
₩H8S,H8/300 C/C++ Library Generator	追加(<u>A</u>)
✓H8S,H8/300 C/C++ Compiler ✓H8S,H8/300 Assembler	変更(<u>M</u>)
⊘ OptLinker	削除(<u>R</u>)
	<u> </u>
	下へ(<u>D</u>)
	取り込み Ф
OK	キャンセル

「新規ビルドフェーズ - 1/4 ステップ」で「新規カスタムフェーズの作成」をチェックします。「次 へ」をクリックします。

新規ビルドフェーズ - 1/4 ステゥ	プ	<u>?×</u>
# /	どのような種類を追加しますか?	
Lanan	● 新規カスタムフェーズの作成(○):	
	○ 既存システムフェーズの追加(<u>A</u>):	
	System Phase Version	
S ALD		
Burnty		
2 Barrie		
a la		
The second	,	
- The	〈 戻る(8) / 次へ(N) >	キャンセル

「新規ビルドフェーズ - 2/4 ステップ」で「単一フェーズ」をチェックします。「次へ」をクリックしま

す。

新規ビルドフェーズ - 2/4 ステップ	?×
M A	どのような種類のフェーズを作成しますか?
	○ 複数フェーズ(<u>M</u>):
*0	コマンドは、そのファイルグループのそれぞれのファイルに対して実行します 例としては、コンパイラやアセンブラです
- JY	入力ファイルの選択型: Absolute file
The	● 単一7ェーズ(S)
X	コマンドはビルドで1回しか実行しません 例としてはリンカです
STAR S	
	〈戻る(B) 次へ(N) > キャンセル

「新規ビルドフェーズ - 3/4 ステップ」でフェーズ名は「PreConfigure」, コマンドパラメータは「\$(HEWDIR)¥Tools¥Renesas¥H8¥7_0_0¥bin¥ch38.exe」, デフォルトオプションは「-CPU=300HA -PREP=system.i system.cfg」, 初期ディレクトリは「\$(PROJDIR)」を入力します。「次へ」をクリックします。

新規ビルドフェーズ - 3/4 ステップ			? ×
E E	フェーズ名(<u>P</u>): PreConfigure		
The sol	コマンド(パラメタB余()(<u>C</u>): \$(HEWDIR)¥Tools¥Renesas¥H8¥7_0_0¥bin¥ch38.ex	▶ 参照(<u>R</u>)
	デフォルトオブション(<u>D</u>) : -CPU=300HA -PREP=system.i system.cfg	•	
L LL	初期ディレクトリロ: \$(PROJDIR)	▶ 参照(\))
The second second	< 戻る(<u>B</u>) 次へ(<u>N</u>)ン	·	211

「新規ビルドフェーズ - 4/4 ステップ」の変更はありません。「完了」をクリックします。

新規ビルドフェーズ - 4/4ステップ		<u>? ×</u>
5 E	コマンドを実行するときに必要な環境変数があれば設定してください 環境変数を下記に入力してください:	() ()
MD.		追加(<u>A</u>)
- the		変更(<u>M</u>)
		削除(<u>R</u>)
L		
100 Ra	□ 実行中に標準出力を表示する(<u>R</u>)	
No 1	< 戻る(<u>B</u>) 完了(<u>F</u>)	キャンセル

ビルドフェーズダイアログに戻ります。今作った「PreConfigure」を選択し、「上へ」をクリックして先 頭に移動します。

ビルドフェーズ	<u>? ×</u>
ビルド順序 ファイルのビルド順序 ファイルマッピング	
ビルドフェーズの順序(B):	
✓ PreConfigure	追加(<u>A</u>)
 ✓H8S,H8/300 C/C++ Library Generator ✓H8S,H8/300 C/C++ Compiler ✓H9S,H9/200, Assemblar 	変更(<u>M</u>)
✓H85,H87300 Assembler ✓OptLinker	
	上へ(<u>()</u> 下へ(<u>0</u>)
	取り込み Ф
ОК	キャンセル

次に, 整形した中間ファイルを, HOS に付属しているコンフィギュレータ hos4cfg.exe を使ってオ ブジェクトファイル「kernel_cfg.c」と, ID 番号などの定義ファイル「kernel_id.h」を生成します。やはりこ の処理をビルドに組み込んで自動的に行なうようにします。ビルドフェーズダイアログの「追加」をクリ ックします。「新規ビルドフェーズ - 1/4 ステップ」と「新規ビルドフェーズ - 2/4 ステップ」は同じです。 「新規ビルドフェーズ - 3/4 ステップ」でフェーズ名は「Configure」, コマンドパラメータは 「\$(WORKDIR)¥config¥hos4cfg.exe」, デフォルトオプションは「system.i」, 初期ディレクトリは 「\$(PROJDIR)」を入力します。「次へ」をクリックします。

新規ビルドフェーズ - 3/4 ステップ			? ×
5 E	フェーズ名(P): Configure]	
The	コマンド(パラメタ除く)(<u>C</u>): \$(WORKSPDIR)¥config¥hos4cfg.exe	▶ 参照(<u>R</u>)
-	デフォルトオプション(<u>D</u>) : system.i	▶	
	初期ディレクトリロ: \$(PROJDIR)	▶ 参照(₩)
JE J	< 戻る(B) 次へ(N)	>	214

「新規ビルドフェーズ - 4/4 ステップ」の変更はありません。「完了」をクリックします。すると、ビルドフェーズダイアログに戻ります。今作った「Configure」を選択し、「PreConfigure」の次に移動します。

ビルドフェーズ	<u>? ×</u>
ビルド順序 ファイルのビルド順序 ファイルマッピング	
ビルドフェーズの順序(<u>B</u>):	
✓PreConfigure	追加(<u>A</u>)
 ✓Configure ✓H8S,H8/300 C/C++ Library Generator ✓H8S,H8/300 C/C++ Compiler ✓H8S,H8/300 Assembler ✓OptLinker 	変更(M) 削除(R) (<u>上へ(U)</u> 下へ(D) 取り込みの
OK	キャンセル

この段階で一度ビルドしてみましょう。Warning がでますが気にしないで大丈夫です。 「kernel_cfg.c」と「kernel_id.h」が生成されます。このうち、「kernel_cfg.c」をプロジェクトに登録します。メ ニューから「プロジェクト」→「ファイルの追加」を選択します。すると、「プロジェクトにファイルを追加」 ダイアログが表示されますので、「kernel_cfg.c」を選択して「追加」をクリックします。「相対パス」にチェ ックを忘れずに入れてください。

'sample_01'プロジェ	りトにファイルを追加				? X
ファイルの場所①:	🔁 sample_01		•	* 🖻	
Debug Debug_H8_Tiny_ Release crt0.src dbsct.c h h83664f.h	_Super_Low_Power_E8	 h8t_sci.c h8t_sci.h iodefine.h kernel_cfg.c kernel_id.h ostimer.c 			h) osti Ⅲ sam h) sam h) typi Ⅲ vec
▲ ファイル名(N):	kernel_cfg.c				▶ 追加
ファイルの種類(工):	Project Files ▼ 相対パス(B)	□ 登録済みフ	ファイルを非	▼	キャンセル

次に、インクルードファイルのパスを指定します。メニューから「ビルド」→「H8S,H8/300 Standard Toolchain...」を選択します。ダイアログが開きますので、「コンパイラ」タブを開き、「ソース」カテゴリの オプション項目「インクルードファイルディレクトリ」を選択して「追加」をクリックします。ダイアログが開 きますので、「相対パス」は「Workspace directory」を選択し、「サブディレクトリ」は「include」を指定し て「OK」をクリックします。もう一度「追加」をクリックしてダイアログを開き、「相対パス」は「Workspace directory」を選択し、「サブディレクトリ」は「include¥h83」を指定して「OK」をクリックします。さらに「追 加」をクリックしてダイアログを開き、「相対パス」は「Project directory」を選択して「OK」をクリックしま す。

H85,H8/300 Standard Toolchain	<u>?</u> ×
Debug All Loaded Projects All Loaded Projects All Loaded Projects All Coaded Projects C++ source file C++ source file C++ source file C++ source file C++ source file C++ source file C++ source file C++ source file C++ so	コンパイラ アセンブラ 最適化リンカ 標準ライブラリ CPU デバッ, カテゴリ(Y): ソース オブション項目(S): インクルードファイルディレクトリ \$(WORKSPDIR)¥include \$(WORKSPDIR)¥include \$(WORKSPDIR)¥include \$(PROJDIR) 「追加(A) 第八 Ф 比へ(U) 上へ(U) 下へ(D)
	C言語の選択(L): C (C89) コンパイラオブション: -cpu=300HN -include="\$(WORKSPDIR)¥include","\$(WORKSPDIR)¥include¥h8 3","\$(PROJDIR)" -object="\$(CONFIGDIR)¥\$(FILELEAF).obj" マ OK キャンセル

以前と同じように,このままビルドすると大量の「Warning」が発生します。メニューから「ビルド」→ 「H8S,H8/300 Standard Toolchain...」を選択してください。「全般」タブの「依存関係検索エラーメッセ ージ抑止」にチェックを入れます。

H85,H8/300 Standard Toolchain		? ×
Debug → All Loaded Projects → All Loaded Projects → Assembly source file → C source file → Assembly source file → C source file → D C source file	 最適化リンカ 標準ライブラリ CPU デバッガ 全般 ○ 該存関係検索にてプリプロセッサ文サポート(U) □ 設定変更確認なパアログ出力(Q) □ プレースホルな絶対パス展開表示(D) 	I
	OK 3	キャンセル

標準では ROM から RAM ヘマップするセクションは D セクションと R セクションですが, HOS の 場合は D セクションと X セクションです。この設定を修正します。メニューから「ビルド」→ 「H8S,H8/300 Standard Toolchain...」を選択してください。「最適化リンカ」タブの「出力」カテゴリを選 び, オプション項目のリストから「ROM から RAM ヘマップするセクション」を選択します。「変更」をクリ ックして R を X に変更してください。



続いてセクションを指定します。メニューから「ビルド」→「H8S,H8/300 Standard Toolchain...」を 選択してください。「最適化リンカ」タブの「セクション」カテゴリを選び,設定項目のリストから「セクショ ン」を選択します。「編集」をクリックして次のように設定します。

H85,H8/300 Standard Toolchain		<u>'</u> ×
H85,H87300 Standard Toolchain	ユンパイラ アセンブラ 最適化リンカ 標準ライブラリ CPU デバック カテゴリ(Y): セクション 設定項目(S): セクション Address Section 0×00000000 VECT,P,C,D 0×0000E800 B,X 月I除(P) 第第(P) 10xポートの 10xポート(Y) 日クスポート(Y)	
	-list="\$(CONFIGDIR)¥\$(PROJECTNAME).map" -nooptimize -start=VECT,P,C,D/00,B,X/0E800 -nologo	
	OK キャンセル	

STACK を設定します。メニューから「ビルド」→「H8S,H8/300 Standard Toolchain...」を選択して ください。「最適化リンカ」タブの「入力」カテゴリを選び、オプション項目のリストから「シンボル定義」を 選択します。「追加」をクリックして「STACK」を設定してください。

さらに、プログラムの開始アドレスは「_startup」なので、「エントリポイント」にチェックを入れて入力します。

H85,H8/300 Standard Toolchain	?	x
コンフィグレーション: Debug ■ - 〇 All Loaded Projects ■ - 〇 hosv4 ■ - 〇 C source file	コンパイラ アセンブラ 最適化リンカ 標準ライブラリ CPU デバッ5 カテゴリ(Y): 入力 ▼ オブション項目(S): ▼ シンボル定義 ▼	•
C++ source file Assembly source file Sample_01 C source file C++ source file C++ source file C++ source file O++ source file D	Define Type Value 追加(A) STACK Address 0F000 削除(B) Image: State of the	
	Loron Address Constraints (Constraints) Loron Address Constraints) Loron Address Constraints Loron Address Loron Address Loron Address Loron Address Loron	
	-nooptimize -start=VECT,P,C,D/00,B,X/0E800 -nologo	

これで,環境が整いました。ビルドしてください。「C:¥hew4_tk3687¥hosv4¥sample_01¥Debug¥」フ オルダに「sample_01.mot」ができていれば,まずはOKです。

4. TK-3687 版にカスタマイズする

ビルドも終わりmotファイルが生成されましたが,あくまでこれはプロジェクトHOSが提供している H8/3664 用のサンプルプログラムです。これを TK-3687/TK-3687mini 版(H8/3687)にカスタマイズ します。主な変更点は、CPU:H8/3664→H8/3687、クロック:16MHz→20MHz、の2点です。

まず OS タイマをカスタマイズしましょう。オリジナルは H8/3664 のタイマ A を使っていますが, H8/3687 はタイマ A のかわりに RTC が搭載されているので, RTC をフリーランカウンタモードで使用 するよう変更します。「ostimer.c」を次のように修正します。



{	/* 割り込み要因クリア */ IRR1.BYTE &= 0xbf; /* 10111111 */		
}	/* タイムティック供給 */ isig_tim();		
/* /* /* /*	Copyright (C) 1998-2002 by Project HOS Copyright (C) 2009 by TOYO-LINX Co.,Ltd.	*/ */ */ */	

これで、6.5536ms 周期で割り込みが発生します。あとは HOS に対して何 ms 毎に割り込みが発生するか定義します。その定義が「system.cfg」にあります。次のように変更します。なお、HEW のエディタでは開けないので、メモ帳などのエディタソフトで修正してください。

//HOS_TIM_TIC(1024, 125); /* タイムティックの設定(省略時 1/1) */ HOS_TIM_TIC(4096, 625); /* タイムティックの設定(省略時 1/1) */

この定義の意味は「割り込みのたびに 4096/625 (=6.5536)を積算する」というものです。

続いてシリアルポートの定義を調整します。H8/3664とH8/3687は同じSCIを搭載しているので プログラム自体はそのままでかまわないのですが、TK-3687/TK-3687mini 実装のクロックが異なるの でボーレート用の定義を変更します。ファイルは「h8t_sci.h」です。次のように修正してください。



続いて割り込みベクタに関する修正です。一部,カーネルライブラリ構築の際に修正していますが,残りの修正を行います。。H8/3664はベクタ番号が0~25までですが,H8/3687は0~32までです。それに伴い,「vector.src」を次のように修正します。



;	Copyright (C) http://source	1998-2002 by Project HOS forge.jp/projects/hos/
;	Copyright (C) http://www2.u	2009 by TOYO-LINX Co.,Ltd. -netsurf.ne.jp/~toyolinx
	. CPU 3	OOHN
. IMPORT . IMPORT	_startup _hos_vector007 _hos_vector008 _hos_vector010 _hos_vector011 _hos_vector012 _hos_vector013 _hos_vector014 _hos_vector014 _hos_vector015 _hos_vector016 _hos_vector017 _hos_vector018 _hos_vector019 _hos_vector021 _hos_vector022 _hos_vector023 _hos_vector024 _hos_vector025 _hos_vector026 _hos_vector028 _hos_vector028 _hos_vector029	追加。
. IMPORT . IMPORT . IMPORT	_hos_vector029 _hos_vector030 _hos_vector031	
. SECTION	_nos_vectoru32 VECT, DATA, ALIGN=2	
;割り込みベクタテ- ;	ーブル	
. DATA. W	_startup . DATA. W h' ffff . DATA. W h' ffff bos.vector007	
. DATA. W . DATA. W . DATA. W . DATA. W . DATA. W . DATA. W . DATA. W	_hos_vector009 _hos_vector009 _hos_vector010 _hos_vector011 _hos_vector012 _hos_vector013	

.DATA.W _hos_vect	or014
.DATA.W _hos_vect	or015
.DATA.W _hos_vect	or016
. DATA. Whos_vect	or017
. DATA. W hos vect	or018
. DATA. W hos vect	or019
	W h'ffff
. DATA. W hos vect	or021
. DATA. W hos vect	or022
DATA W hos vect	or023
DATA W hos vect	or024
DATA W hos vect	or025
DATA W hos vect	or026
DATA W hos vect	or027
DATA W hos vect	or 028
DATA W hos vect	or 029
DATA W hos vect	or 030
DATA W hos vect	or 031
DATA W hos vect	or032
	01002
FND	
. LIND	
:	
: Copyright (C) 1998-2002 by Project	HOS
: Copyright (C) 2009 by TOYO-LIN	X Co. Ltd.
:	
,	

HOS に対して割り込みベクタ番号の範囲を指定します。H8/3687 の場合,14~32 が NMI 以外の外部割り込みになるので、「system.cfg」を次のように修正します。(内部割込みを使うときは修正します。)

//HOS_MIN_INTNO(19); //HOS_MAX_INTNO(23); HOS_MIN_INTNO(14); HOS_MAX_INTNO(32); /* 使用する割り込み番号の最小値(省略時 0) */ /* 使用する割り込み番号の最大値(省略時 0) */ /* 使用する割り込み番号の最小値(省略時 0) */ /* 使用する割り込み番号の最大値(省略時 0) */

最後に「sample.c」を次のように修正します。



```
#include "binary.h" //Cで2進数表示を使う(0000000-1111111)
                                                                    Cで2進数表現を使え
/* メイン関数 */
                                                                    るように,東洋リンクス
int main()
                                                                    作成の定義ファイルを
                                                                    インクルードする。
  /* SCIの初期化 */
// Sci_Initialize(SCI_19200);
    Sci_Initialize(SCI_38400);
    /* 開始メッセージ */
                                     ボーレートを 38400 ボー
    Sci PutChar('H');
                                     に変更する。
    Sci PutChar('0');
    Sci_PutChar('S');
    Sci PutChar('¥r');
    Sci_PutChar('¥n');
    sta_hos();
    return 0;
/* 初期化ハンドラ */
void Initialize(VP_INT exinf)
/*
       act_tsk(TSKID_SAMPLE1);*/
/* サンプルタスク */
void Task1(VP_INT exinf)
{
    SYSTIM st;
    for (;;)
    Ł
        /* タイマ値取得 */
        get_tim(&st);
        /* タイマ値出力 */
        Sci_PutChar('0' + (st. ltime / 10000) % 10);
        Sci_PutChar('0' + (st. ltime / 1000) % 10);
        Sci_PutChar('0' + (st. Itime / 100) % 10);
        Sci_PutChar('0' + (st. ltime / 10) % 10);
        Sci_PutChar('0' + (st. ltime / 1) % 10);
        Sci PutChar(':');
        /* タスクメッセージ */
        Sci_PutChar('T');
        Sci PutChar('a');
        Sci PutChar('s');
        Sci_PutChar('k');
        Sci_PutChar('1');
        Sci_PutChar('¥r');
        Sci_PutChar('¥n');
```

/* 1秒	待つ */	
dly_ts	k (1000) ;	
}		
		*/
Copyright (C	C) 1998-2003 by Project HOS	*/
Copyright (C	C) 2009 by TOYO-LINX Co.,Ltd.	*/
		1
		/ باد

ここで一つファイルをコピーしておきます。付属の CD の中に「binary.h」がありますので、 「C:¥hew4_tk3687¥hosv4¥sample_01¥」フォルダにコピーします。

お疲れ様でした。これで修正作業は完了です。ビルドしてみましょう。エラーがでたときは入力ミスがないかもう一度確認してください。OK なら「C:¥hew4_tk3687¥hosv4¥sample_01¥Debug¥」フォルダの「sample_01.mot」を FDT で TK-3687/TK-3687mini にダウンロードして実行しましょう。E8a をお持ちの方は、E8a でダウンロード・実行してください。実行の様子はシリアルポートを介してターミナルに表示されます。ターミナルの設定はハイパーモニタと同じです。次のように表示されれば完成です。

4	<mark>● 38400bps - ハイパーターミナル</mark> ファイル(c) (存集(c) まデ(い))通(言(c) まだ((い) みルゴ(い))	기지
- [
Ē		
	HUS	
	00000:Task1	
	01002:Task1	
	02003:Task1	
	03004:Task1	
	04005:Task1	
	05008:Task1	
	06008:Task1	
	07009:Task1	
	08010:Task1	
	-	
		J
挦	続 0:00:08 ANSIW 38400 8-N-1 SCROLL CAPS NUM キャロ エコーを印	//

5. マルチタスクを体験しよう

サンプルプログラムは 1 本のタスクを実行しました。しかし, HOS はマルチタスク OS なので, 複数のタスクを実行するときに真価を発揮します。それで, このサンプルプログラムを改造して 2 本のタスクを実行するプログラムを作り, マルチタスクを体験してみましょう。 プログラムの内容は次のようなものです。

タスク1:1秒おきにシリアルポートにシステムタイマの値を送信する。

タスク2 : 0.1 秒おきにポート5とポート6の出力値を+1 する。

では、今作成した「sample_01」を立ち上げてください。これをそのまま改造してもよいのですが、 このマニュアル(および付属 CD)では、このワークスペースに新たに「sample_02」というアプリケーショ ンプロジェクトを追加します。これまで説明してきた手順(3 項と4 項)で sample_01 とまったく同じプロ グラムを作ってください。

では改造していきましょう。まず修正するのはコンフィギュレーションファイル「system.cfg」です。 このファイルにはタスクや資源などの生成情報を記述します。ここに「Task2」というタスクを追加します。 次のように修正・追加してください。

/* サンプルプログラム */ ATT_INI({TA_HLNG, 0, Initialize}); CRE_TSK(TSKID_SAMPLE1, {TA_HLNG|TA_ACT, 1, Task1, 1, 256, NULL}); CRE_TSK(TSKID_SAMPLE2, {TA_HLNG|TA_ACT, 2, Task2, 1, 256, NULL});

「CRE_TSK」は「Create Task」の略でタスクを生成する静的 API です。

次の「TSKID_SAMPLE1」はタスク ID で、コンフィギュレータによってほかのタスクと重ならないよう にこのラベルに番号が割り付けられます。このプログラムでは使っていませんが、アプリケーションが タスクを終了したり、起床したり、待ち状態に遷移させたりするときは、タスク ID でどのタスクかを指定 します。

{ }内の「TA_HLNG|TA_ACT」は属性です。「TA_HLNG」はタスクが高級言語(C言語)で記述されていることを示し、「TA_ACT」は OS の起動時にこのタスクを実行状態、もしくは実行可能状態にすることを示しています。ここでは「|」(オア)でつながっているので、「このタスクは高級言語で記述され、かつ、OS 起動時に実行状態にする」ということを指定しています。

次の数字「1」は拡張情報で、この数値がタスク起動時に引数として渡されます(サンプルプログ ラムでは特に使っていない)。

「Task1」はタスクの開始アドレスです。サンプルプログラムのタスクの関数名を指定します。

次の数字「1」はタスクの優先順位を示しています。1から始まる数字で小さいほど優先順位が高くなります。サンプルプログラムでは二つのタスクの優先順位を同じにしています。

次の数字「256」はスタックのサイズを示し、その次の引数で指定したアドレスにスタック領域が確保されます。「NULL」を指定するとコンフィギュレータが自動的に領域を確保します。

さて、続いてサンプルプログラム「sample.c」を次のように改造します。

/*			*/
/*	Hyper Operating System V4	サンプルプログラム	*/
/*			*/

```
/*
                                Copyright (C) 1998-2002 by Project HOS
                                                                    */
/*
                                http://sourceforge.jp/projects/hos/
                                                                     */
/*
                                                                     */
                                Copyright (C) 2009 by TOYO-LINX Co., Ltd. */
/*
                                http://www2.u-netsurf.ne.jp/~toyolinx
                                                                     */
                                                                    */
#include "kernel.h"
#include "kernel_id.h"
//#include "h83664f.h"
#include "iodefine.h"
#include "h8t_sci.h"
#include "binary.h"
                      //Cで2進数表示を使う(0000000-1111111))
/* メイン関数 */
int main()
ł
    /* SCIの初期化 */
   Sci_Initialize(SCI_19200);
//
    Sci_Initialize(SCI_38400);
    /* 開始メッセージ */
    Sci_PutChar('H');
    Sci_PutChar('0');
    Sci_PutChar('S');
    Sci_PutChar('¥r');
    Sci_PutChar('¥n');
    sta_hos();
    return 0;
/* 初期化ハンドラ */
                                         ポート5とポート6のイニシャライズ。
void Initialize(VP_INT exinf)
                                          アプリケーションのイニシャライズは初期
                                          化ハンドラに記述する。
       act_tsk(TSKID_SAMPLE1);*/
/*
  // I/0ポートのイニシャライズ
    IO. PCR5 = _11111111B; //P50-57出力
    IO. PCR6 = _11111111B; //P60-67出力
/* サンプルタスク */
void Task1(VP_INT exinf)
ł
    SYSTIM st;
    for (;;)
        /* タイマ値取得 */
        get_tim(&st);
        /* タイマ値出力 */
```



1s 待ったり、0.1s待ったりするときに「dly_tsk」を使っています。「dly_tsk」は指定された時間、タス クを待ち状態にするサービスコールです。

もう一つ、「sample.h」も修正します。サンプルプログラムのプロトタイプ宣言が記されています。 関数 Task2 の定義を記述します。

/*					*/
/*	Hyper (Operating	System V4	サンプルプログラム	*/
/*					*/
/*				Copyright (C) 1998-2002 by Project HOS	*/
/*				http://sourceforge.jp/projects/hos/	*/
/*					*/
/*				Copyright (C) 2009 by TOYO-LINX Co.,Ltd.	*/
/*				http://www2.u-netsurf.ne.jp/~toyolinx	*/
/*					*/

#ifndefPROJECT_HOSsample_h #definePROJECT_HOSsample_h	
void Initialize(VP_INT exinf); void Task1(VP_INT exinf); void Task2(VP_INT exinf);	
tondif (* DDO JECT HOS comple h */	
#enuti /*rrojeci_nossampie_n */	
/* /* Copyright (C) 1998-2002 by Project HOS /* Copyright (C) 2009 by TOYO-LINX Co.,Ltd. /*	*/ */ */

では、ビルドしてみましょう。エラーがでたときは入力ミスがないかもう一度確認してください。OK なら「C:¥hew4_tk3687¥hosv4¥sample_02¥Debug¥」フォルダの「sample_02.mot」を FDT で TK-3687/TK-3687miniにダウンロードして実行しましょう。E8aをお持ちの方は、E8aでダウンロード・ 実行してください。前回と同じようにターミナルに表示するとともに、ポート5とポート6の状態が+1さ れますので、LED をつなぐとカウントアップしていく様子を見ることができます。

意外と簡単に感じたと思います。基本的には、それぞれのタスクの動作をそれぞれプログラムしておいて、並行して動かすための調整はHOSにお任せする、という感じです。これがOSを採用するメリットの一つでしょう。

6. 割り込みを使ってみよう

これまでのサンプルプログラムは「dly_tsk」を使ってタスクを待ち状態にし、その間にほかに実行 できるタスクがあれば、その処理を行なっていました。逆に、何か条件がそろったら(外部入力が変化 した、受信した、など)すぐに実行したい処理もあります。このようなとき OS 無しのプログラムでは割り 込みを使うことが多いですが、HOS でも割り込み処理で対応することができます。今回はシリアルポ ートの受信処理を例に、割り込みプログラムを HOS に組み込んでみましょう。プログラムの内容は次 のようなものです。

タスク1	:	シリアルポートから受信したら,受信データをそのまま送信する。	
タスク2	:	0.1 秒おきにポート5とポート6の出力値を+1 する。	

今回は「sample_02」を改造します。ただし、このマニュアル(および付属 CD)では、このワークス ペースに新たに「sample_03」というアプリケーションプロジェクトを追加します。これまで説明してきた 手順(3 項と4 項)で sample_02 とまったく同じプログラムを作ってください。

では改造していきましょう。まず修正するのはコンフィギュレーションファイル「system.cfg」です。 次のように修正・追加してください。



「ATT_ISR」は割り込みサービスルーチンを定義する静的 API です。

{ }内の「TA_HLNG」は属性です。「TA_HLNG」は割り込みサービスルーチンが高級言語(C 言語)で記述されていることを示しています。

次の数字「0」は拡張情報で、この数値が割り込みサービスルーチンに引数として渡されます(サンプルプログラムでは特に使っていない)。

次の数字「23」は割り込みベクタ番号です。

次の「SCI3_RxiHandler」は割り込みサービスルーチンの先頭アドレスです。関数名を指定します。

「CRE_TSK」も変更します。タスク1の優先順位を「2」にします。タスク1は受信したかどうかを常に監視することになりますが、もしタスク2と優先順位が同じか、タスク1のほうの優先順位が高いと、タスク1ばかりが実行されてタスク2の処理が行なわれません。タスク2の処理を優先的に行ない、0.1秒の待ち時間の間にタスク1の処理を行なうようにします。

続いてシリアル制御用プログラムライブラリ「h8_sci.c」を次のように改造します(黄色でマークしている行)。受信割り込み「Sci3_RxiHandler」でリングバッファにストアし、サブルーチン「Sci3_GetChar」でリングバッファから1文字ずつ取り出します。

/ >4		st /
/* - /*		*/ */
/*	110/3004円 3013前回 クインクク	*/
/ ·		-7

```
/*
                                  Copyright (C) 1998-2006 by Project HOS */
/*
                                  http://sourceforge.jp/projects/hos/
                                                                         */
                                                                         */
                                  Copyright (C) 2009 by TOYO-LINX Co., Ltd. */
                                  http://www2.u-netsurf.ne.jp/~toyolinx
                                                                         */
                                                                        - */
#include "kernel.h"
//#include "h83664f.h"
#include "iodefine.h"
#include "h8t_sci.h"
#include "binary.h" //Cで2進数表示を使う(0000000-1111111)
#define RECV_BUFSIZE 32 /* 受信バッファのサイズ */
static unsigned char recv_buf[RECV_BUFSIZE];
static int head;
static int tail:
/* SCI3初期化 */
void SCI3_Initialize(unsigned char rate)
ł
    volatile int i;
    /* SCI3初期化 */
    SCI3. SCR3. BYTE = 0x00;
    SCI3. SMR. BYTE = 0x00;
    SCI3.BRR = rate;
    for (i = 0; i < 280; i++)
// SCI3.SCR3.BYTE = 0x20; /* 送信可 */
    SCI3. SCR3. BYTE = 0x70; /* 送信可|受信可 */
    IO. PMR1. BIT. TXD = 1;
/* 1文字出力 */
void SCI3_PutChar(char c)
    while ( ! (SCI3. SSR. BYTE & 0x80) )
       ;
    SCI3. TDR = c;
       SCI3. SSR. BYTE &= 0x7f; */
/*
/* 1文字入力 */
int SCI3_GetChar (void)
{
    unsigned char c:
    if (head==tail) {
         return -1;
    }
    c = recv_buf[head++];
```

```
if (head>=RECV BUFSIZE) {
        head = 0;
    }
    return c:
/* SCI受信割り込み */
void SCI3_RxiHandler (VP_INT exinf)
ł
    unsigned char c:
    int next;
    /* 1文字受信 */
    c = SCI3.RDR;
    /* 次の末尾位置を計算 */
    next = tail + 1;
    if ( next == RECV_BUFSIZE )
    {
        next = 0;
    }
    /* オーバーフローチェック */
    if ( next == head )
    {
        return:
    }
    /* 受信バッファに格納 */
    recv_buf[tail] = c;
    tail = next;
                                 Copyright (C) 1998-2006 by Project HOS */
/*
                                 http://sourceforge.jp/projects/hos/
/*
/*
/*
```

*/ Copyright (C) 2009 by TOYO-LINX Co., Ltd. */ http://www2.u-netsurf.ne.jp/~toyolinx */ */

/*

シリアル制御用プログラムのプロトタイプ宣言と定義ファイル「h8_sci.h」を次のように改造します (一部分抜粋,黄色でマークしている行が追加部分)。

```
/* SCI3 */
void SCI3_Initialize(unsigned char rate); /* SCI3初期化 */
void SCI3_PutChar(char c); /* 1文字出力 */
void SCI3_RxiHandler(VP_INT exinf);
                               /* 受信割り込みハンドラ */
/* assign SCI3 for SCI*/
#define Sci_Initialize SCI3_Initialize
```

*/

*/

続いてサンプルプログラム「sample.c」を次のように改造します。

```
*/
/*
/* Hyper Operating System V4 サンプルプログラム
                                                                        */
/*
                                                                        */
                                  Copyright (C) 1998-2002 by Project HOS
/*
                                                                        */
/*
                                  http://sourceforge.jp/projects/hos/
                                                                        */
/*
                                                                        */
                                  Copyright (C) 2009 by TOYO-LINX Co., Ltd. */
/*
                                  http://www2.u-netsurf.ne.jp/~toyolinx
                                                                        */
                                                                        */
#include "kernel.h"
#include "kernel_id.h"
//#include "h83664f.h"
#include "iodefine.h"
#include "h8t_sci.h"
#include "binary.h"
                       //Cで2進数表示を使う(0000000-1111111)
/* メイン関数 */
int main()
ł
    /* SCIの初期化 */
   Sci_Initialize(SCI_19200);
//
    Sci_Initialize(SCI_38400);
    /* 開始メッセージ */
    Sci_PutChar('H');
    Sci_PutChar('0');
    Sci_PutChar('S');
    Sci_PutChar('¥r');
    Sci PutChar('¥n');
    sta_hos();
    return 0;
/* 初期化ハンドラ */
void Initialize(VP INT exinf)
/*
       act_tsk(TSKID_SAMPLE1);*/
    // 1/0ポートのイニシャライズ
    10. PCR5 = _11111111B; //P50-57出力
    IO. PCR6 = _11111111B; //P60-67出力
/* サンプルタスク */
```
```
void Task1(VP_INT exinf)
{
    int c:
    while(1) {
         c = Sci_GetChar(): //1文字入力
         if (c!=-1) {
             Sci_PutChar((char)(c & 0x00ff)); //受信データを送信
         }
    }
void Task2(VP_INT exinf)
ł
    while(1) {
         // LEDをカウントアップ表示
         10. PDR5. BYTE = 10. PDR5. BYTE + 1;
         IO. PDR6. BYTE = IO. PDR6. BYTE + 1;
         // 0.1s待つ
         dly_tsk(100);
    }
                                                                          */
/* Copyright (C) 1998-2003 by Project HOS
                                                                          */
/* Copyright (C) 2009 by TOYO-LINX Co.,Ltd.
                                                                          */
                                                                          */
```

では、ビルドしてみましょう。エラーがでたときは入力ミスがないかもう一度確認してください。OK なら「C:¥hew4_tk3687¥hosv4¥sample_03¥Debug¥」フォルダの「sample_03.mot」を FDT で TK-3687/TK-3687miniにダウンロードして実行しましょう。E8aをお持ちの方は、E8aでダウンロード・ 実行してください。ポート5とポート6の状態が+1されますので、LEDをつなぐとカウントアップしてい くのと同時に、パソコンのキーボードから入力すると同じ文字が表示されます。

7. タスク付属同期機能

これまでのプログラムは各タスクがそれぞれ個別に動作していました。しかし、複数のタスクが協調しながら動作するアプリケーションも考えられます。例えば、通常動作しているタスク内である条件がそろったときに、より優先順位の高いタスクを実行する、というものです。「dly_tsk」を使ってタスクを待ち状態にし、その間にほかに実行できるタスクがあれば、その処理を行なう、という方法はすでに説明しましたが、ここではより積極的に特定のタスクを実行することを考えてみましょう。

このようなときに使う機能が「タスク付属同期機能」です。µITRON4.0 仕様書では「タスクの状態 を直接的に操作することによって同期を行なうための機能である。」と説明されています(実を言うと 「dly_tsk」もタスク付属同期機能の一部です)。では、タスク付属同期機能を使って次のプログラムを 作ってみましょう。

タスク1 : シリアルポートから受信したら,受信データをポート5とポート6に出力するとともに,受信 データが '0' ~ '9' のときはタスク2を起床する。

タスク2 : シリアルポートに「Receive Number」と送信する。

今回は「sample_03」を改造します。ただし、このマニュアル(および付属 CD)では、このワークス ペースに新たに「sample_04」というアプリケーションプロジェクトを追加します。これまで説明してきた 手順(3 項と4 項)で sample_03 とまったく同じプログラムを作ってください。

では改造していきましょう。修正するのは「sample.c」だけです。次の黄色でマークしている部分 を修正・追加してください。

* * Hyper Operating System V4 サン	プルプログラム
	Copyright (C) 1998-2002 by Project HOS http://sourceforge.jp/projects/hos/
	Copyright (C) 2009 by TOYO-LINX Co.,Ltd. http://www2.u-netsurf.ne.jp/~toyolinx
nclude "kernel.h" nclude "kernel_id.h" #include "h83664f.h" nclude "iodefine.h" nclude "h8t_sci.h"	
nclude "binary.h" //೦で23	進数表示を使う(0000000-11111111)
 メイン関数 */ nt main() /* SCIの初期化 */ / Sci_Initialize(SCI_19200); 	
Sci_Initialize(SCI_38400);	
/* 開始メッセージ */ Sci_PutChar('H'); Sci_PutChar('0'); Sci_ButChar('S');	

```
Sci_PutChar('¥r');
    Sci PutChar('¥n');
    sta_hos();
    return 0;
/* 初期化ハンドラ */
void Initialize(VP_INT exinf)
Ł
/*
      act_tsk(TSKID_SAMPLE1);*/
    // 1/0ポートのイニシャライズ
    10.PCR5 = _11111111B; //P50-57出力
    IO. PCR6 = _11111111B; //P60-67出力
/* サンプルタスク */
void Task1(VP_INT exinf)
{
    int c;
    while(1) {
        c = Sci_GetChar(): //1文字入力
        if ((c>='0')&(c<='9')) {
            wup_tsk(TSKID_SAMPLE2); //タスク2を起床,実行可能状態か実行状態に遷移
        }
        if (c!=-1) {
            10. PDR5. BYTE = c; //受信データをポート5に出力
            10. PDR6. BYTE = c; //受信データをポート6に出力
        }
   }
```

```
void Task2(VP_INT exinf)
{
while(1){
```

```
slp_tsk(): //自タスクを待ち状態に遷移
Sci_PutChar('R'): //メッセージを送信
Sci_PutChar('e'):
Sci_PutChar('c'):
Sci_PutChar('c'):
Sci_PutChar('e'):
Sci_PutChar('v'):
Sci_PutChar('v'):
Sci_PutChar('e'):
Sci_PutChar(''):
Sci_PutChar('N'):
Sci_PutChar('N'):
Sci_PutChar('m'):
Sci_PutChar('b'):
Sci_PutChar('e'):
```

Task1の中の「wup_tsk(TSKID_SAMPLE2)」が、TSKID_SAMPLE2で指定するタスクを起床するサ ービスコールです。wup_tsk が発行されると、指定されたタスクは実行可能状態、もしくは実行状態に 遷移します。

Task2の中の「slp_tsk()」は自タスクを待ち状態に遷移するサービスコールです。

さて、「system.cfg」でTask2の優先順位がTask1よりも高くなっています。このことを踏まえてプロ グラムの動きを考えてみましょう。

プログラムが動き出すと、「CRE_TSK」により Task1 と Task2 はどちらも実行状態、もしくは実行可 能状態になります。ただし、Task2 の優先順位が Task1 より高いので、Task2 が実行状態、Task1 が 実行可能状態になります。

Task2 は「slp_tsk」により、すぐに待ち状態になります。その結果、Task1 が実行状態になります。

Task1 はシリアルポートから受信するとデータの範囲を判定し、'0'~'9'のときに「wup_tsk」を発行してタスク2を実行可能状態にします。すると、タスク2の優先順位がタスク1より高いので、タスク1は実行可能状態に遷移し、タスク2が実行状態になりメッセージの送信処理を実行します。

Task2 はメッセージを送信したあと「slp_tsk」により、すぐに待ち状態になります。その結果、 Task1 が実行状態になり再び受信を待ちます。

このように、タスク1とタスク2が協調しながら動作していくことになります。

♦

いかがだったでしょうか。HOSをH8/3687に実装するまでは手順も多く複雑に思えたかもしれま せん。それでも、マルチタスクでアプリケーションタスクを実装すること自体は意外と簡単に感じたこと でしょう。もちろん、µITRONの機能はこのマニュアルで説明したことだけではなく(というより説明して いないことが大部分)、まだまだ入り口をくぐったに過ぎません。これをきっかけに組み込み OS につ いても興味を広げていただければ幸いです。



回路図:TK-3687mini





^{お問い合わせ先} 株式会社**東洋リンクス**

 ※ご質問はメール,またはFAXで…
 ユーザーサポート係(月~金10:00~17:00,土日祝は除く)
 〒102-0093 東京都千代田区平河町1-2-2 朝日ビル TEL:03-3234-0559
 FAX:03-3234-0549
 E-mail:toyolinx@va.u-netsurf.jp

URL: http://www2.u-netsurf.ne.jp/~toyolinx

20091222